

# Lecture 3



## DIODE EQUIVALENT CIRCUIT

**DR. BASSAM ATIEH**

## المقارنة بين ثنائيات السيلكون والجرمانيوم:

تمتلك ثنائيات السيلكون Si تيارات أكبر

من تيارات ثنائيات الجرمانيوم Ge

كما أنها تمتلك أيضاً PIV أعلى .

تعمل ضمن مجال حراري أوسع

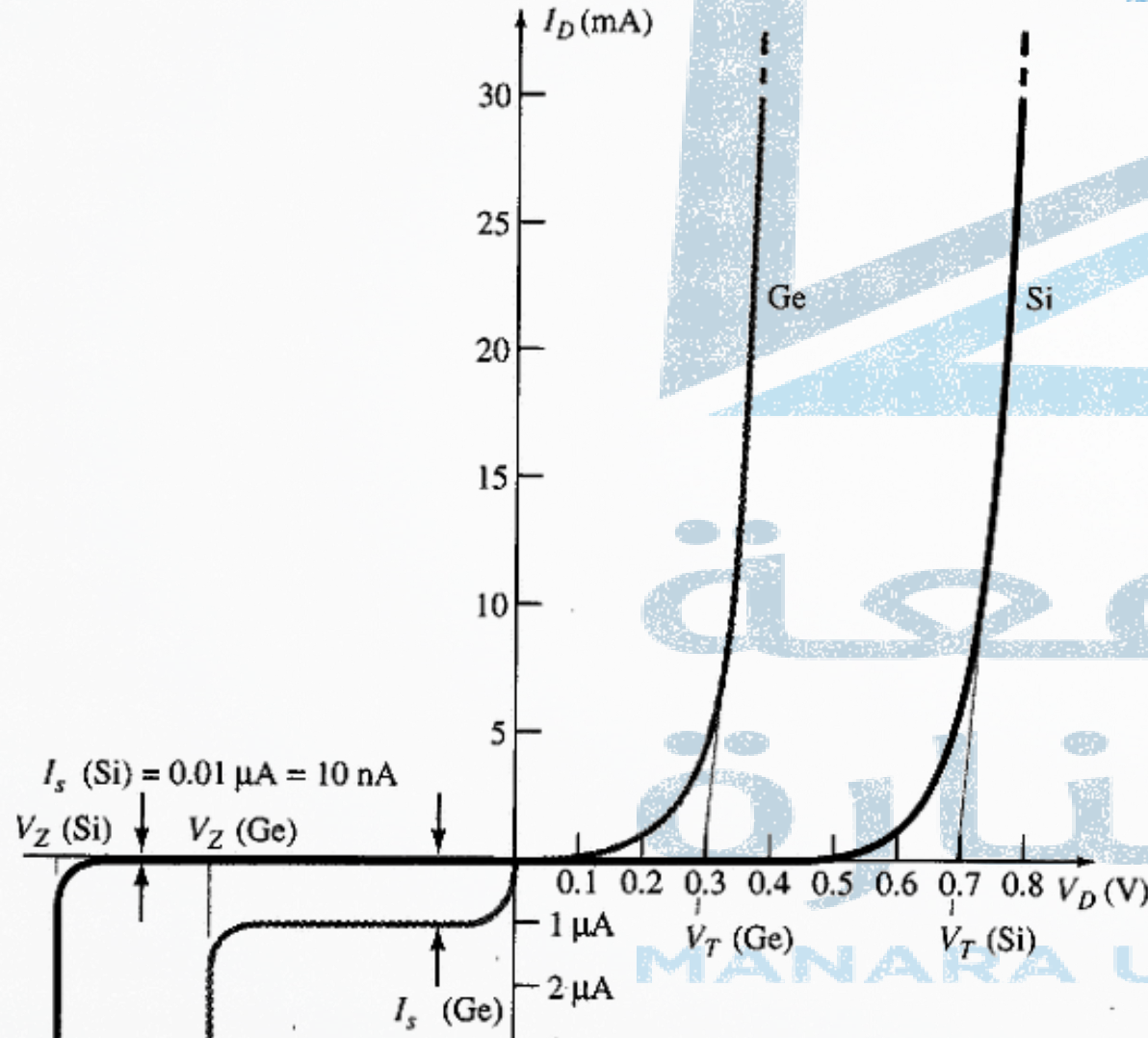
من تلك الخاصة بثنائيات الـ Ge

إن معدل PIV لثنائيات السيلكون هي

بحدود 1000Volts للجرمانيوم 400Volts .

يمكن للثنائيات السيلكونية أن تعمل في مجال حراري

200 C° للجرمانيوم (100C°).

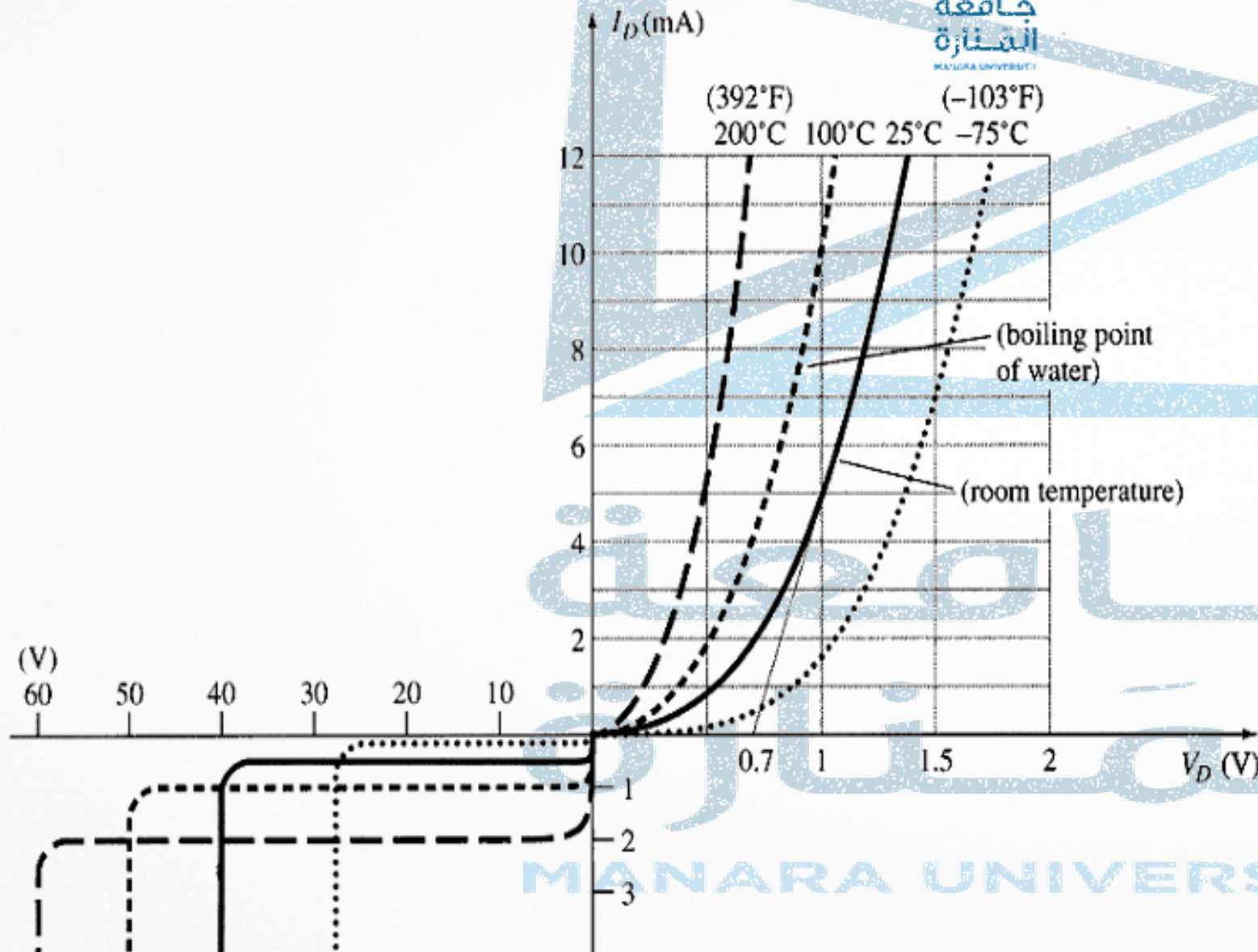


$$V_T = 0.7 \text{ (Si)}$$

$$V_T = 0.3 \text{ (Ge)}$$

جهد العتبة

## تأثيرات الحرارة : Temperature Effects



زيادة درجة الحرارة

زيادة في تيار الإشباع العكسي  $I_s$

ينخفض جهد العتبة

# Resistance Levels

**Semiconductors react differently to DC and AC currents.**

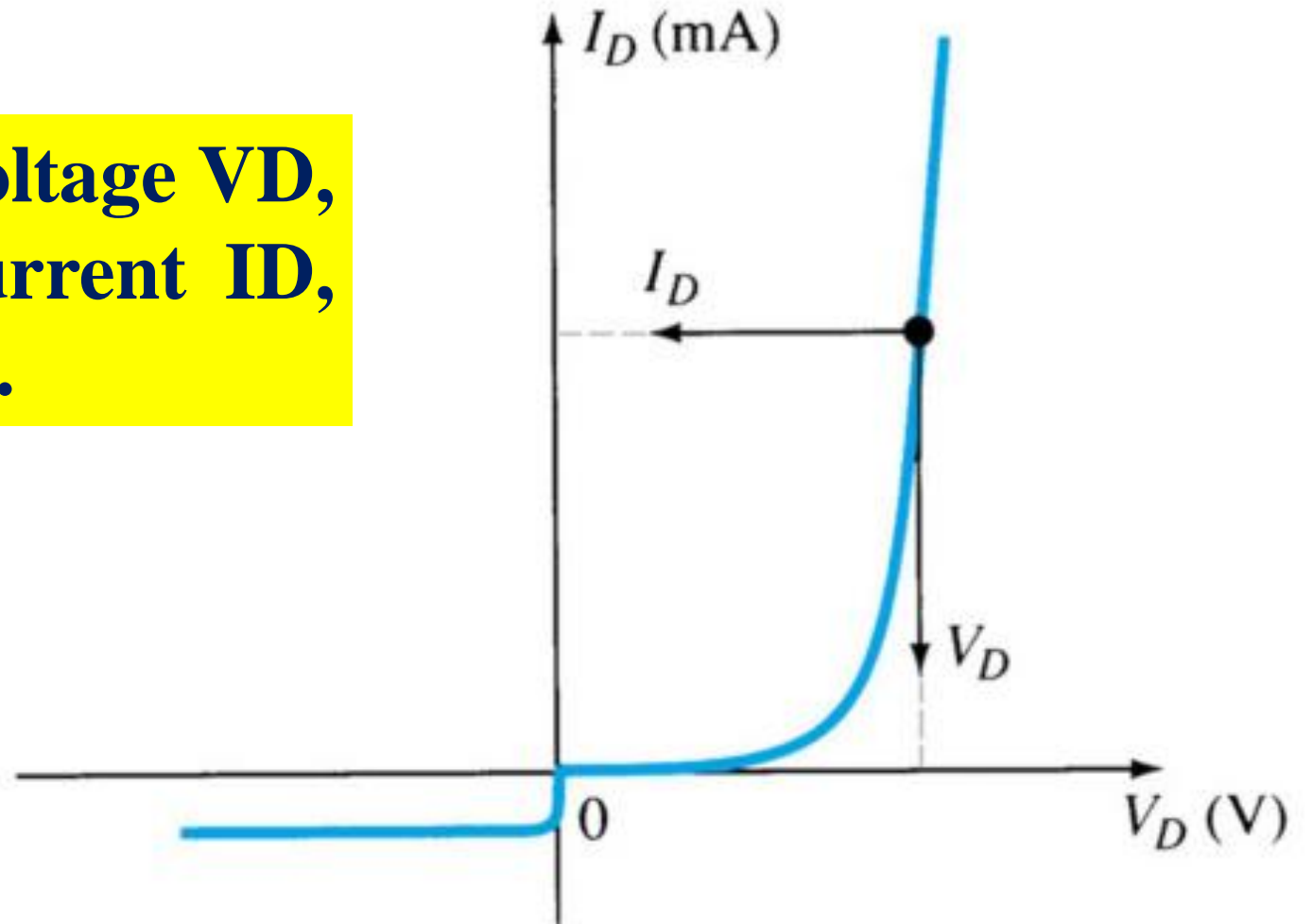
**There are three types of resistance:**

- **DC (static) resistance**
- **AC (dynamic) resistance**
- **Average AC resistance**

# DC (Static) Resistance

For a specific applied DC voltage  $V_D$ , the diode has a specific current  $I_D$ , and a specific resistance  $R_D$ .

$$R_D = \frac{V_D}{I_D}$$



# Resistance Levels

## المقاومة الساكنة (المستمرة) DC or Static Resistance

1- عندما  $V_D = 0.5V$  يكون  $I_D = 2mA$

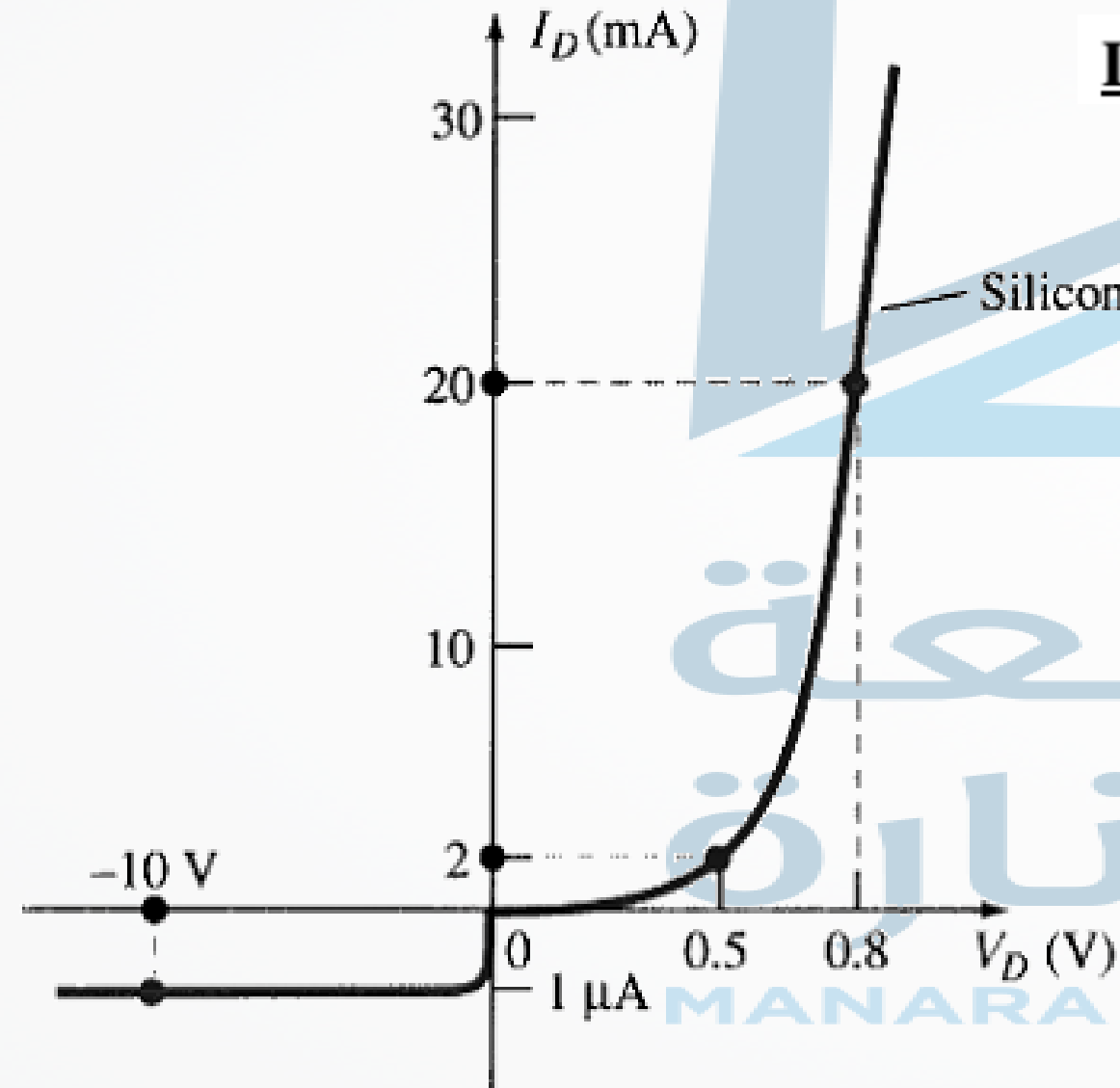
$$R_D = \frac{V_D}{I_D} = \frac{0.5V}{2mA} = \frac{0.5V}{2 * 10^{-3} A} = 250\Omega$$

2- عندما  $I_D = 20 mA$  فإن  $V_D = 0.8V$

$$R_D = \frac{V_D}{I_D} = \frac{0.8V}{20 * 10^{-3}} = 40\Omega$$

3- عندما  $V_D = -10V$  فإن  $I_D = -I_s = -1 A$

$$R_D = \frac{V_D}{I_D} = \frac{-10V}{-1 * 10^{-6} A} = 10M\Omega$$





# AC (Dynamic) Resistance



$$r_d = \frac{\Delta V_D}{\Delta I_D}$$

عندما يكون تيار الديود  $I_D = 2\text{mA}$

$$R_D = \frac{V_D}{I_D} = \frac{0.7\text{V}}{2 \times 10^{-3}\text{A}} = 350\Omega$$

المقاومة الساكنة

نرسم مماس منحني الخواص في النقطة التي تعطي تياراً مقداره  $2\text{mA}$

$$\Delta V_d = 0.76 - 0.65 = 0.11\text{V}$$

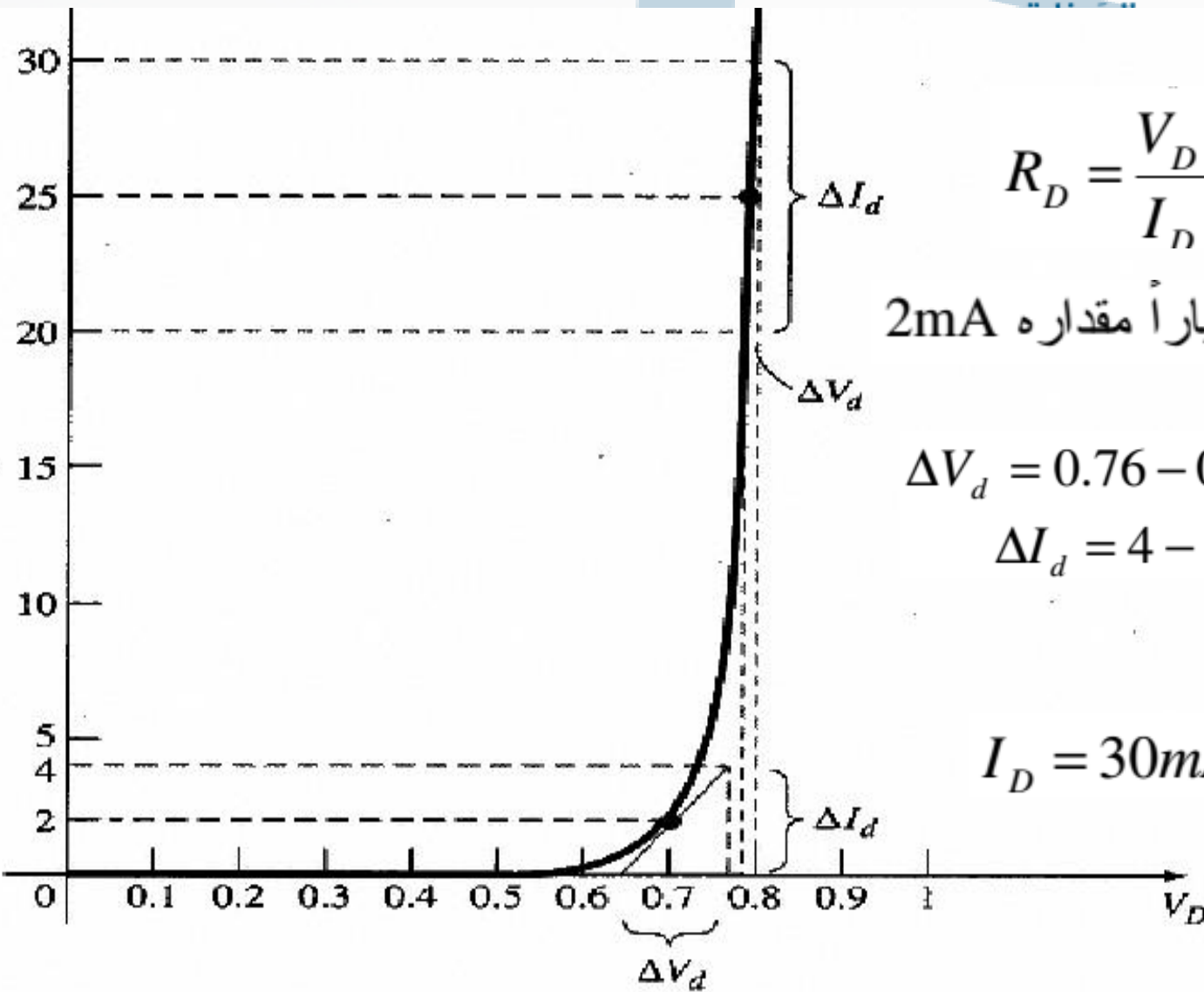
$$\Delta I_d = 4 - 0 = 4\text{mA}$$

$$r_d = \frac{\Delta V_d}{\Delta I_d} = \frac{0.11\text{V}}{4\text{mA}} = 27.5\Omega$$

عندما يكون تيار الديود  $I_D = 25\text{mA}$

$$I_D = 30\text{mA} \Rightarrow V_D = 0.8\text{V}; \quad I_D = 20\text{mA} \Rightarrow V_D = 0.78\text{V}.$$

$$r_d = \frac{\Delta V_D}{\Delta I_D} = \frac{0.02\text{V}}{10\text{mA}} = 2\Omega$$



# AC (Dynamic) Resistance



$$I_D = I_s (e^{KV_D/T_K} - 1)$$

بأخذ مشتق هذه العلاقة بالنسبة للجهد نجد:

$$\frac{d}{dV_D}(I_D) = \frac{d}{dV_D} \left[ I_s (e^{\frac{KV_D}{T_K}} - 1) \right] = \frac{K}{T_K} (I_s * e^{\frac{KV_D}{T_K}}) = \frac{K}{T_K} (I_s + I_D)$$

$$I_D = I_s (e^{KV_D/T_K} - 1) \Rightarrow I_D + I_s = I_s * e^{\frac{KV_D}{T_K}} \quad \text{ذلك لأن :}$$

$$\frac{dI_D}{dV_D} \cong \frac{K}{T_K} * I_D$$

وبما أن  $I_D \gg I_s$

وعلى اعتبار أن  $\eta = 1$  في الجزء العمودي من منحنى الخواص للجرمانيوم والسيكون على السواء فإننا نستطيع أن نكتب:

$$K = 11.6 / \eta = 11.6 / 1 = 11.6$$

وتكون  $T_K$  عند العمل في درجة حرارة الغرفة هي:  $T_K = T_C + 273 = 25 + 273 = 298 \text{ K}^0$   $K / T_K = 11.6 * 10^3 / 298 = 38.93$

$$\frac{dI_D}{dV_D} = 38.93 I_D \Rightarrow \frac{dV_D}{dI_D} = \frac{1}{38.93 I_D} \cong \frac{0.026}{I_D} \Rightarrow$$

$$r_d = \frac{26 \text{ mV}}{I_D}$$

Ge, Si



# AC (Dynamic) Resistance



**In the forward bias region:**

$$r'_d = \frac{26 \text{ mV}}{I_D} + r_B$$

- The resistance depends on the amount of current ( $I_D$ ) in the diode.
- The voltage across the diode is fairly constant (26 mV for 25°C).
- $r_B$  ranges from a typical 0.1  $\Omega$  for high power devices to 2  $\Omega$  for low power, general purpose diodes. In some cases  $r_B$  can be ignored.

**In the reverse bias region:**

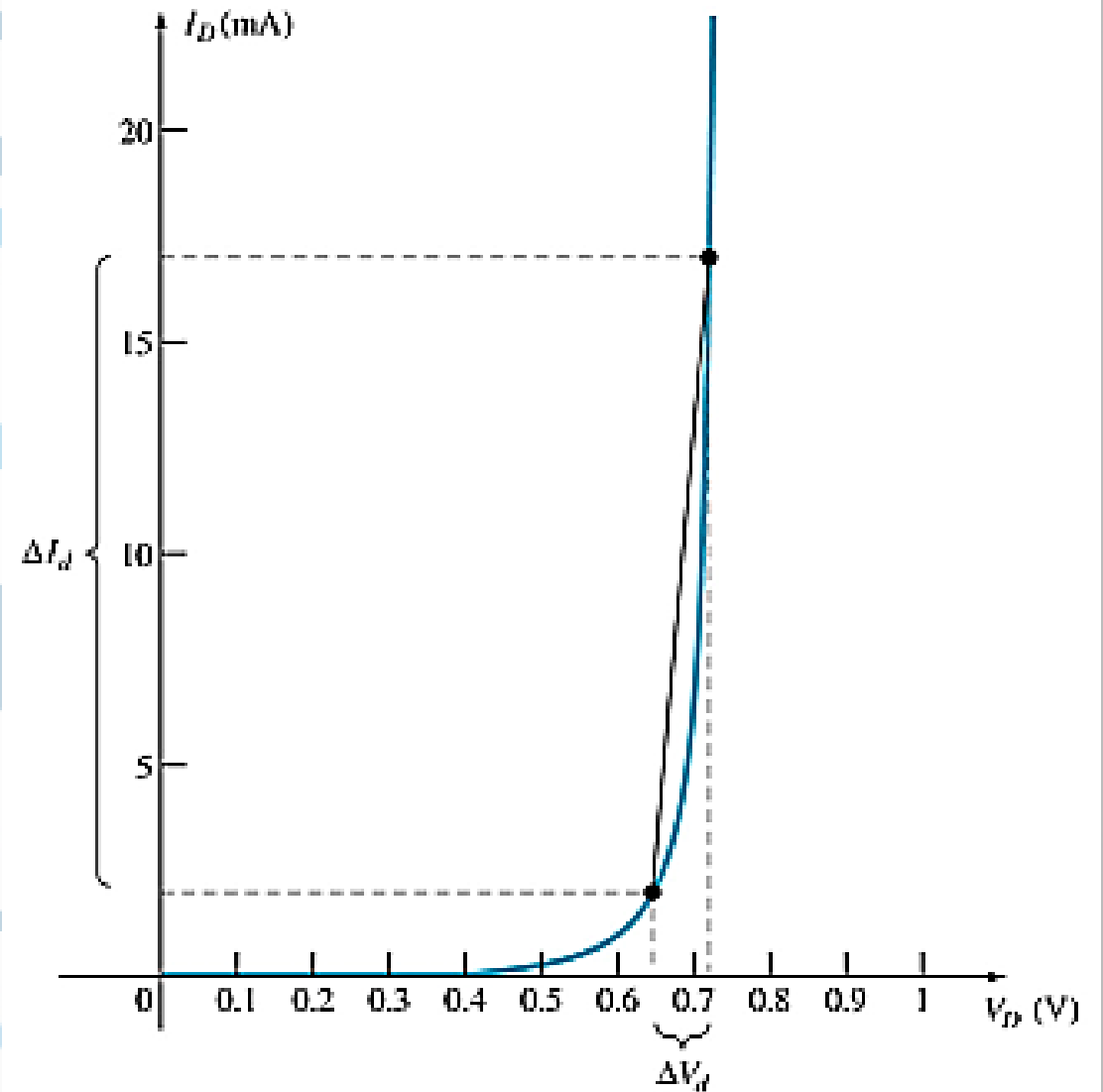
$$r'_d = \infty$$

The resistance is effectively infinite. The diode acts like an open.

# Average AC Resistance

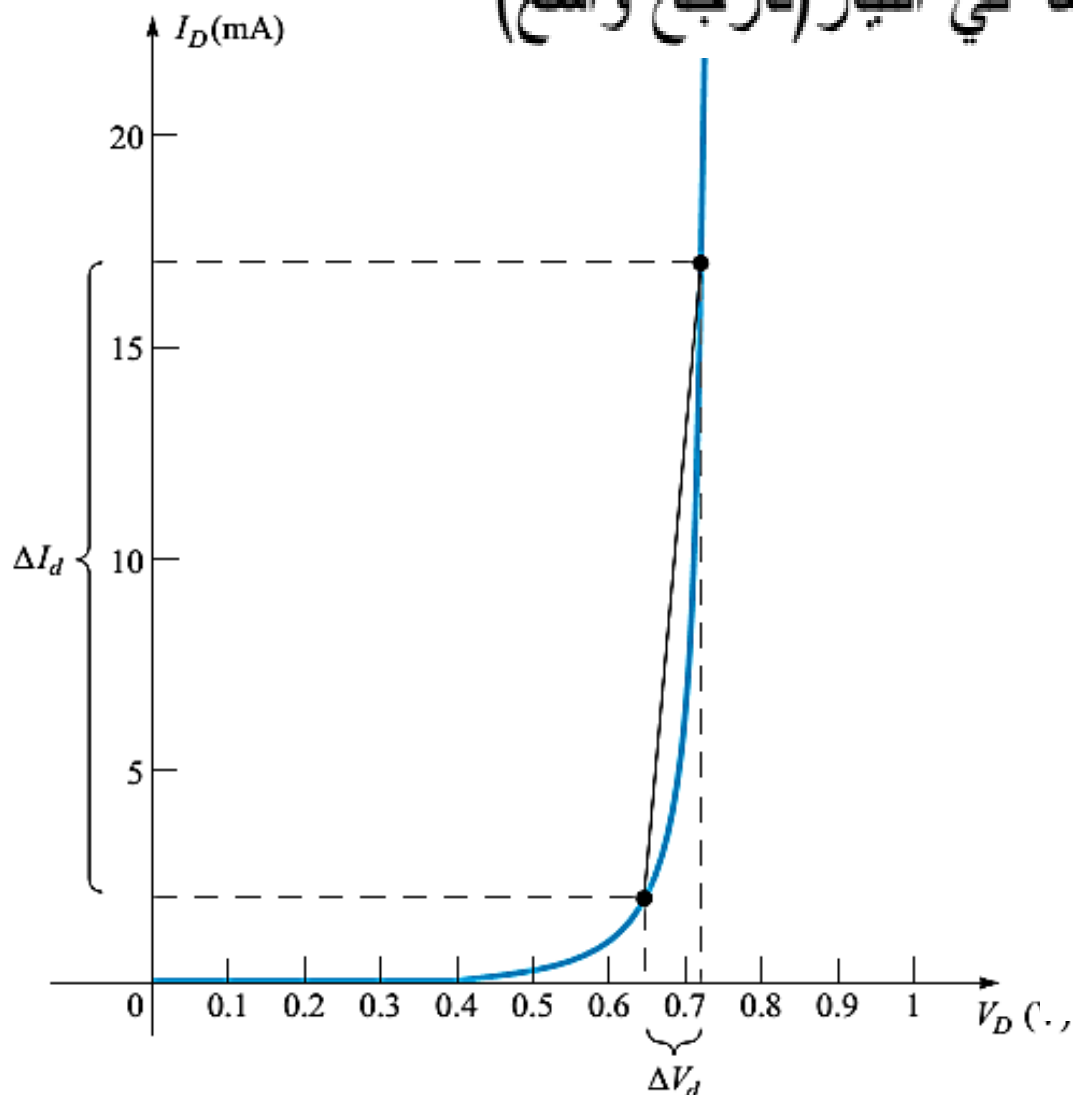
$$r_{av} = \frac{\Delta V_d}{\Delta I_d} \quad \text{pt. to pt.}$$

AC resistance can be calculated using the current and voltage values for two points on the diode characteristic curve.



# Average AC Resistance

إذا كانت إشارة الدخل كبيرة بشكل كافٍ لتعطي تغيرات عريضة في التيار (تأرجح واسع)



$$r_{av} = \left. \frac{\Delta V_d}{\Delta I_d} \right|_{\text{pt. to pt.}}$$

$$\Delta I_d = 17 \text{ mA} - 2 \text{ mA} = 15 \text{ mA}$$

$$\Delta V_d = 0.725 \text{ V} - 0.65 \text{ V} = 0.075 \text{ V}$$

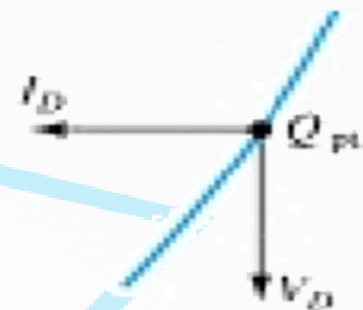
$$r_{av} = \frac{\Delta V_d}{\Delta I_d} = \frac{0.075 \text{ V}}{15 \text{ mA}} = \mathbf{5 \Omega}$$

# Resistance Levels

DC or static

$$R_D = \frac{V_D}{I_D}$$

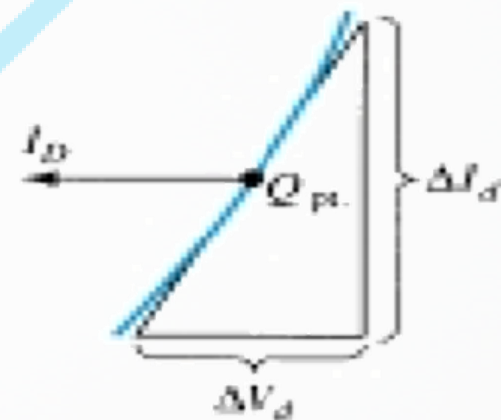
Defined as a  
*point* on the  
characteristics



AC or  
dynamic

$$r_d = \frac{\Delta V_d}{\Delta I_d} = \frac{26 \text{ mV}}{I_D}$$

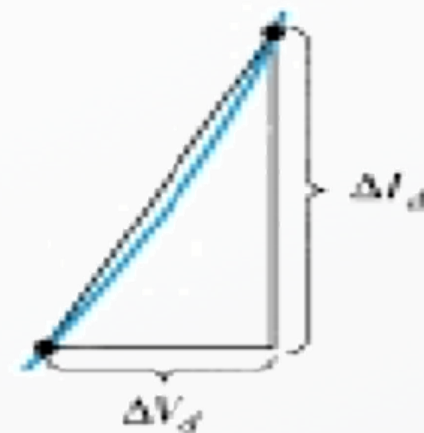
Defined by a  
tangent line at  
the  $Q$ -point



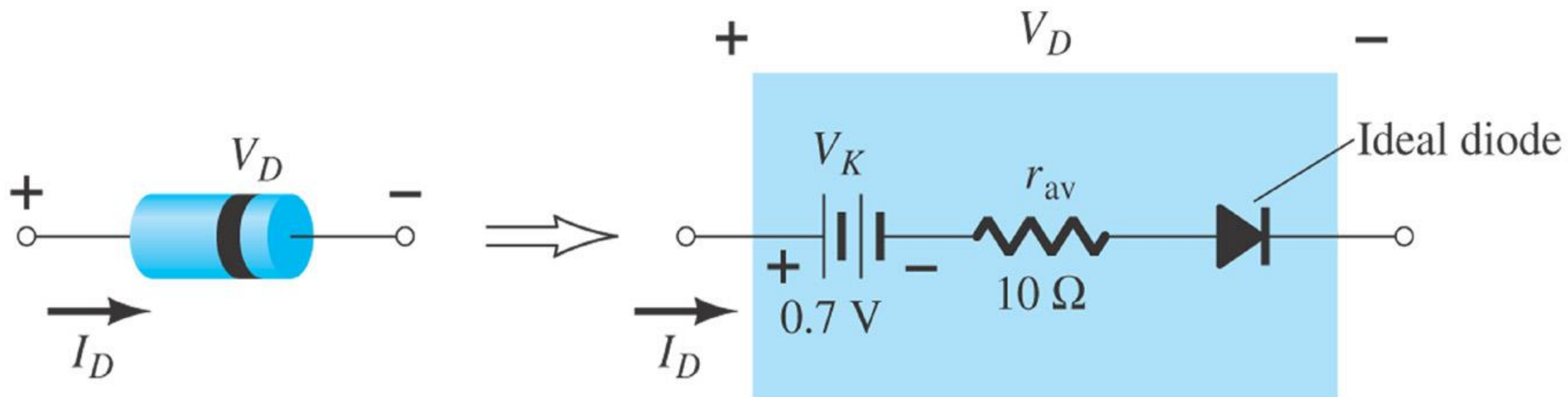
Average ac

$$r_{av} = \frac{\Delta V_d}{\Delta I_d} \text{ pt. to pt.}$$

Defined by a straight  
line between limits  
of operation



# Diode Equivalent Circuit



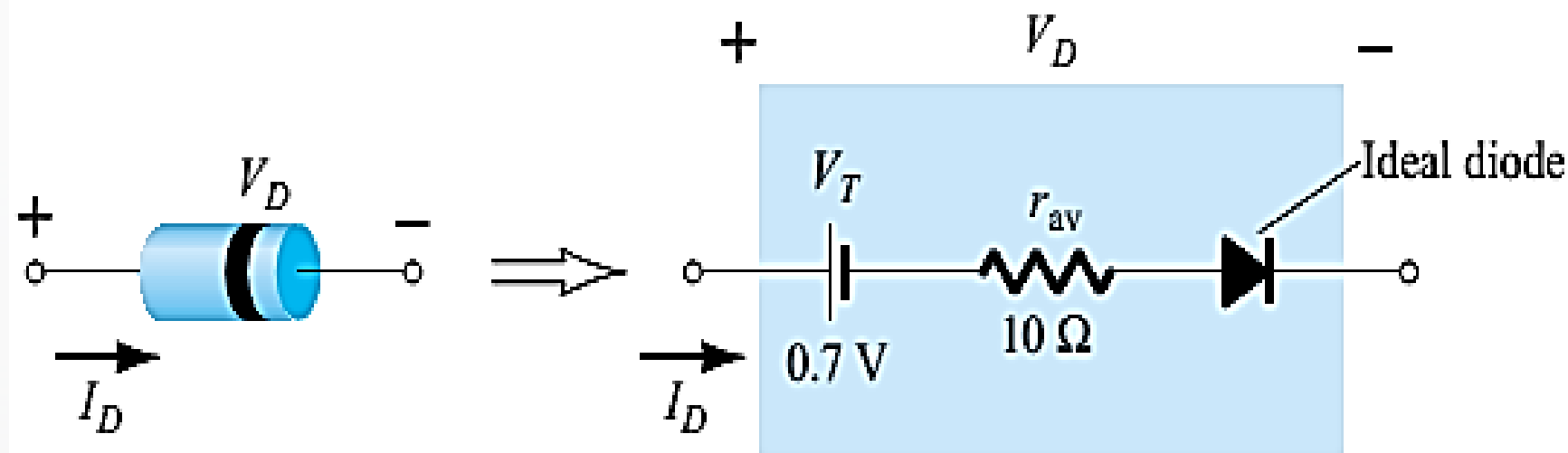
توجد ثلاث طرق لمكافأة الديود هي:

## الدارة المكافئة الخطية المجزأة Piecewise-Linear Equivalent Circuit

يستعاض عن الديود في هذه الحالة بديود مثالي وبالمقاومة  $r_{av}$  إضافة إلى منبع جهد يمثل

جهد العتبة الخاص بنوع الديود المستخدم كما هو موضح بالشكل

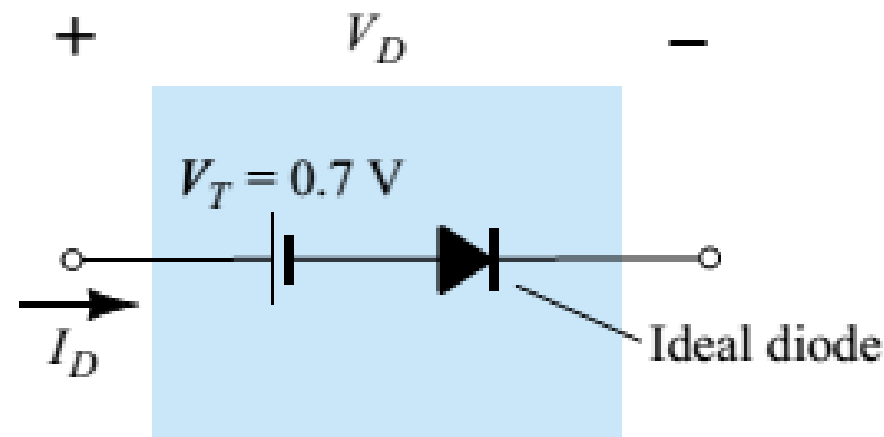
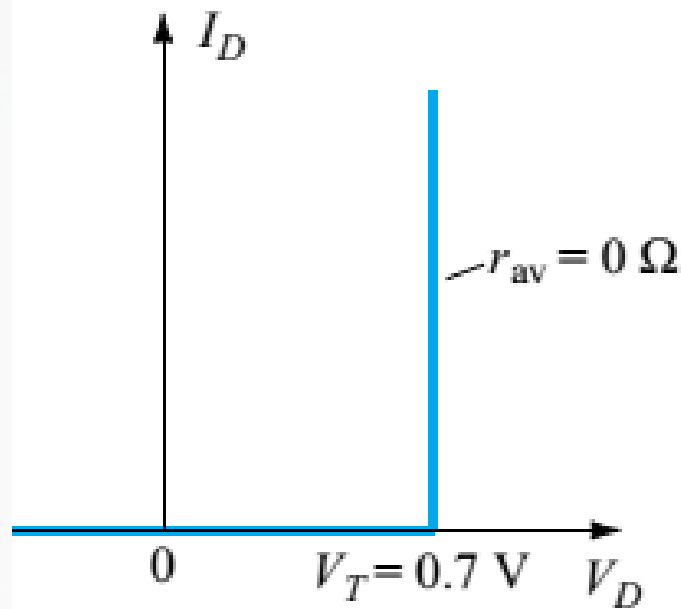
يستعاض في حالة التغذية العكسية عن الديود بدارة مفتوحة.



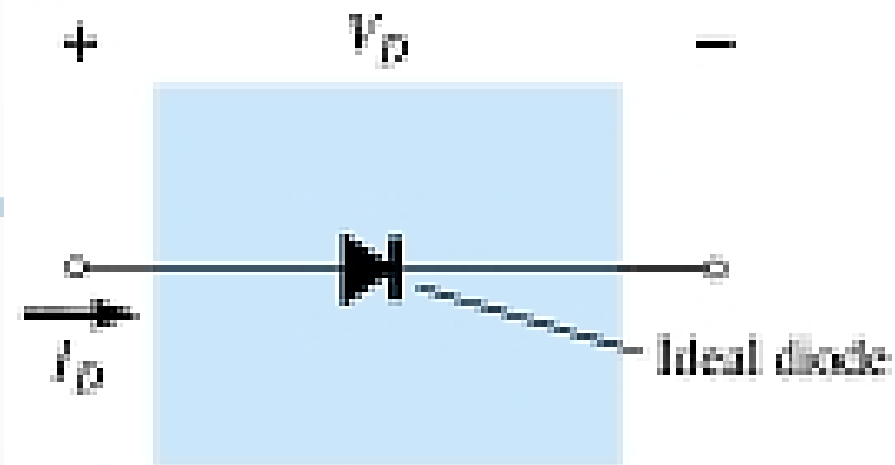
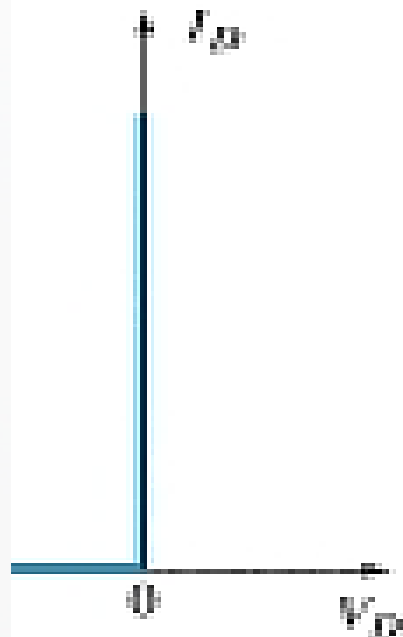


## الدارة المكافئة المبسطة.

## Simplified Equivalent Circuit



## الدارة المكافئة المثالية: Ideal Equivalent Circuit



يمكن إهمال أغلب السعات التفرعية وتأثيراتها عندما تكون الترددات منخفضة، إذ تكون

ممانعة هذه السعات عالية  $X_C = \frac{1}{2\pi \cdot f \cdot C}$  وبالتالي يمكن أن تشكل دارة مفتوحة.

عندما يصبح  $f$  عالٍ جداً تصبح هذه السعات التفرعية ذات دويمة أن تشكل دارات قصر، يؤدي إلى حدوث حلقات تغذية عكسية في الدارات الإلكترونية غير محمودة العواقب.

في أنصاف النواقل وبالتحديد في ثنائي الوصلة  $p - n$  يوجد تأثير لسعتين أساسيتين هما سعة العبور  $(C_T)$  وسعة الانتشار Diffusion Capacitance

$(C_D)$ . تظهر هاتان السعتان في حالتَي التغذية الأمامية والعكسية للديود. تكون

إحدى هاتين السعتين فعالة في مجال ومهملة في المجال الآخر. ففي حالة الاستقطاب العكسي

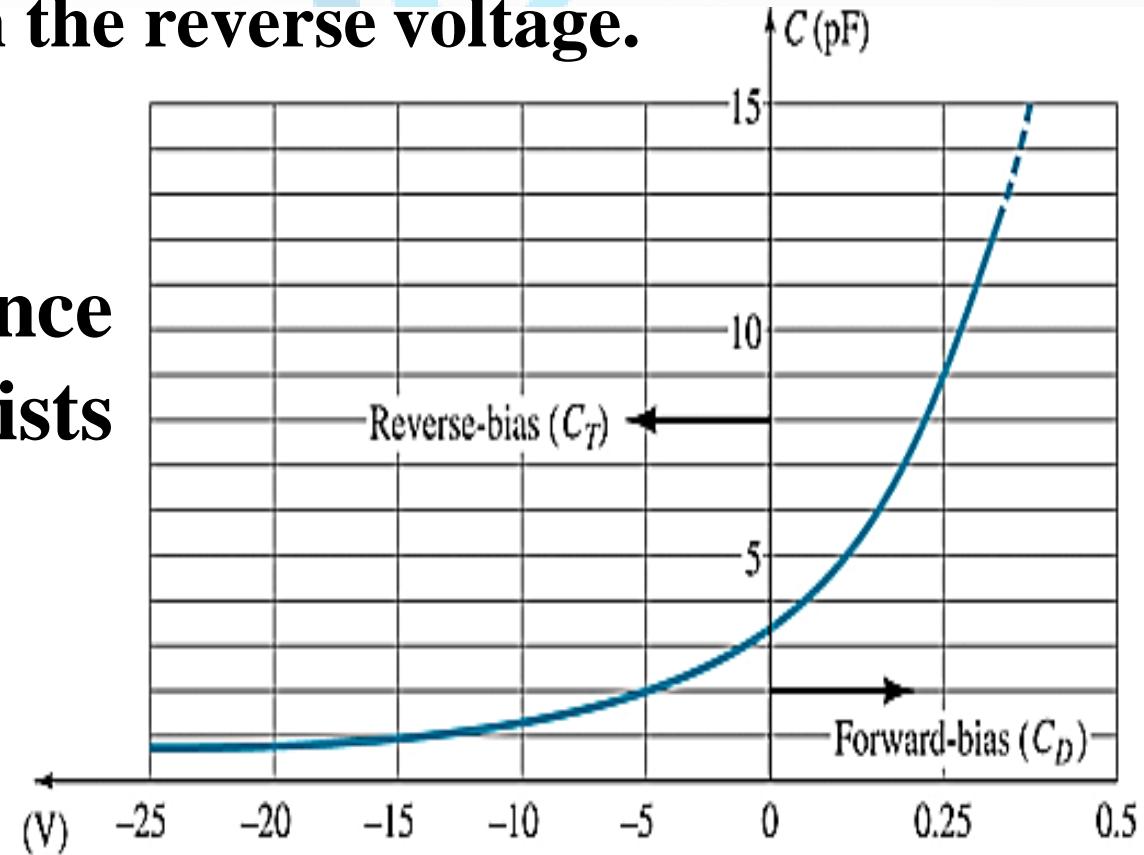
تكون سعة العبور  $C_T$  (سعة المنطقة الممنوعة) هي المؤثرة أما سعة الانتشار  $C_D$  (سعة

التخزين Storage Capacitance) فتكون مهملة و في حالة الاستقطاب الأمامي يصبح

العكس هو الصحيح.

# Diode Capacitance

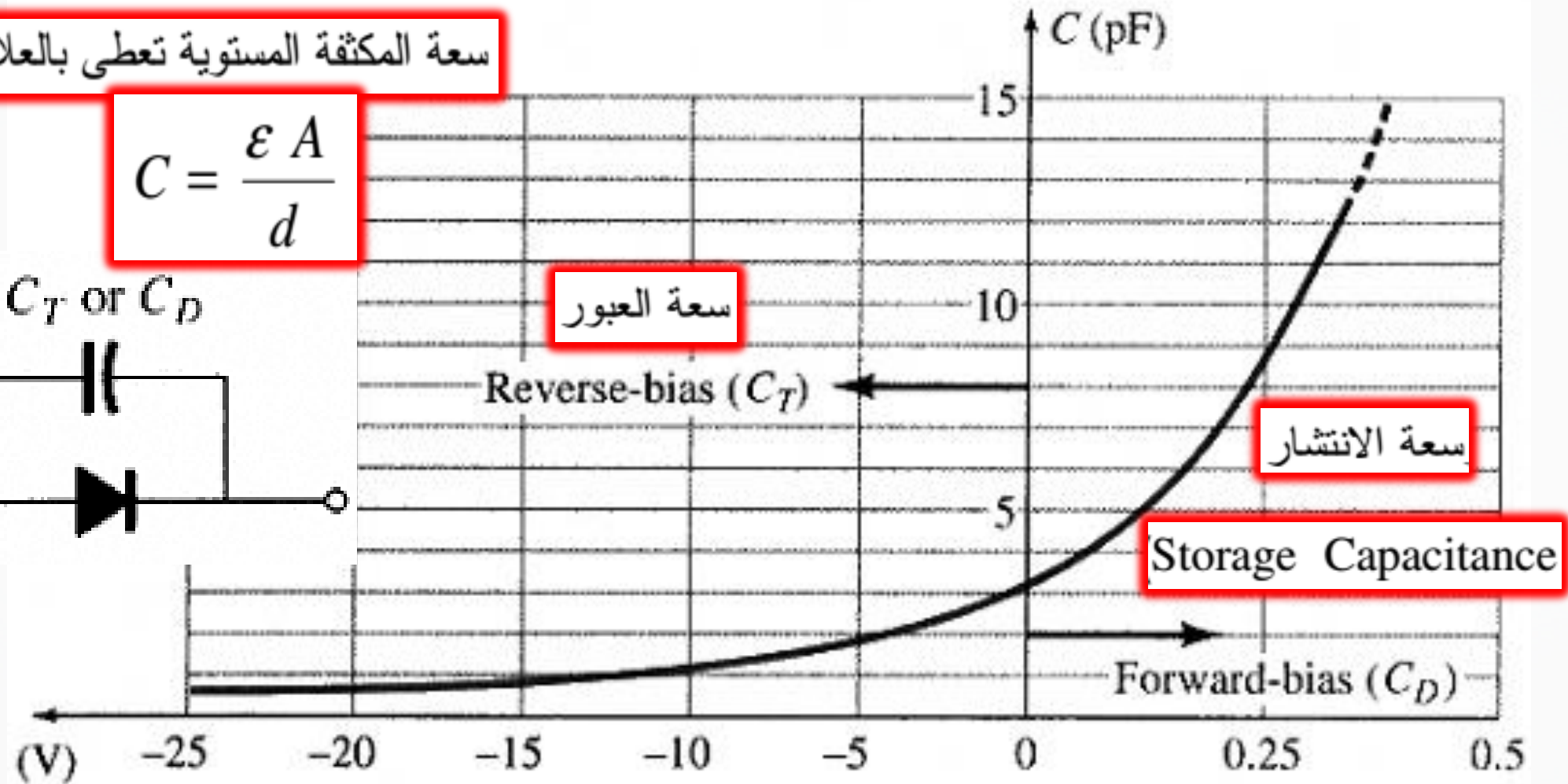
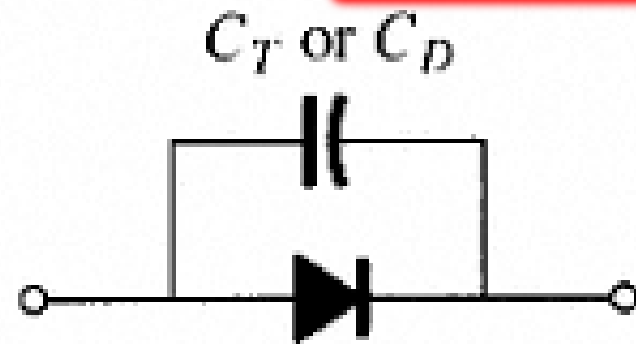
- **In reverse bias**, the depletion layer is very large.
- The diode's strong positive and negative polarities create capacitance,  $C_T$ .
- The amount of capacitance depends on the reverse voltage.
- **In forward bias** storage capacitance or **diffusion capacitance ( $C_D$ )** exists as the diode voltage increases.



تغيرات سعة العبور وسعة الانتشار تبعاً للجهد المطبق على الديود.

سعة المكثفة المستوية تعطى بالعلاقة التالية:

$$C = \frac{\epsilon A}{d}$$

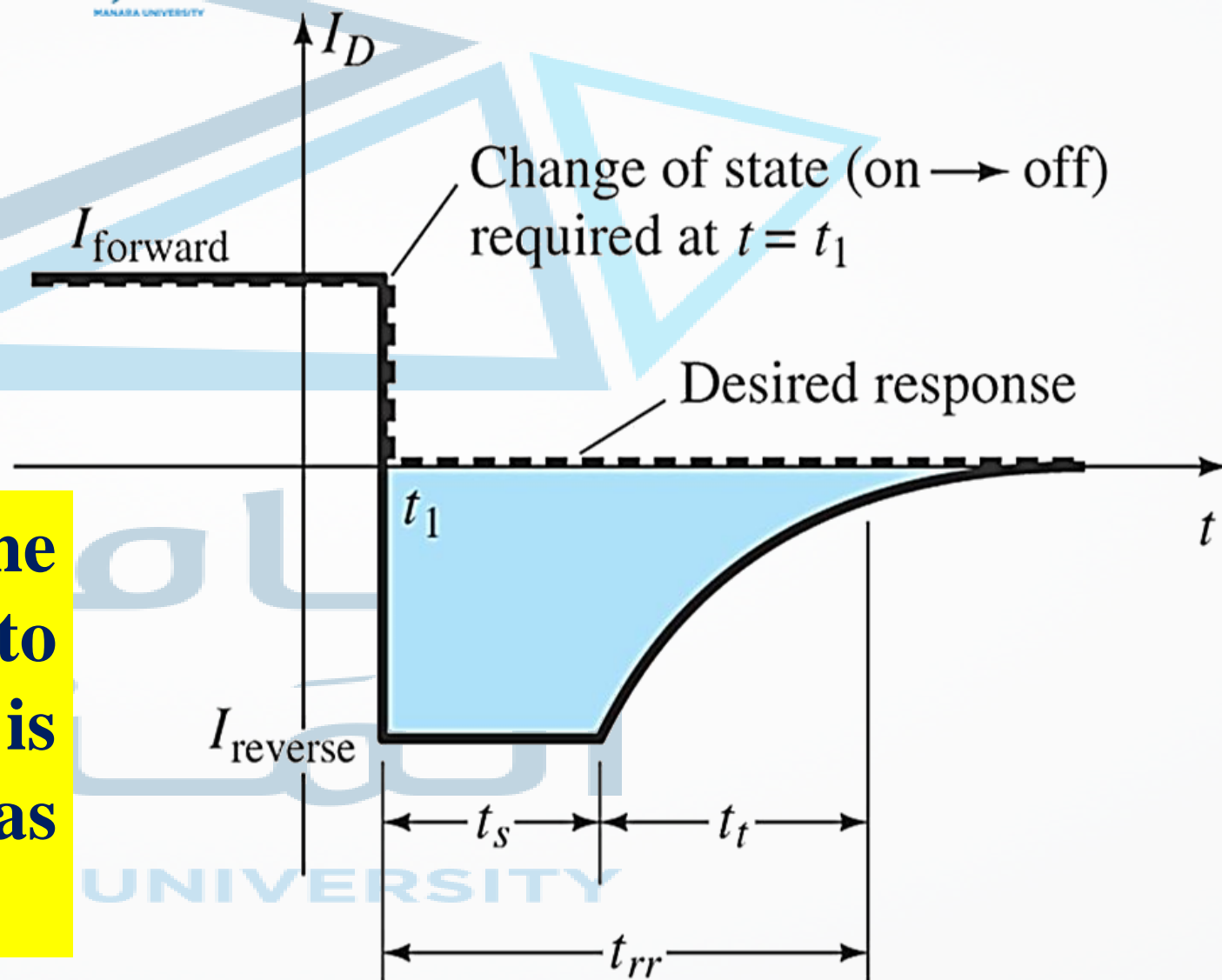


يلعب الثابت الزمني  $\tau_D = R_D * C_D$  دوراً بالغ الأهمية في التطبيقات التي تتطلب سرعات استجابة عالية. يكافأ الديود مع سعته بديود

مثالي موصولة معه سعته على التفرع

## Reverse Recovery Time ( $t_{rr}$ )

**Reverse recovery time** is the time required for a diode to stop conducting once it is switched from forward bias to reverse bias.



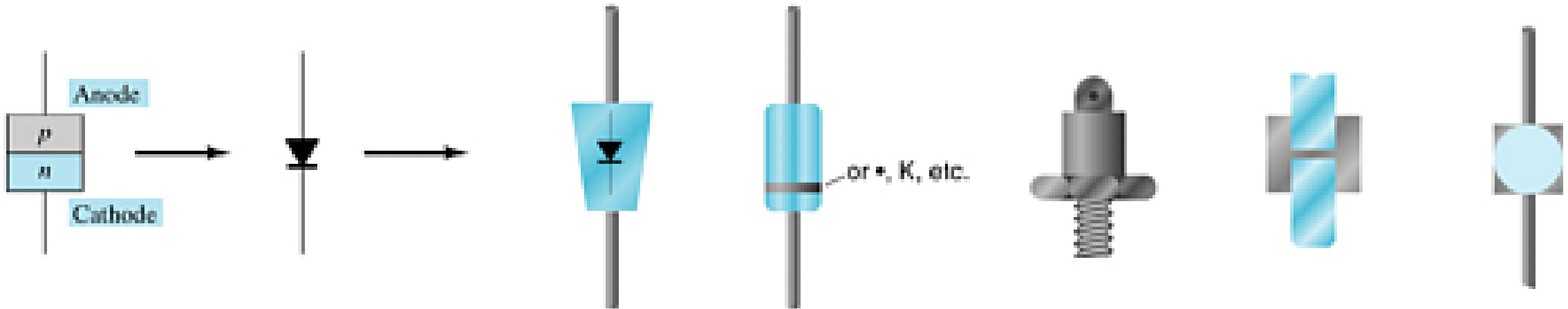
# Diode Specification Sheets



1. Forward Voltage ( $V_F$ ) at a specified current and temperature.
2. Maximum forward current ( $I_F$ ) at a specified temperature.
3. Reverse saturation current ( $I_R$ ) at a specified voltage and temperature.
4. Reverse voltage rating, PIV or PRV or  $V(BR)$ , at a specified temperature.
5. Maximum power dissipation at a specified temperature.
6. Capacitance levels.
7. Reverse recovery time,  $t_{rr}$ .
8. Operating temperature range.



# Diode Symbol and Packaging



**The anode is abbreviated A**  
**The cathode is abbreviated K**

# Diode Testing

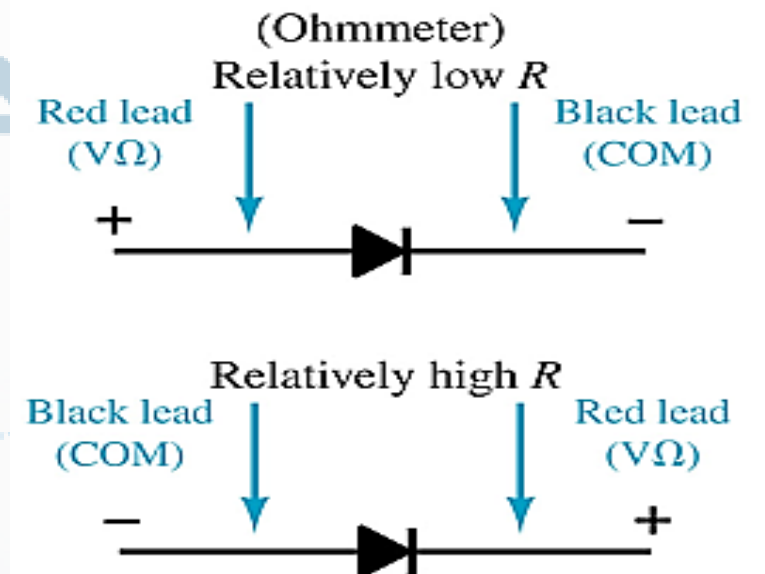
## 1. Diode Checker

- Many digital multimeters have a diode checking function.
- The diode should be tested out of circuit.
- A normal diode exhibits its forward voltage:

- Gallium arsenide  $\cong 1.2\text{ V}$
- Silicon diode  $\cong 0.7\text{ V}$
- Germanium diode  $\cong 0.3\text{ V}$

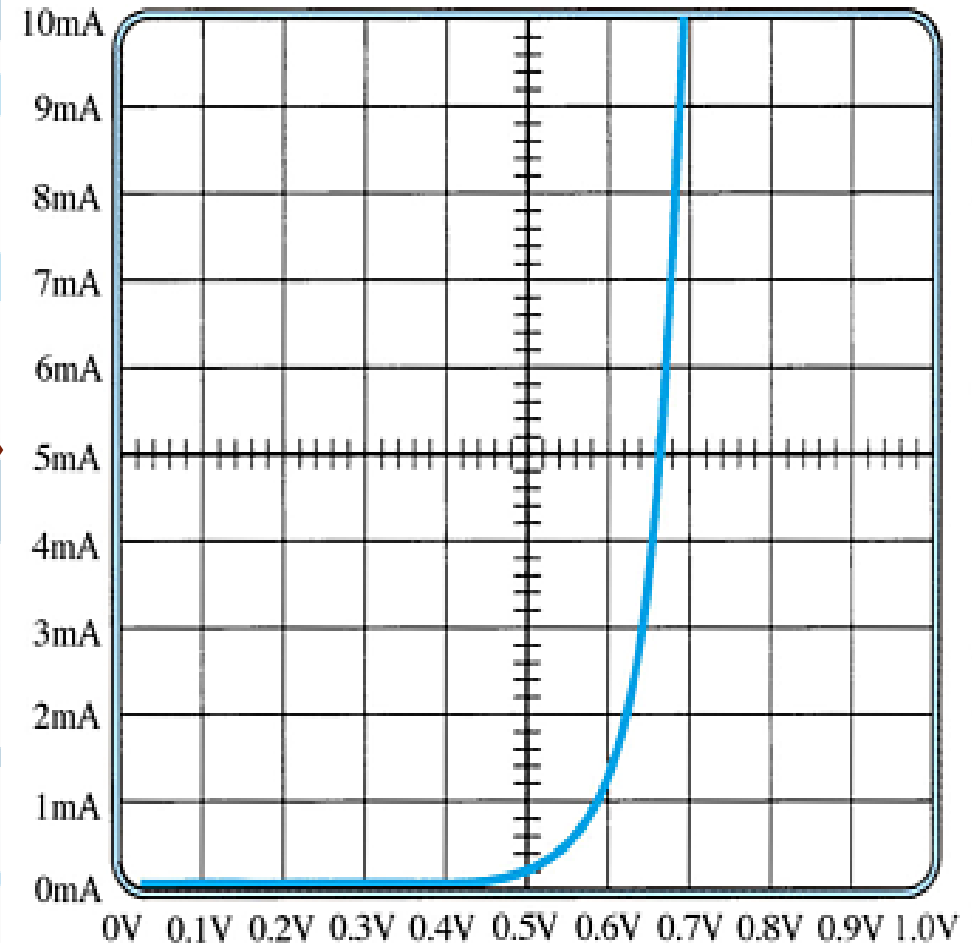
## 2. Ohmmeter

- An ohmmeter set on a low Ohms scale can be used to test a diode.
- The diode should be tested out of circuit.



### 3. Curve Tracer

- A curve tracer displays the characteristic curve of a diode in the test circuit. This curve can be compared to the specifications of the diode from a data sheet.



Vertical  
per div.

1  
mA

Horizontal  
per div.

100  
mV

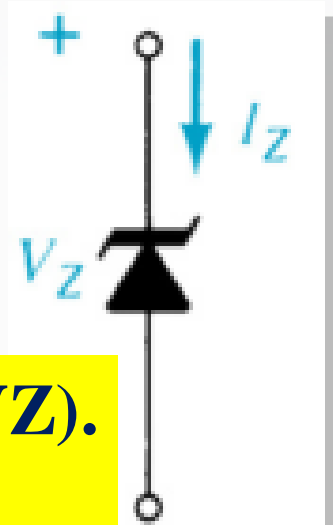
Per Step

$\beta$  or  $g_m$   
per div.

# Other Types of Diodes

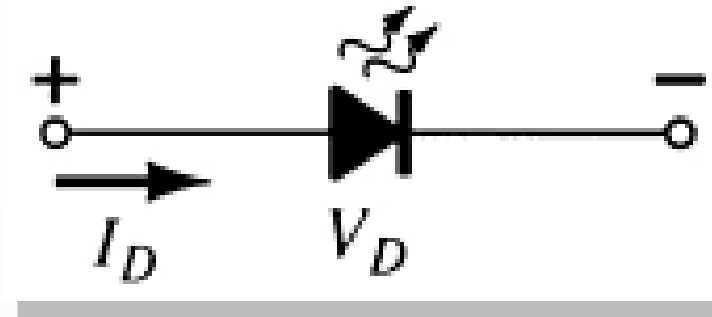
## 1. Zener Diode

- A Zener is a diode operated in reverse bias at the Zener voltage ( $V_Z$ ). Common Zener voltages are between 1.8 V and 200 V



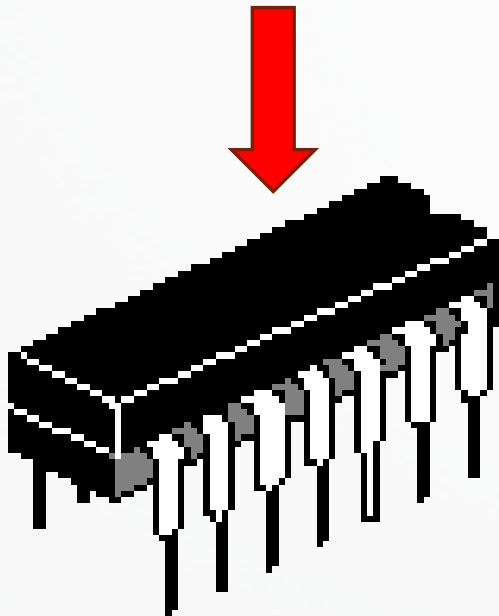
## 2. Light-Emitting Diode (LED)

- An LED emits photons when it is forward biased.
- These can be in the infrared or visible spectrum.
- The forward bias voltage is usually in the range of 2 V to 3 V.

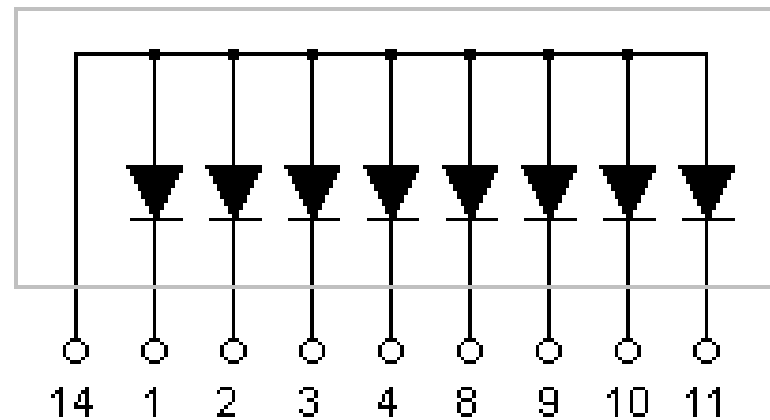


### 3. Diode Arrays

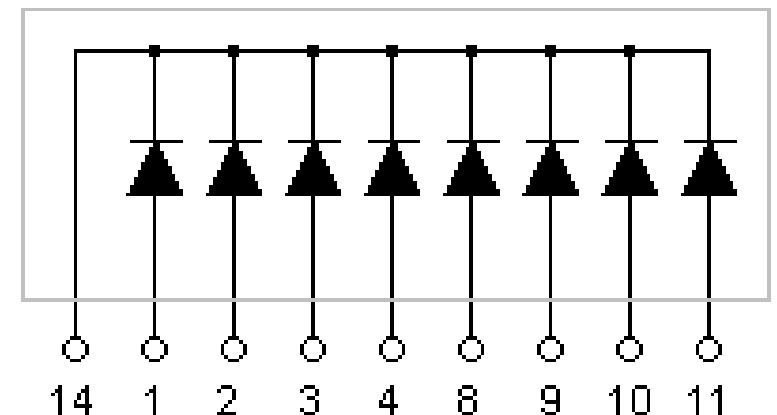
Multiple diodes can be packaged together in an integrated circuit (IC).



**Common Anode**



**Common Cathode**



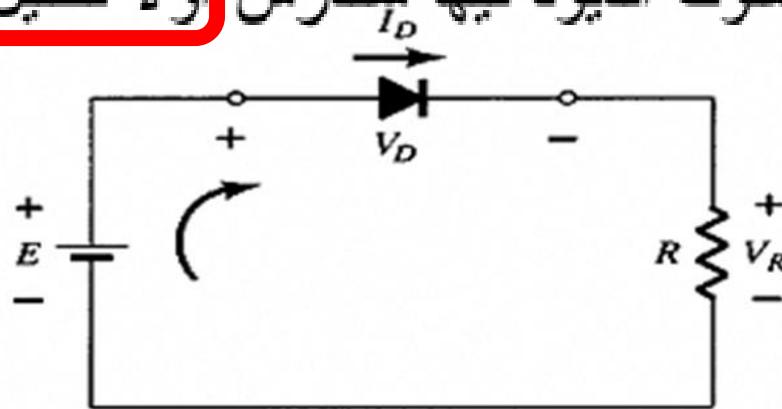
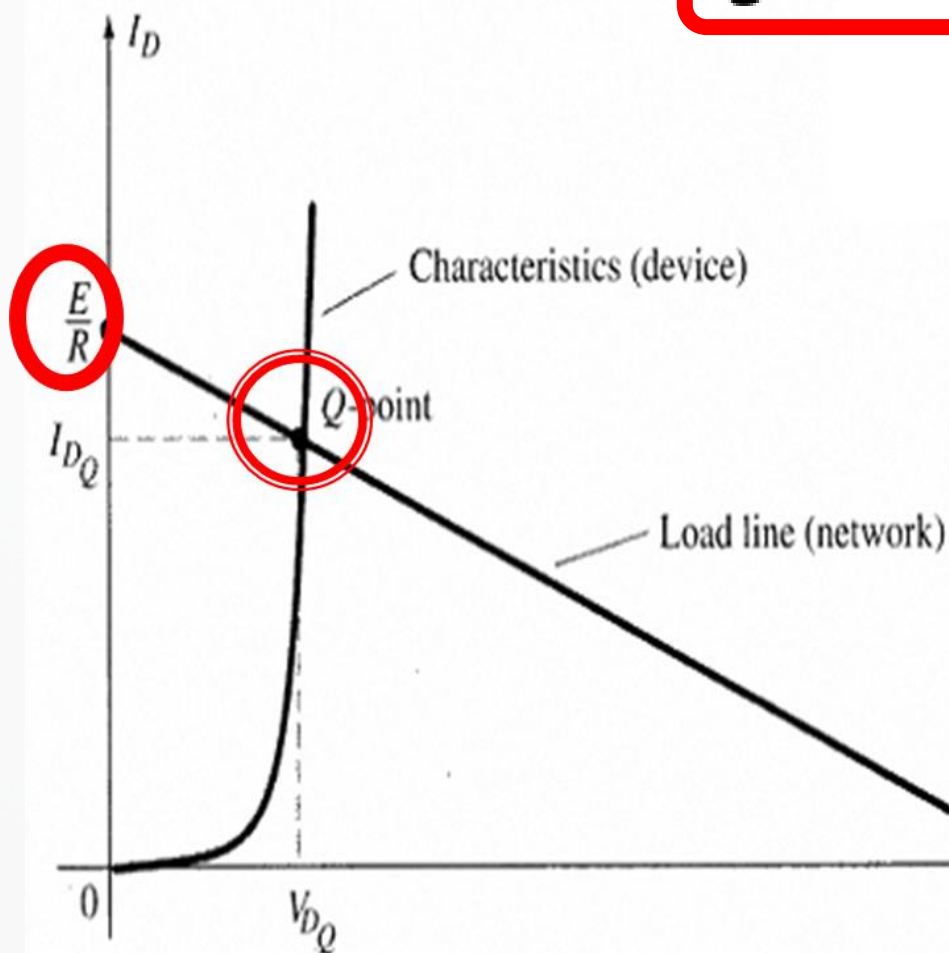


جامعة  
المنصورة  
MANARA UNIVERSITY

## تطبيقات الديود : Diode Applications

يستخدم الديود في مجالات عديدة كالتحديد، التقويم والقص..... إلخ . من أجل

حل الدارات وفهم سلوك الديود فيها سندرس أولاً تحليل خط الحمل:



رسم خط الحمل، وتحديد نقطة العمل

(تيار وجهد العمل للتنائي)



## مثال

أوجد  $V_D$  و  $V_R$  و  $I_D$  في الدارة المبينة في الشكل

$$V_D = 0.7V$$

$$V_R = E - V_D = 8 - 0.7 = 7.3 \text{ volts}$$

$$I_D = I_R = \frac{V_R}{R} = \frac{7.3V}{2.2 * 10^3 \Omega} \Rightarrow$$

$$I_D \cong 3.32 \text{ mA}$$

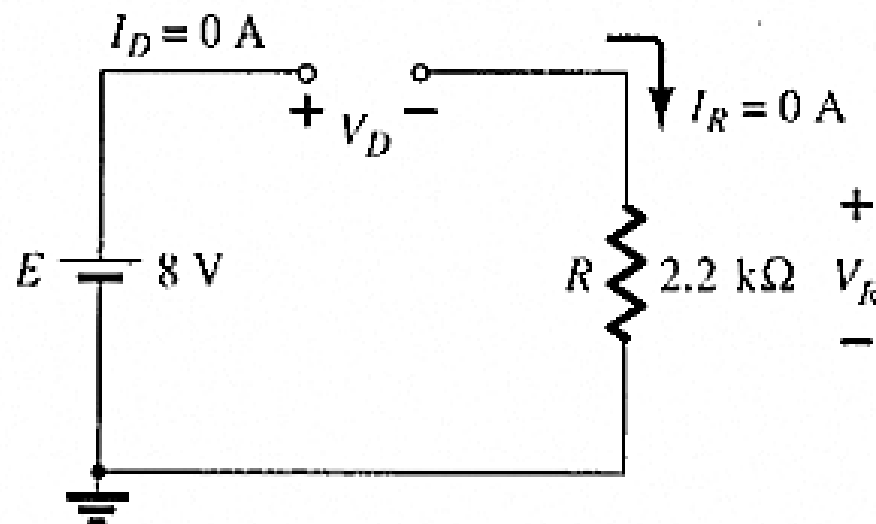
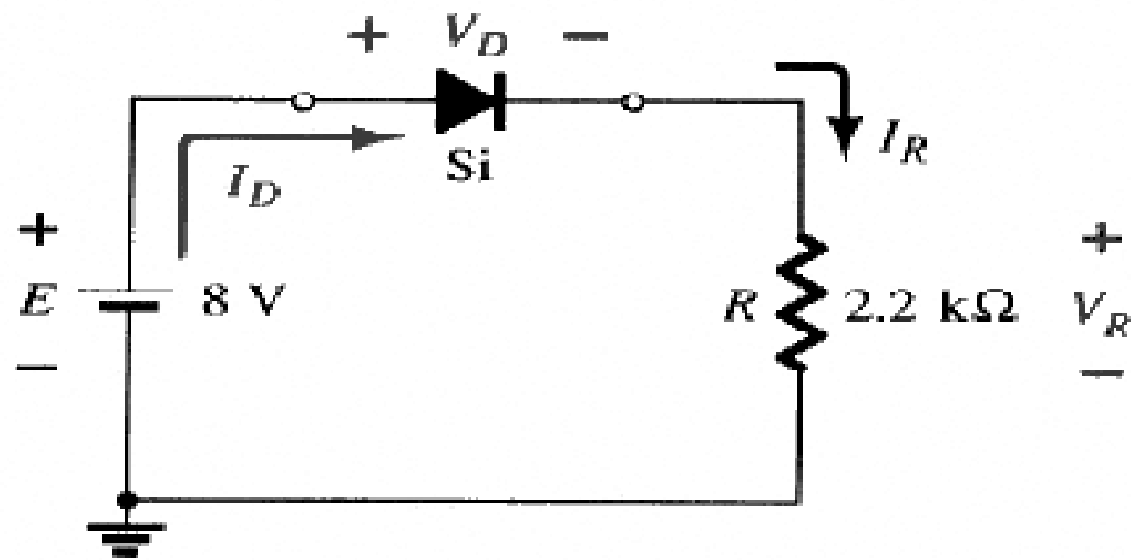
الديود مستقطب عكسياً.

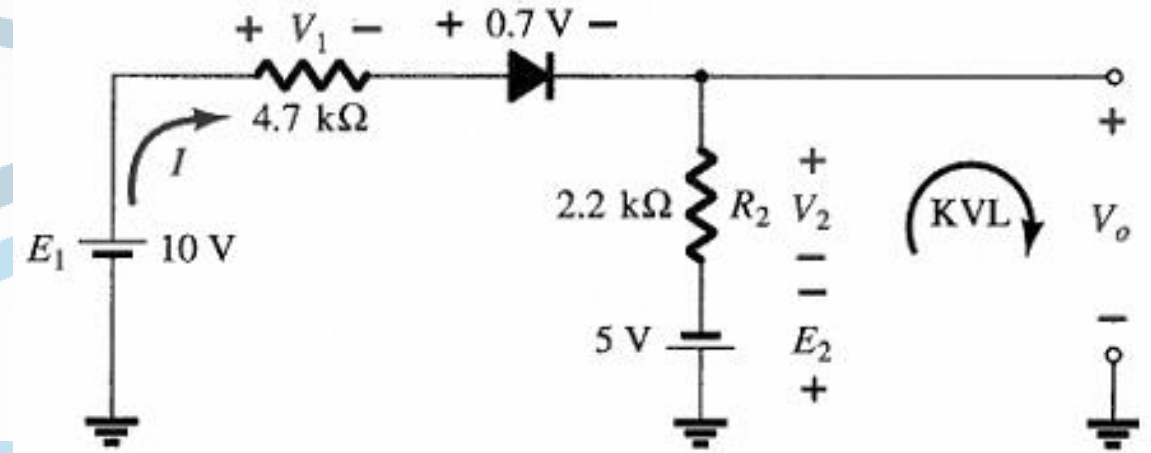
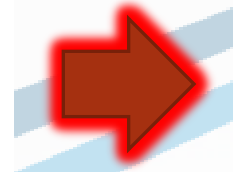
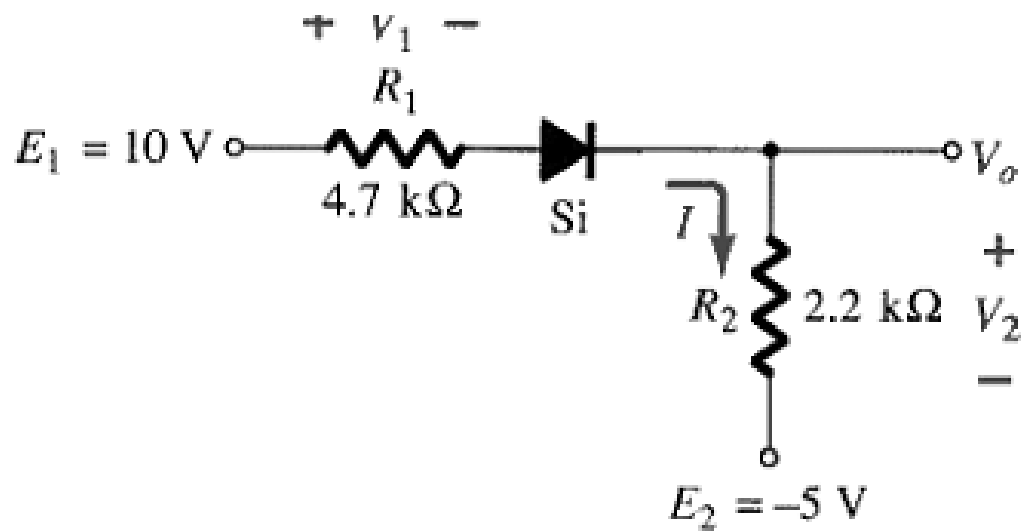
$$I_D = 0 \Rightarrow$$

$$E - V_D - V_R = 0 \Rightarrow$$

$$V_D = E - V_R$$

$$V_D = E - 0 = 8 \text{ volts}$$





$$I = \frac{E_1 + E_2 - V_D}{R_1 + R_2} = \frac{10 + 5 - 0.7}{(4.7 + 2.2) * 10^3} = \frac{14.3 \text{ volts}}{6.9 * 10^3 \Omega} \Rightarrow$$

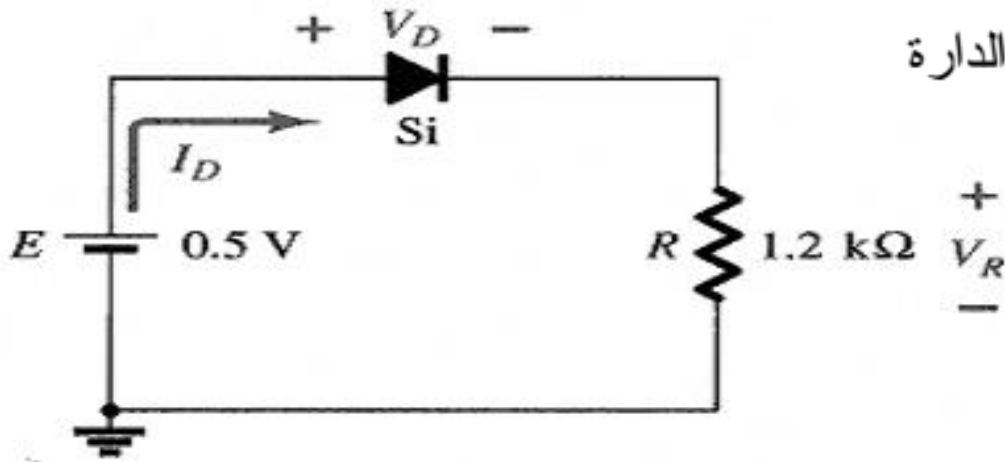
$$I = 2.07 \text{ mA}$$

$$V_1 = I * R_1 = 2.07 * 10^{-3} * 4.7 * 10^3 = 9.73 \text{ volts}$$

$$V_2 = I * R_2 = 2.07 * 10^{-3} * 2.2 * 10^3 = 4.55 \text{ volts}$$

$$V_0 = V_2 - E_2 = 4.55 - 5 = -0.45 \text{ volts}$$

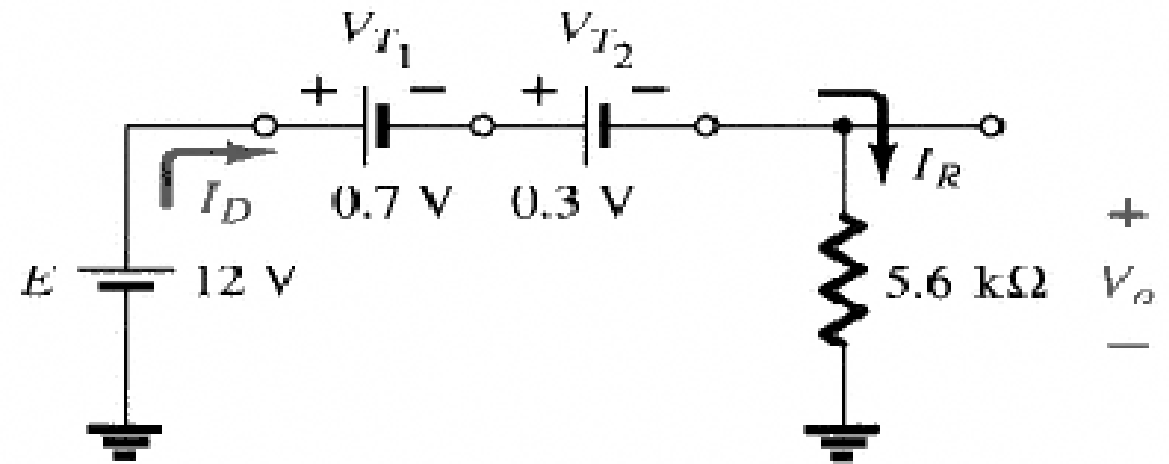
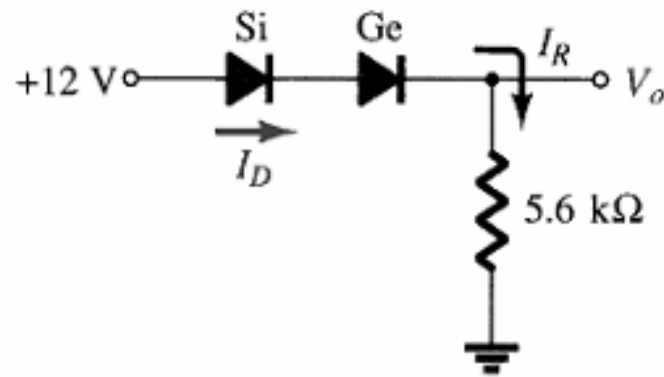
نلاحظ أن جهد التغذية أقل من الجهد اللازم لفتح الديود، لذا فإن التيار المار في الدارة



$$I_D = 0 \text{ Amper}$$

$$V_R = I_R * R = I_D * R = 0 \text{ volts}$$

$$V_D = E - V_R = 0.5 - 0 = 0.5 \text{ volts}$$



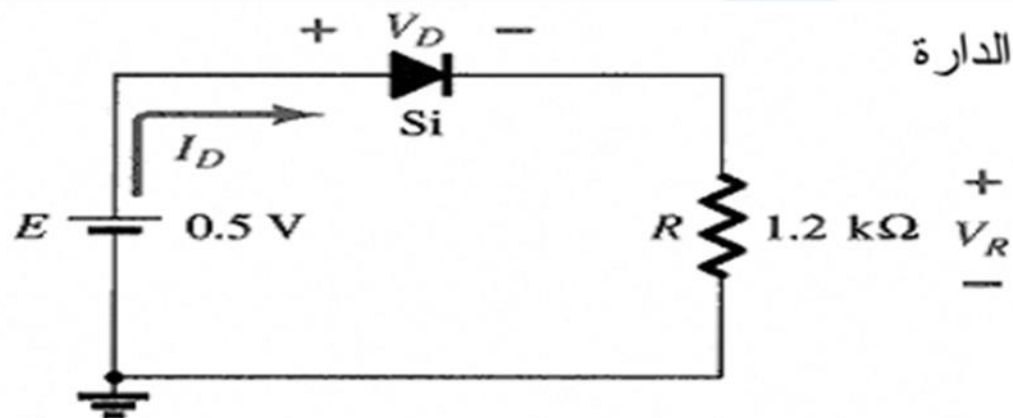
$$V_o = E - V_{T1} - V_{T2} \Rightarrow$$

$$V_o = 12 - 0.7 - 0.3 = 11 \text{ volts}$$

$$I_D = I_R = \frac{V_o}{R} = \frac{11}{5.6 * 10^3} \cong 1.96 \text{ mA}$$



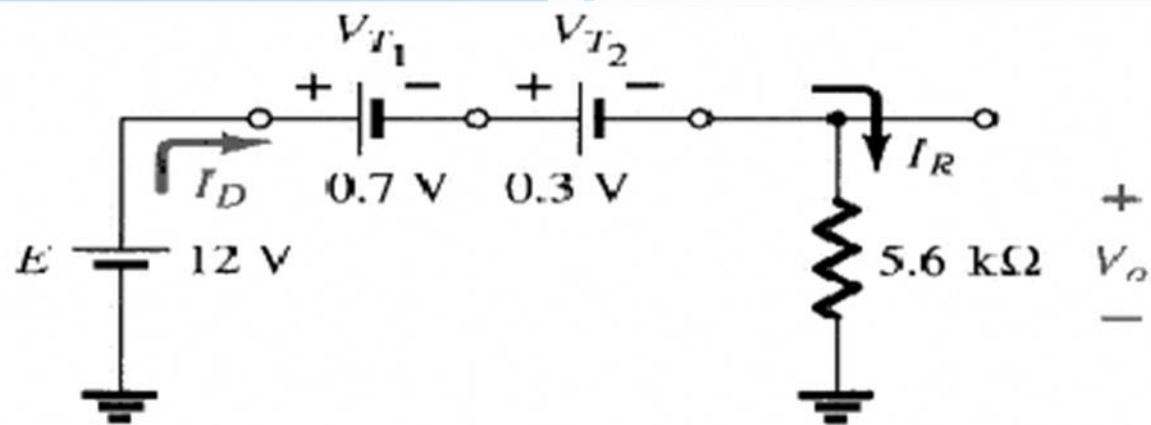
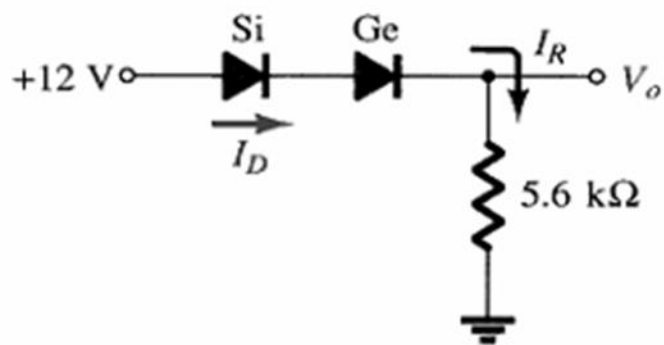
نلاحظ أن جهد التغذية أقل من الجهد اللازم لفتح الديود، لذا فإن التيار المار في الدارة



$$I_D = 0 \text{ Amper}$$

$$V_R = I_R * R = I_D * R = 0 \text{ volts}$$

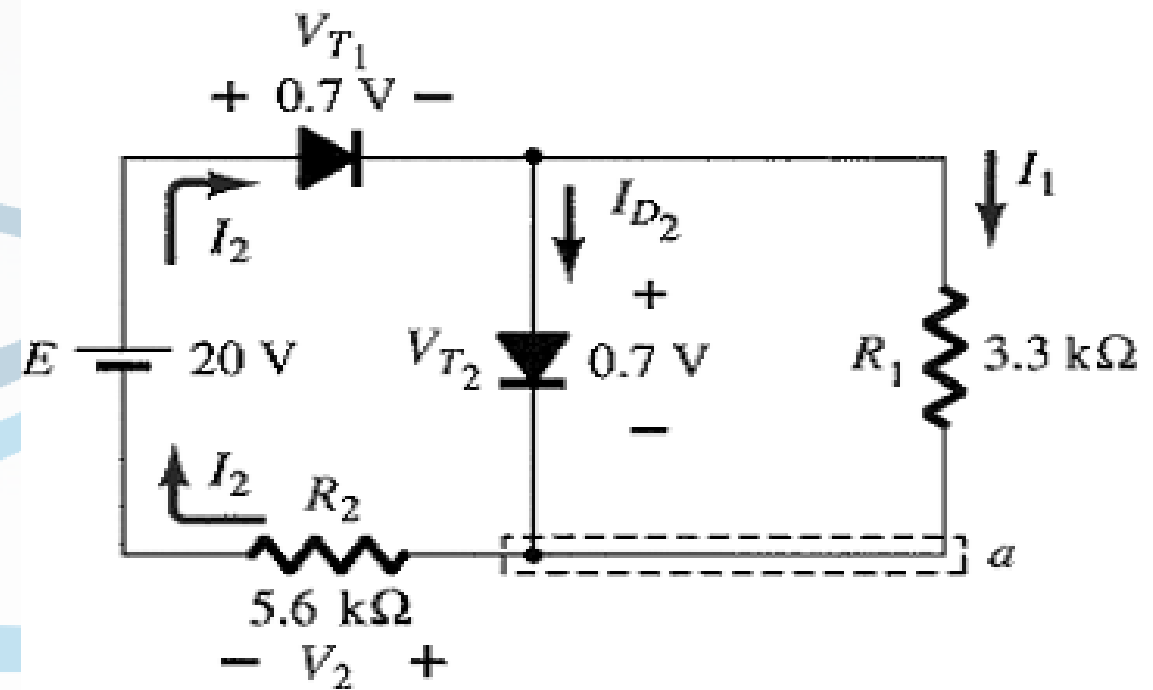
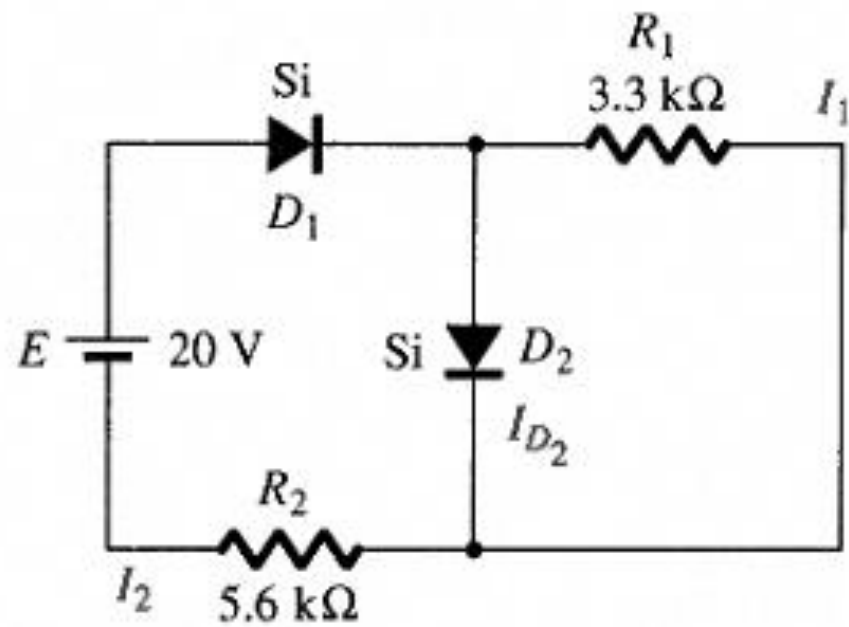
$$V_D = E - V_R = 0.5 - 0 = 0.5 \text{ volts}$$



$$V_o = E - V_{T1} - V_{T2} \Rightarrow$$

$$V_o = 12 - 0.7 - 0.3 = 11 \text{ volts}$$

$$I_D = I_R = \frac{V_o}{R} = \frac{11}{5.6 * 10^3} \cong 1.96 \text{ mA}$$



$$I_1 = \frac{V_{T_2}}{R_1} = \frac{0.7 \text{ v}}{3.3 * 10^3 \text{ A}} = 0.212 \text{ mA}$$

$$-V_2 + E - V_{T_2} - V_{T_1} = 0 \Rightarrow$$

$$V_2 = +E - V_{T_2} - V_{T_1} = 20 - 0.7 - 0.7 \Rightarrow$$

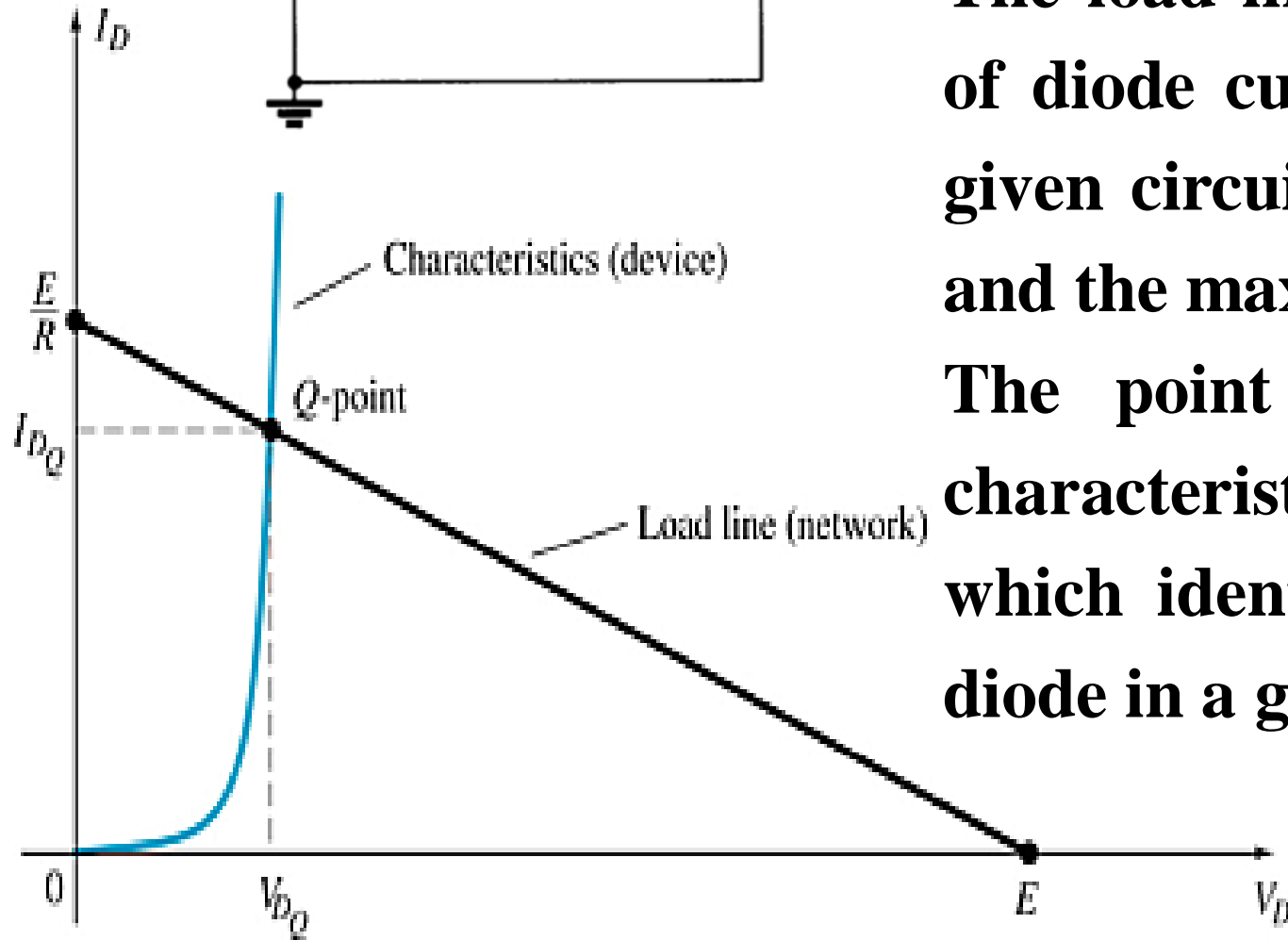
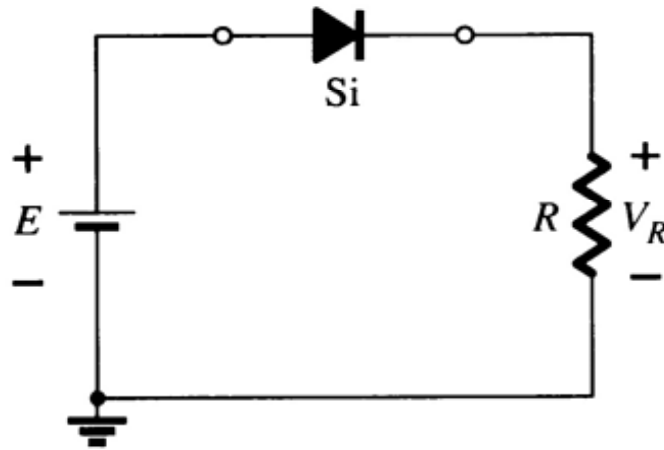
$$V_2 = 18.6 \text{ volts}$$

$$I_2 = \frac{V_2}{R_2} = \frac{18.6 \text{ v}}{5.6 * 10^3 \Omega} = 3.32 \text{ mA}$$

$$I_{D_2} + I_1 = I_2 \Rightarrow$$

$$I_{D_2} = I_2 - I_1 = 3.32 \text{ mA} - 0.212 \text{ mA} = 3.108 \text{ mA}.$$

# Load-Line Analysis



The load line plots all possible combinations of diode current ( $I_D$ ) and voltage ( $V_D$ ) for a given circuit. The maximum  $I_D$  equals  $E/R$ , and the maximum  $V_D$  equals  $E$ .

The point where the load line and the characteristic curve intersect is the Q-point, which identifies  $I_D$  and  $V_D$  for a particular diode in a given circuit.



# Series Diode Configurations

## Forward Bias

Analysis (for silicon)

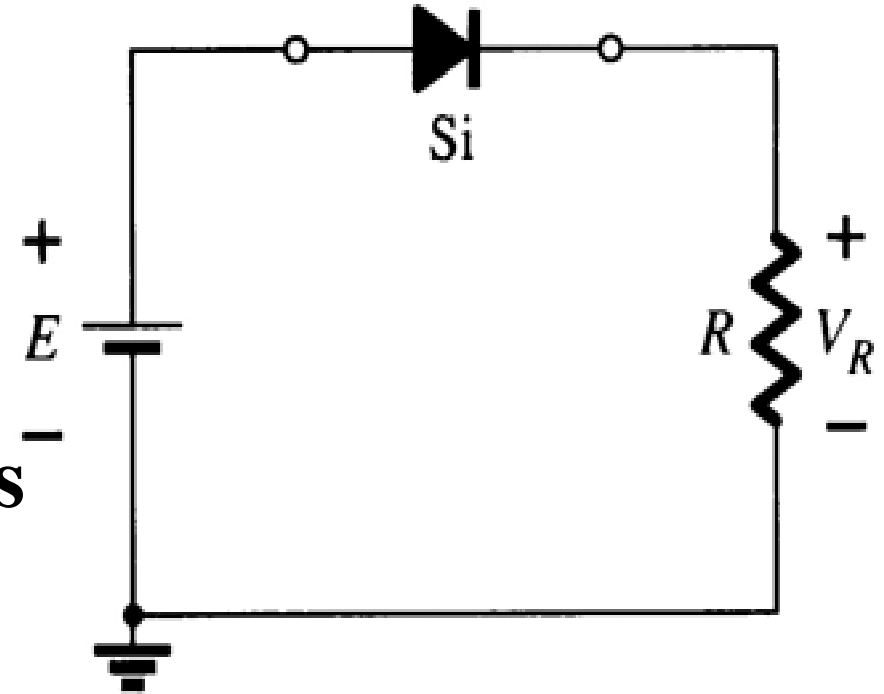
- $V_D = 0.7 \text{ V}$  (or  $V_D = E$  if  $E < 0.7$ )
- $V_R = E - V_D$
- $I_D = I_R = I_T = V_R / R$

## Reverse Bias

Diodes ideally behave as open circuits

Analysis

- $V_D = E$
- $V_R = 0 \text{ V}$
- $I_D = 0 \text{ A}$



# Parallel Configurations

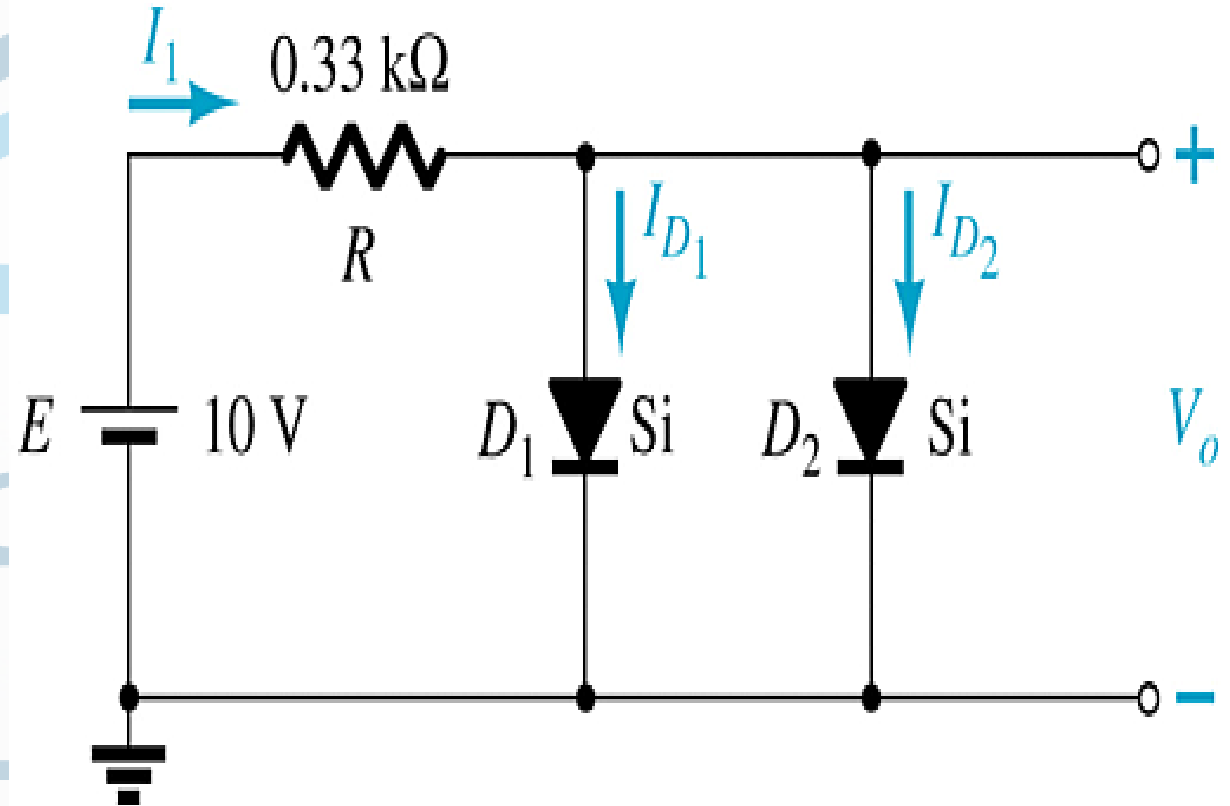
$$V_D = 0.7 \text{ V}$$

$$V_{D1} = V_{D2} = V_O = 0.7 \text{ V}$$

$$V_R = 9.3 \text{ V}$$

$$I_R = \frac{E - V_D}{R} = \frac{10 \text{ V} - 0.7 \text{ V}}{0.33 \text{ k}\Omega} = 28 \text{ mA}$$

$$I_{D1} = I_{D2} = \frac{28 \text{ mA}}{2} = 14 \text{ mA}$$



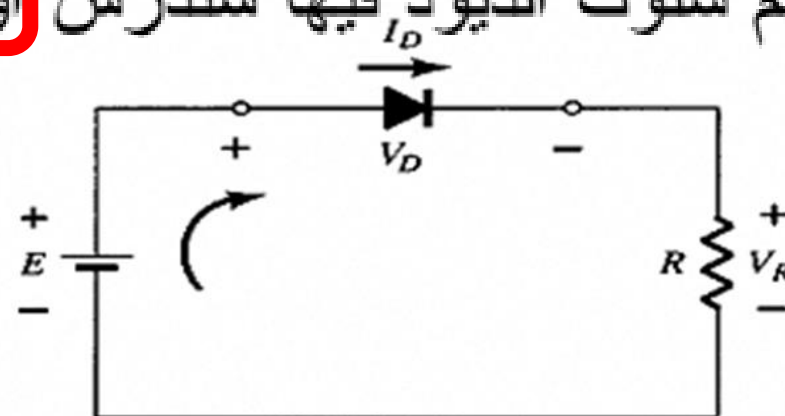
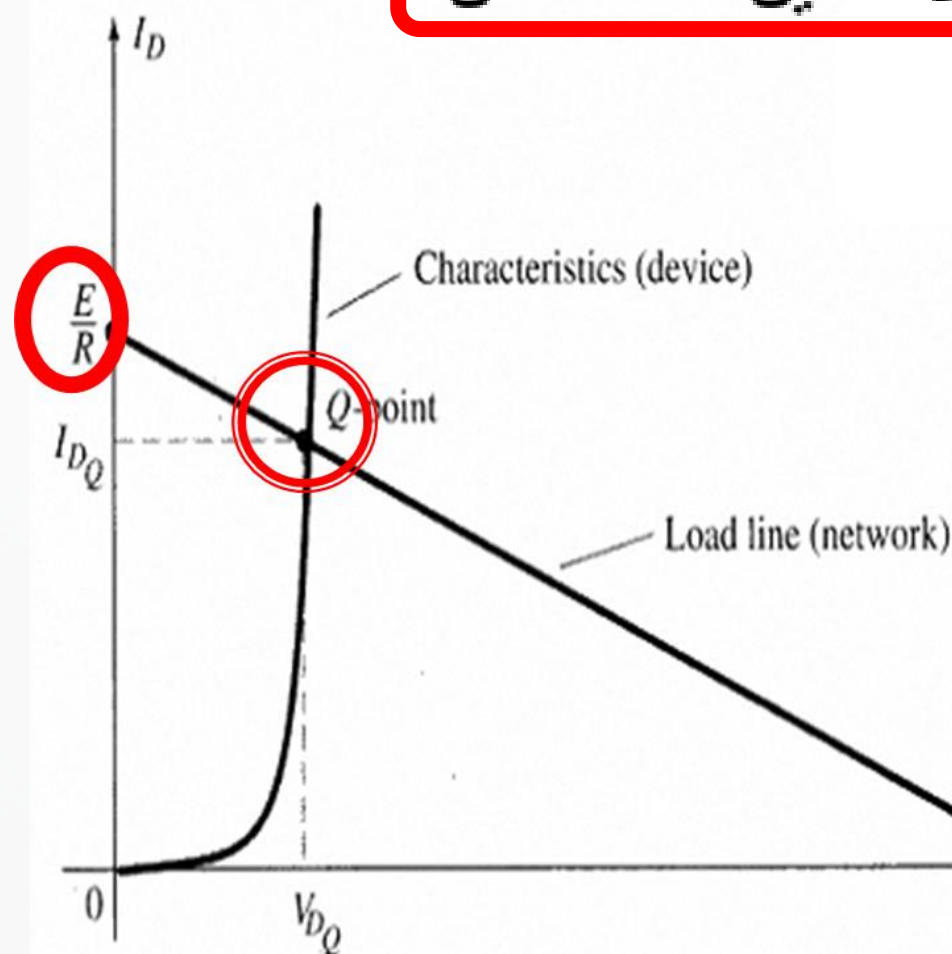


جامعة  
المنصورة  
MANASSARA UNIVERSITY

## تطبيقات الديود : Diode Applications

يستخدم الديود في مجالات عديدة كالتحديد، التقويم والقص..... إلخ . من أجل

حل الدارات وفهم سلوك الديود فيها سندرس أولاً تحليل خط الحمل:



رسم خط الحمل، وتحديد نقطة العمل

(تيار وجهد العمل للثنائي)

## مثال

أوجد  $V_D$  و  $V_R$  و  $I_D$  في الدارة المبينة في الشكل

$$V_D = 0.7V$$

$$V_R = E - V_D = 8 - 0.7 = 7.3 \text{ volts}$$

$$I_D = I_R = \frac{V_R}{R} = \frac{7.3V}{2.2 * 10^3 \Omega} \Rightarrow$$

$$I_D \cong 3.32 \text{ mA}$$

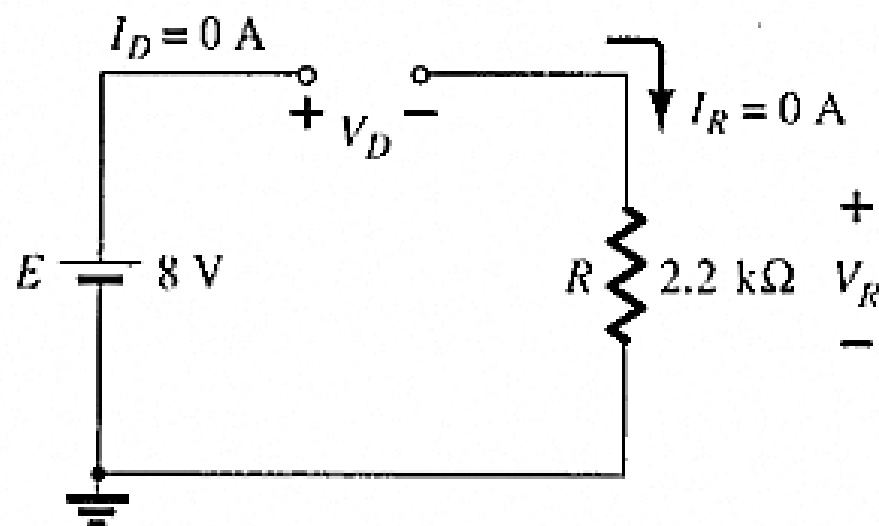
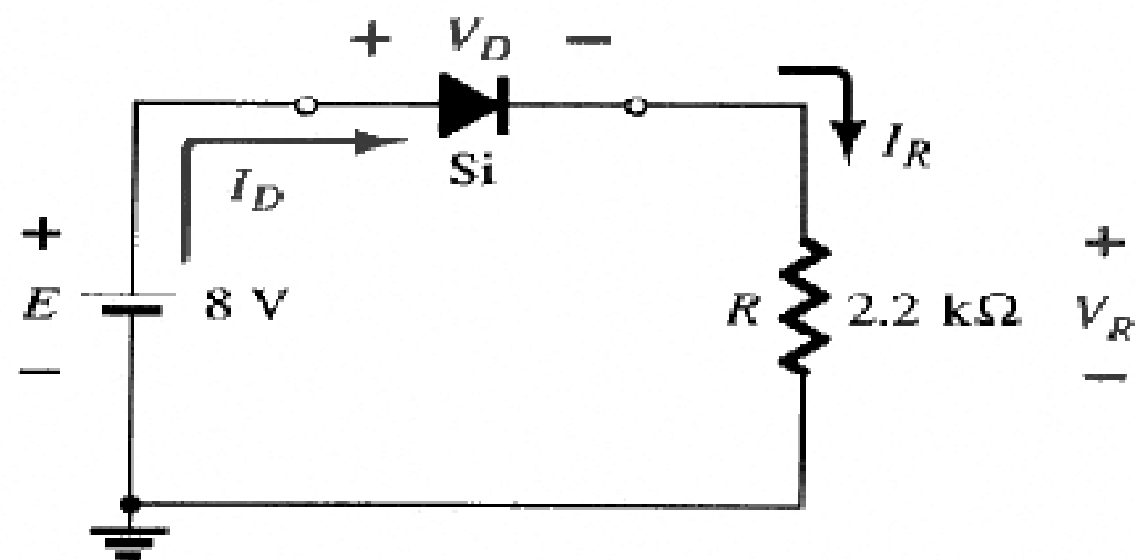
الديود مستقطب عكسياً.

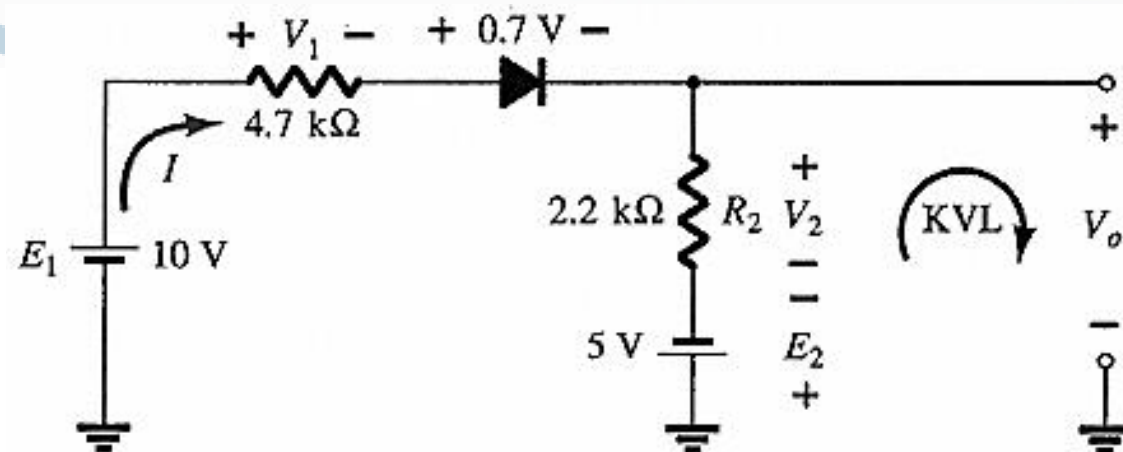
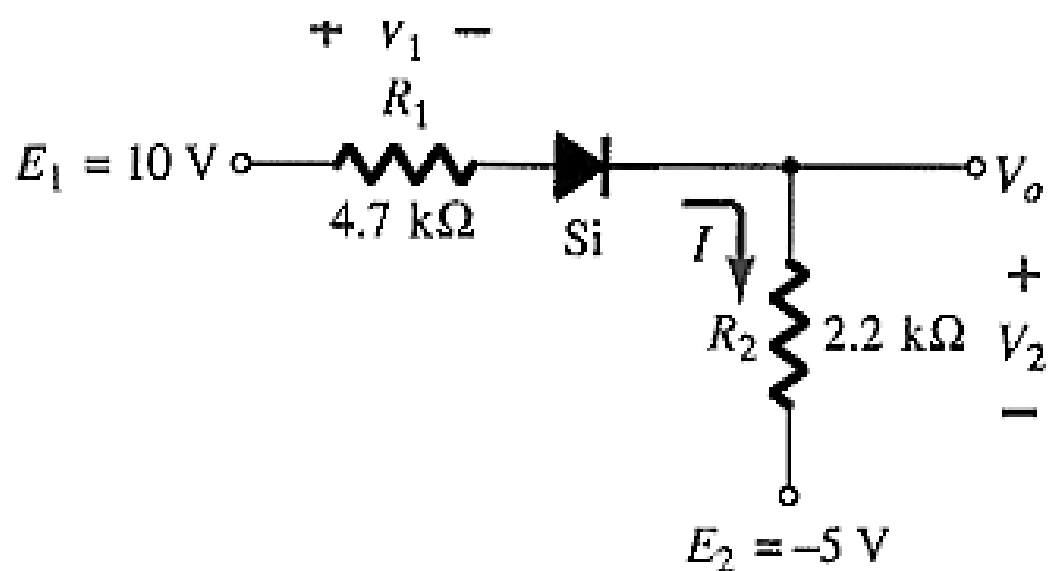
$$I_D = 0 \Rightarrow$$

$$E - V_D - V_R = 0 \Rightarrow$$

$$V_D = E - V_R$$

$$V_D = E - 0 = 8 \text{ volts}$$





$$I = \frac{E_1 + E_2 - V_D}{R_1 + R_2} = \frac{10 + 5 - 0.7}{(4.7 + 2.2) * 10^3} = \frac{14.3 \text{ volts}}{6.9 * 10^3 \Omega} \Rightarrow$$

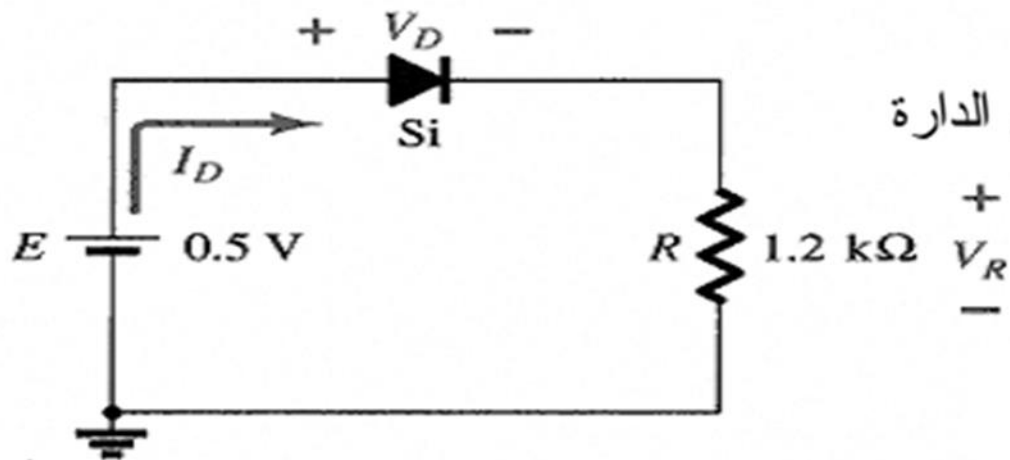
$$I = 2.07 \text{ mA}$$

$$V_1 = I * R_1 = 2.07 * 10^{-3} * 4.7 * 10^3 = 9.73 \text{ volts}$$

$$V_2 = I * R_2 = 2.07 * 10^{-3} * 2.2 * 10^3 = 4.55 \text{ volts}$$

$$V_0 = V_2 - E_2 = 4.55 - 5 = -0.45 \text{ volts}$$

مثال



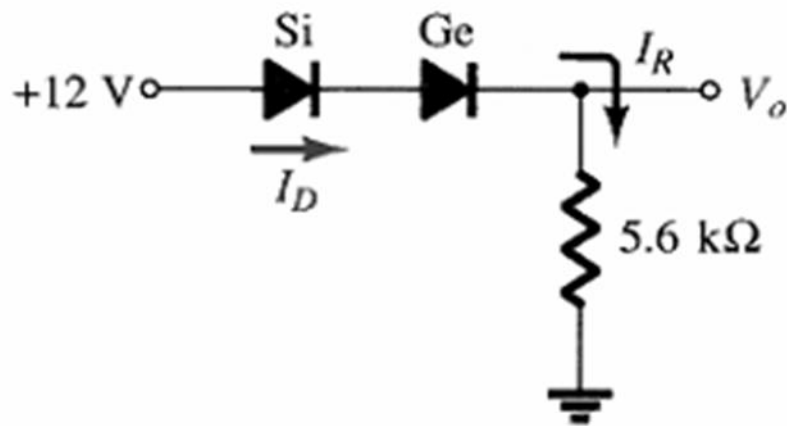
نلاحظ أن جهد التغذية أقل من الجهد اللازم لفتح الديود، لذا فإن التيار المار في الدارة

$$I_D = 0 \text{ Amper}$$

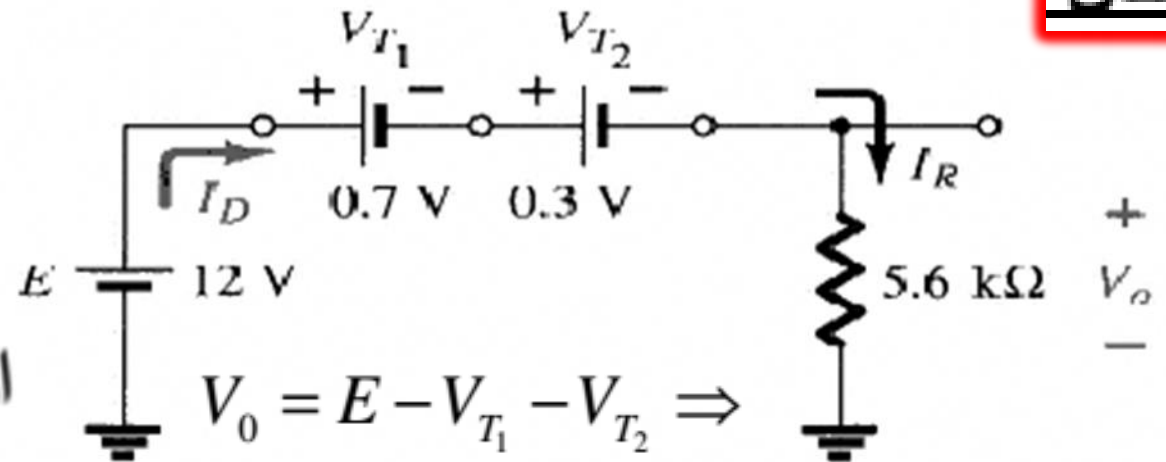
$$V_R = I_R * R = I_D * R = 0 \text{ volts}$$

$$V_D = E - V_R = 0.5 - 0 = 0.5 \text{ volts}$$

مثال



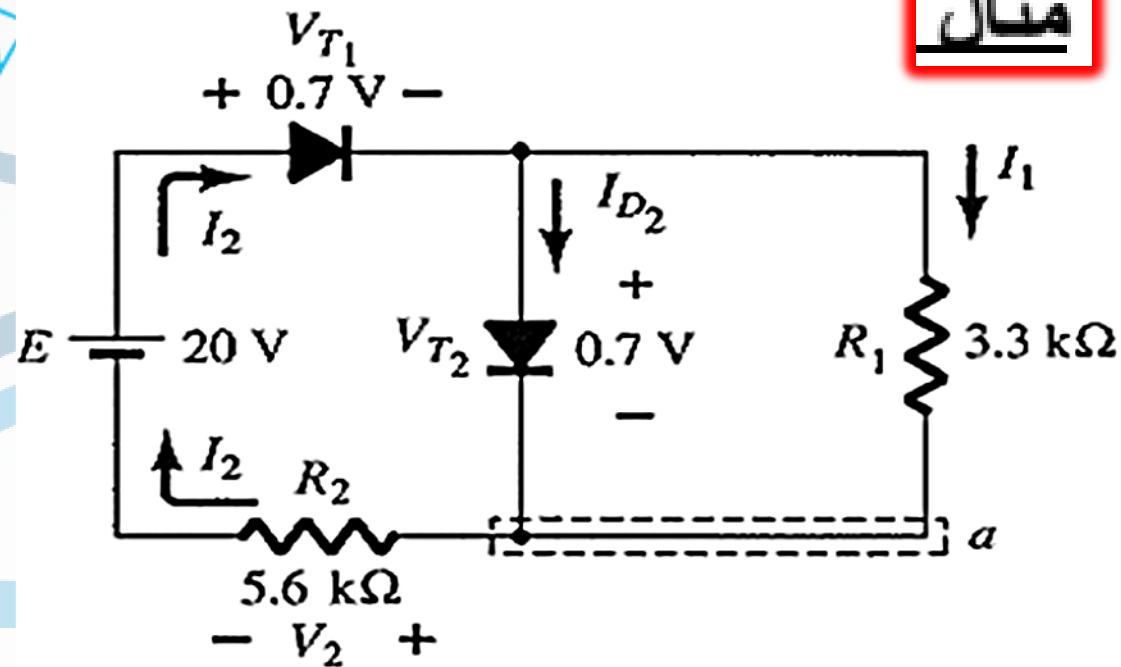
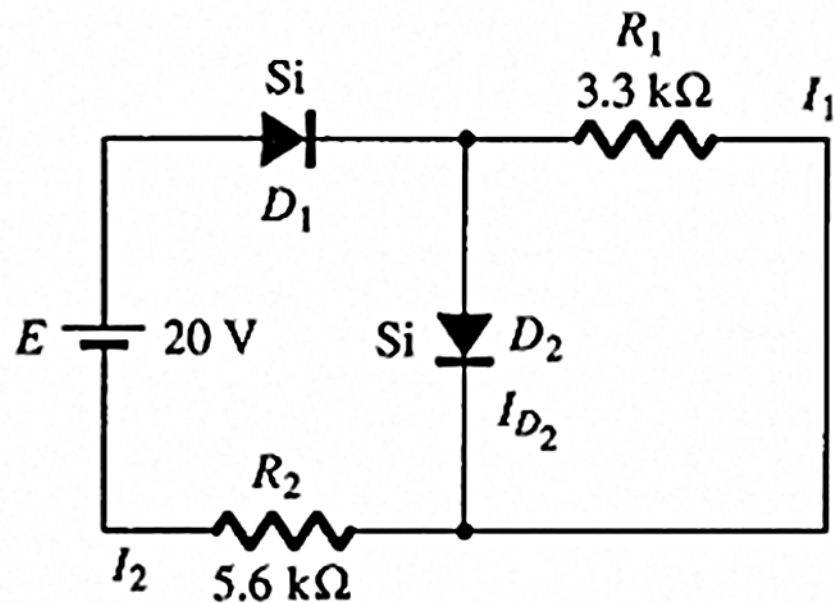
الدارة المكافئة



$$V_o = E - V_{T1} - V_{T2} \Rightarrow$$

$$V_o = 12 - 0.7 - 0.3 = 11 \text{ volts}$$

$$I_D = I_R = \frac{V_o}{R} = \frac{11}{5.6 * 10^3} \cong 1.96 \text{ mA}$$



$$I_1 = \frac{V_{T_2}}{R_1} = \frac{0.7 \text{ v}}{3.3 * 10^3 \text{ A}} = 0.212 \text{ mA}$$

$$-V_2 + E - V_{T_2} - V_{T_1} = 0 \Rightarrow$$

$$V_2 = +E - V_{T_2} - V_{T_1} = 20 - 0.7 - 0.7 \Rightarrow$$

$$V_2 = 18.6 \text{ volts}$$

$$I_2 = \frac{V_2}{R_2} = \frac{18.6 \text{ v}}{5.6 * 10^3 \text{ } \Omega} = 3.32 \text{ mA}$$

$$I_{D_2} + I_1 = I_2 \Rightarrow$$

$$I_{D_2} = I_2 - I_1 = 3.32 \text{ mA} - 0.212 \text{ mA} = 3.108 \text{ mA}.$$