

توصيف مقرر دراسي

قسم: الميكاترونيكس		كلية: الهندسة		
CECC506	رمز المقرر:	Microprocessors and Assembly Language	اسم المقرر: المعالجات الصغيرة ولغة التجميع	
CECC403 - بنیان الحواسيب	المتطلب السابق:	عملي: 2	نظري: 2	الساعات المعتمدة: 3

التوصيف
<p>يغطي هذا المقرر بنية الآلة ولغة الآلة وتنظيم الحاسب على مستوى المسجلات وتمثيل البيانات وتعليمات لغة التجميع وأنماط العنوان وبرمجة لغة التجميع وتتضمن العمليات الحسابية ومعالجة المداخل والمخارج والمقاطعات والبرامج الجزئية والماكرو والوحدات المحيطية مثل وحدة الإدخال/الإخراج التفرعية والتسلسلية والعداد الموقت. الجزء العملي يعتمد على معالجات الإنتل واللوحة المخبرية المخصصة للمقرر.</p>
المحتوى
<p>مدخل إلى عمليات الحاسوب الأساسية والوحدات المحيطية محاضرة تعريفية البنية العامة لمعالجات Intel والتركيز على المعالج Intel 8086 النفاد إلى الذاكرة وطرق العنوان تعليمات لغة الأسمبلر الهامة والبرمجة بلغة الأسمبلر وحدة التحكم بالمقاطعة وحدات الإدخال الإخراج التفرعية وحدة العداد الموقت</p>
المراجع
<p>Barry B. Brey, "The Intel Microprocessors, Architecture, Programming and Interfacing", Pearson International Edition, eighth Edition, 2009.</p>