

Lecture 15

Asynchronous
counter

العدادات الالاتزامية

Dr. Bassam Atieh

MANARA UNIVERSITY

العدادات

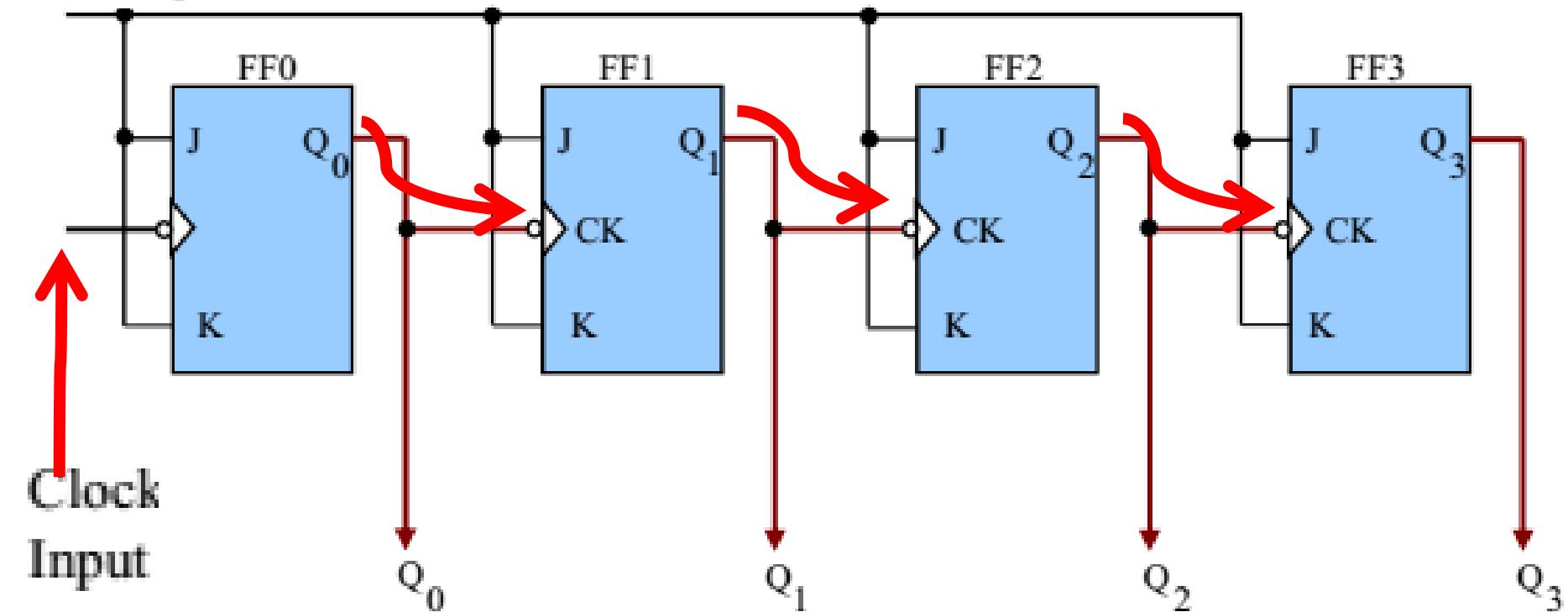
Asynchronous Binary Counters

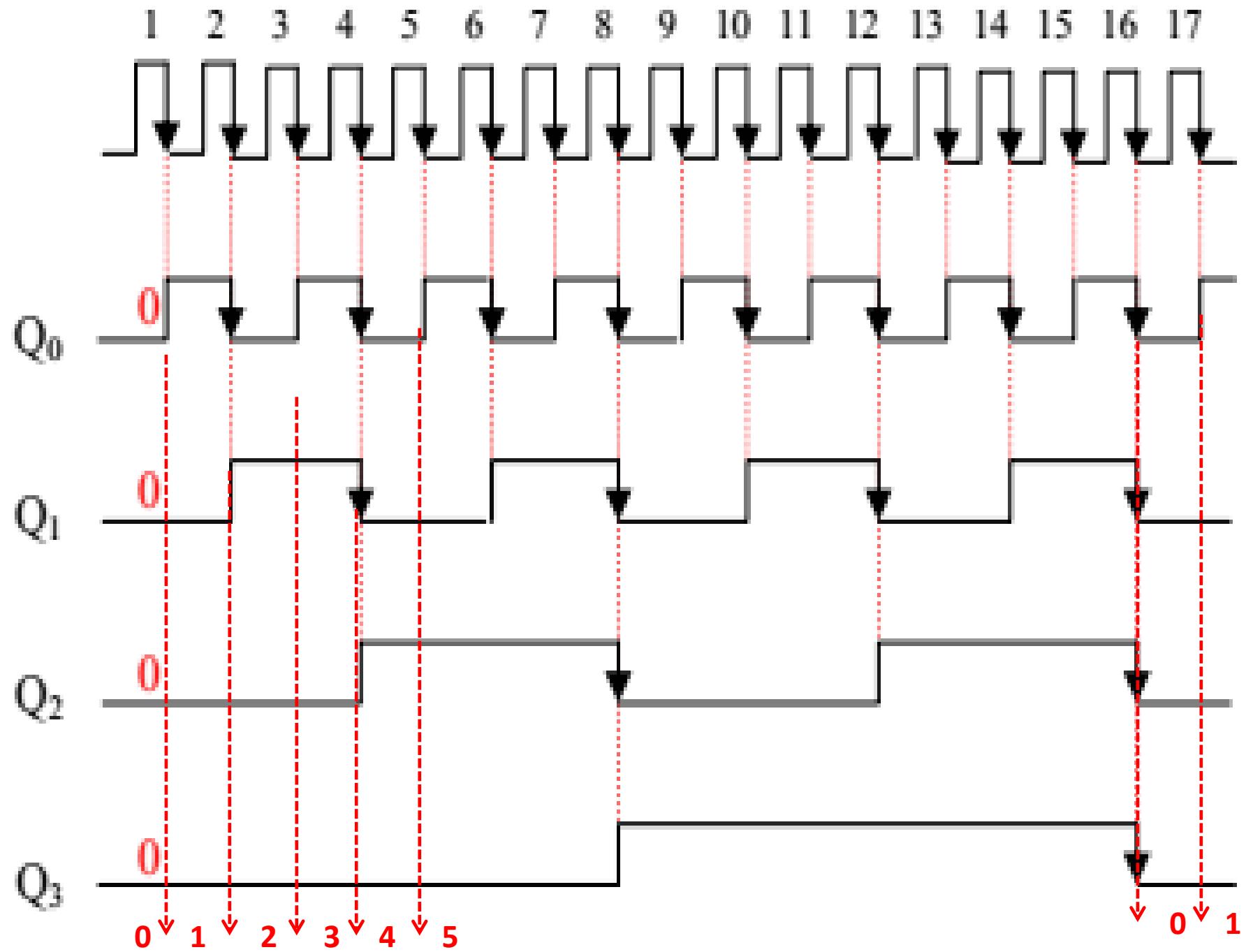
عداد التموج (Ripple counter)

Asynchronous Binary-Up Counters

العدادات الشائنة التصاعدية غير المتزامنة

HIGH





خرج العدد				العشري
Q_3	Q_2	Q_1	Q_0	
0	0	0	0	0
0	0	0	1	1
0	0	1	0	2
0	0	1	1	3
0	1	0	0	4
0	1	0	1	5
0	1	1	0	6
0	1	1	1	7
1	0	0	0	8
1	0	0	1	9
1	0	1	0	10
1	0	1	1	11
1	1	0	0	12
1	1	0	1	13
1	1	1	0	14
1	1	1	1	15

Binary Count

Cycle Repeats

أقصى عدد للعداد The Maximum Count (N) of a Counter

$$N = 2^n - 1$$

(N = maximum count before cycle repeats) $N =$ أقصى عدد للعداد قبل دورة التكرار

(n = number of flip-flops in the counter circuit) $n =$ عدد دوائر القلابات في دائرة العداد

$$N = 2^n - 1 = 2^4 - 1 = 15_{10} (1111_2)$$

مقدار العداد The Modulus (MOD) of a counter

$$MOD = 2^n$$

MOD = modulus of the counter

n = number of flip-flops in the counter circuit

$$MOD = 2^n = 2^4 = 16$$

تقسيم التردد للعداد The Frequency Division of a counter

Division Factor = 2^n (معامل القسمة)

N = number of flip-flops in the counter circuit

وقت تأخير الانتشار للعداد The Propagation Delay Time (t_p) of a counter

$$t_p = 10 \text{ nS}$$

لتحفيز حالة العداد من 0111 إلى 1000.

(4 Flip-Flops \times 10ns) 40ns

$$f = \frac{1 \times 10^9}{n \times t_p}$$

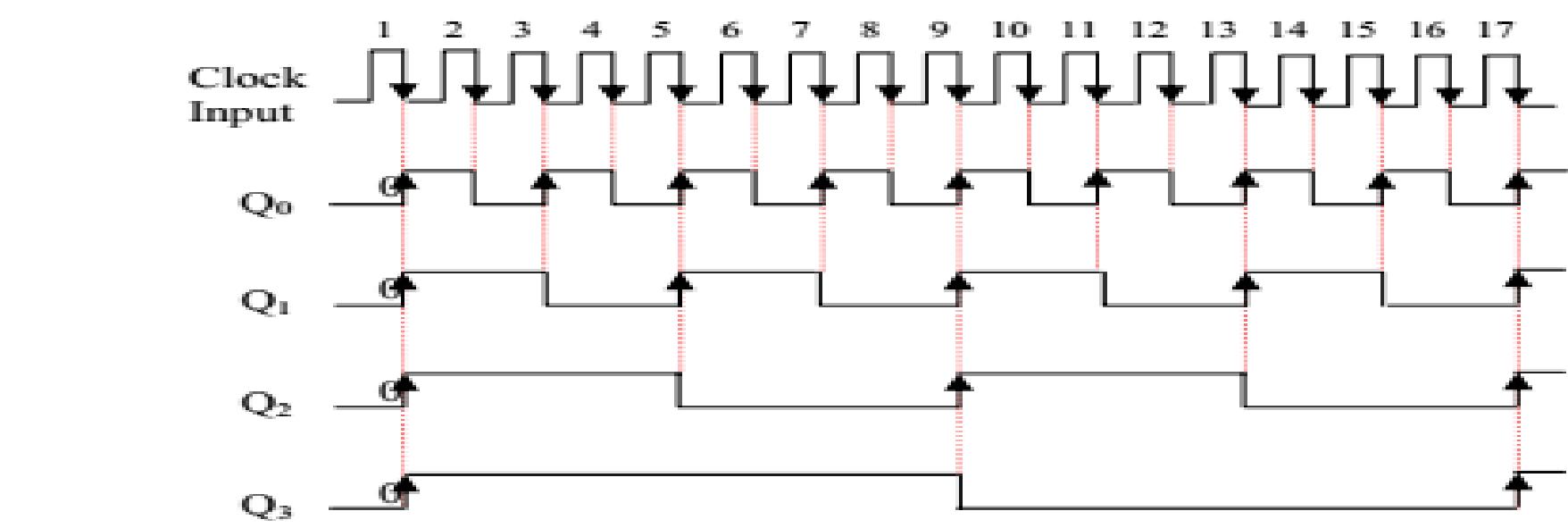
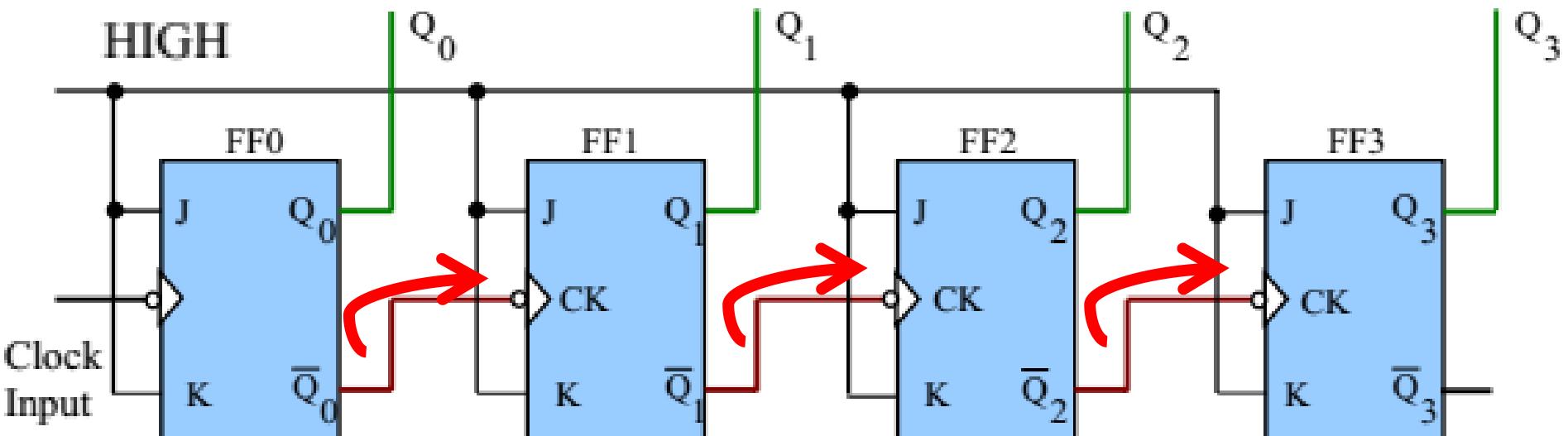
f = upper clock pulse frequency limit أقصى قيمة لتردد نبضات التزامن

n = number of flip-flops in the counter circuit

t_p = propagation delay time of each flip-flop in nanoseconds

Asynchronous Binary Down Counters

العدادات الثنائية التنازلية غير المتزامنة

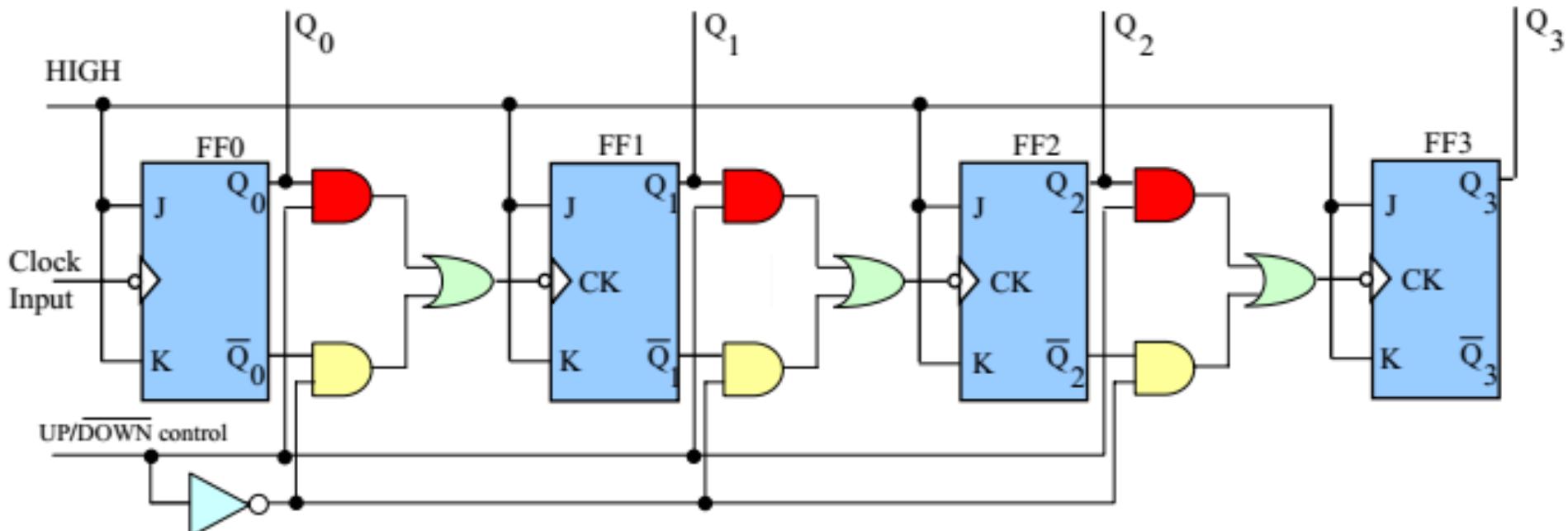


خرج العدد				العشرى
Q ₃	Q ₂	Q ₁	Q ₀	
1	1	1	1	15
1	1	1	0	14
1	1	0	1	13
1	1	0	0	12
1	0	1	1	11
1	0	1	0	10
1	0	0	1	9
1	0	0	0	8
0	1	1	1	7
0	1	1	0	6
0	1	0	1	5
0	1	0	0	4
0	0	1	1	3
0	0	1	0	2
0	0	0	1	1
0	0	0	0	0

Cycle Repeats

Binary Count

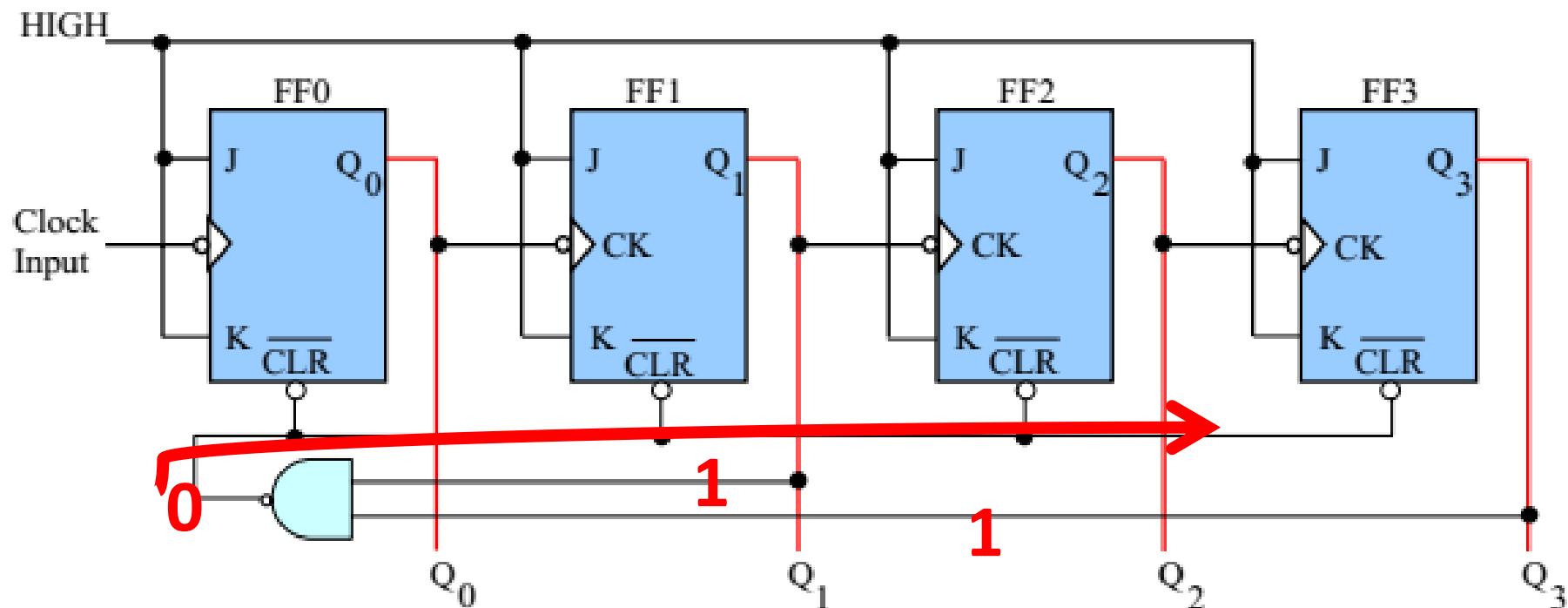
Asynchronous Binary Up/Down Counters

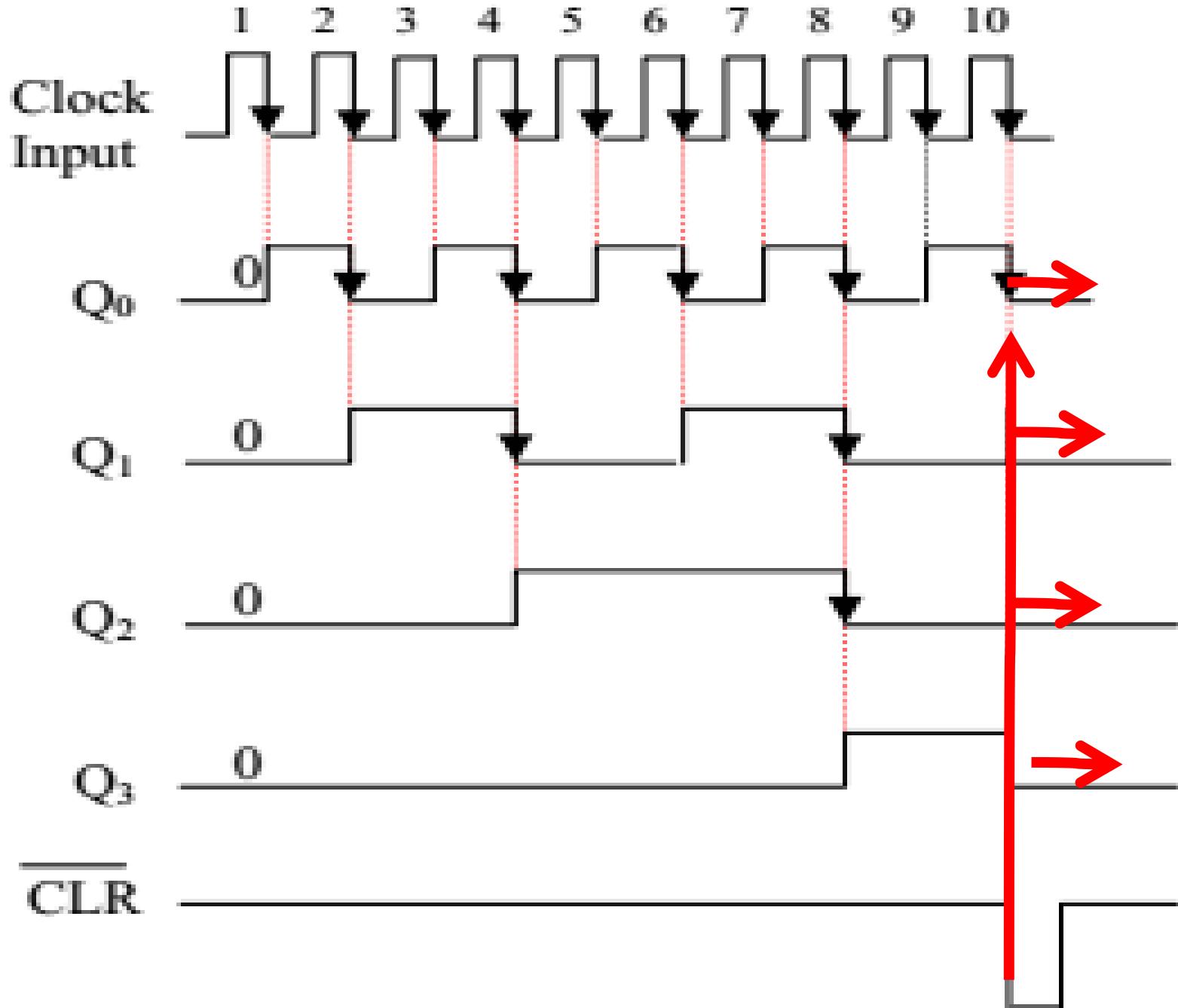


Asynchronous Decade (MOD-10) Counters

العدادات العشرية غير المتزامنة

MOD-10





خرج العدد				العشري
Q_3	Q_2	Q_1	Q_0	
0	0	0	0	0
0	0	0	1	1
0	0	1	0	2
0	0	1	1	3
0	1	0	0	4
0	1	0	1	5
0	1	1	0	6
0	1	1	1	7
1	0	0	0	8
1	0	0	1	9

Binary Count

Cycle Repeats