

OPERATING SYSTEM

Lecture Notes

Dr. Professor, J.M. Khalifeh

قسم المعلوماتية

الوحدة الخامسة

النسخة العربية

Unit-5

Process Synchronization

ملخص

تزامن العملية هو تنسيق تنفيذ عمليات متعددة في نظام متعدد العمليات لضمان وصول هذه العمليات إلى الموارد المشتركة بطريقة خاضعة للرقابة ويمكن التنبؤ بها. تهدف المزامنة إلى حل المشكلة التي تنشأ عن ظروف السياق وقضايا المزامنة الأخرى في نظام متزامن.

يكن الهدف الرئيسي لمزامنة العملية في ضمان وصول عمليات متعددة إلى الموارد المشتركة دون التداخل مع بعضها البعض، ومنع احتمال وجود بيانات غير متسقة بسبب الوصول المتزامن. لتحقيق ذلك، يتم استخدام تقنيات التزامن المختلفة مثل السيمافور والمونيتور، والأقسام الحرجة.

في نظام متعدد العمليات، تكون المزامنة ضرورية لضمان اتساق البيانات وسلامتها، ولتجنب مخاطر حالات الجمود ومشاكل المزامنة الأخرى. تعد مزامنة العمليات جانبًا مهمًا من أنظمة التشغيل الحديثة، وتلعب دورًا حاسمًا في ضمان الأداء الصحيح والفعال للأنظمة متعددة العمليات.

على أساس المزامنة، يتم تصنيف العمليات على أنها واحدة من النوعين التاليين:

- العملية المستقلة Independent Process: لا يؤثر تنفيذ عملية واحدة على تنفيذ العمليات الأخرى.
 - العملية التعاونية Cooperative Process: عملية يمكن أن تؤثر أو تتأثر بالعمليات الأخرى التي يتم تنفيذها في النظام.
- تنشأ مشكلة مزامنة العملية في حالة العملية التعاونية أيضًا بسبب مشاركة الموارد في العمليات التعاونية.

أهداف الوحدة

- وصف مشكلة القسم الحرج وشرح حالة السياق.
- توضيح حلول الأجهزة لمشكلة القسم الحرج باستخدام حواجز الذاكرة وعمليات المقارنة والمبادلة والمتغيرات الذرية.
- توضيح كيف يمكن استخدام أقفال المزامنة والسيمافورات والمونيتورات ومتغيرات الحالة لحل مشكلة القسم الحرج.
- تقييم الأدوات التي تحل مشكلة القسم الحرج في سيناريوهات مختلفة.

ما هي عملية المزامنة في نظام التشغيل؟

نظام التشغيل هو برنامج يدير جميع التطبيقات على الجهاز ويساعد بشكل أساسي في الأداء السلس لجهاز الكمبيوتر الخاص بنا. لهذا السبب، يجب أن يقوم نظام التشغيل بأداء العديد من المهام، وأحيانًا في وقت واحد. هذه ليست مشكلة عادة إلا إذا كانت هذه العمليات التي تحدث في وقت واحد تستخدم موردًا مشتركًا.

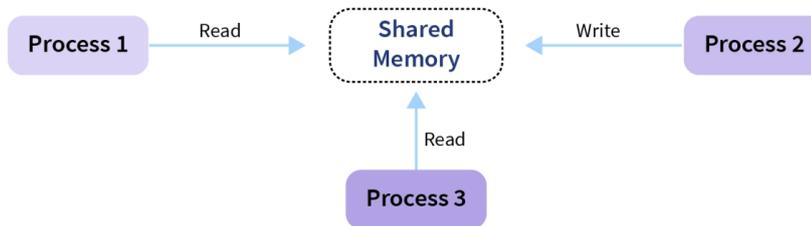
ولتوضيح الأمر يمكننا مقارنته بما قد يحدث في المثال التالي. ضع في اعتبارك بنكاً يخزن رصيد حساب كل عميل في نفس قاعدة البيانات. افترض الآن أن لديك في البداية X ليرة في حسابك. الآن، تقوم بسحب مبلغ من المال من حسابك المصرفي، وفي نفس الوقت، يحاول شخص ما النظر في مقدار الأموال المخزنة في حسابك. نظرًا لأنك تقوم بسحب بعض الأموال من حسابك، بعد المعاملة، سيكون إجمالي الرصيد المتبقي أقل من X . لكن المعاملة تستغرق وقتًا، وخلال هذا الوقت يقرأ الشخص X كرصيد في حسابك مما يؤدي إلى بيانات غير متسقة. إذا تمكنا بطريقة ما من التأكد من حدوث عملية واحدة فقط في كل مرة، فيمكننا ضمان اتساق البيانات.

إذا حدثت العملية 1 والعملية 2 في نفس الوقت، فسيحصل المستخدم 2 على رصيد حساب خاطئ مثل Y بسبب معالجة العملية 1 عندما يكون الرصيد X .

توضيح مزامنة العمليات

بالعودة إلى نظام التشغيل فإنه وبنفس الطريقة يمكن أن يحدث تضارب في البيانات عندما تشترك عمليات مختلفة في مورد مشترك في النظام وهذا هو سبب الحاجة إلى مزامنة العملية في نظام التشغيل.

دعونا نلقي نظرة على سبب حاجتنا بالضبط إلى مزامنة العملية. على سبيل المثال، إذا كانت عملية 1 تحاول قراءة البيانات الموجودة في موقع ذاكرة بينما تحاول عملية أخرى 2 تغيير البيانات الموجودة في نفس الموقع، فهناك احتمال كبير أن البيانات التي تقرأها العملية 1 ستكون غير صحيحة.



دعونا نلقي نظرة على الأقسام المختلفة لبرنامج العملية:

- قسم الدخول Entry Section: يقرر قسم الدخول دخول العملية.
- القسم الحرج Critical Section: يسمح القسم الحرج ويتأكد من أن عملية واحدة فقط تعدل البيانات المشتركة.
- قسم الخروج Exit Section: يتم التعامل مع إدخال العمليات الأخرى في البيانات المشتركة بعد تنفيذ عملية واحدة بواسطة قسم الخروج.
- القسم المتبقي Remainder Section: الجزء المتبقي من الكود الذي لم يتم تصنيفه على النحو الوارد أعلاه موجود في القسم المتبقي.

حالة السباق Race Condition

عندما تقوم أكثر من عملية بتشغيل نفس الرمز أو تعديل نفس الذاكرة أو أي بيانات مشتركة، فهناك خطر يتمثل في أن نتيجة أو قيمة البيانات المشتركة قد تكون غير صحيحة لأن جميع العمليات تحاول الوصول إلى هذا المورد المشترك وتعديله. وبالتالي، تتسابق جميع العمليات لتقول إن نتيجتي صحيحة. هذه الحالة تسمى حالة السباق. نظرًا لأن العديد من العمليات تستخدم نفس البيانات، فقد تعتمد نتائج العمليات على ترتيب تنفيذها.

هذا هو في الغالب موقف يمكن أن ينشأ داخل القسم الحرج. في القسم الحرج، تحدث حالة السباق عندما تختلف النتيجة النهائية لعمليات تنفيذ المسالك المتعددة اعتمادًا على التسلسل الذي يتم تنفيذ المسالك فيه.

مثال:

متغير العداد = 0

يتم زيادة العداد في كل مرة نضيف فيها عنصرًا إلى عداد المخزن المؤقت ++

يتناقص العداد في كل مرة ننقل فيها عنصرًا من عداد المخزن المؤقت -

افترض أن قيمة العداد حاليًا 5

تنفذ عمليات المنتج والمستهلك العبارتين "++ counter" و "counter -" في نفس الوقت.

بعد تنفيذ هاتين العبارتين، قد تكون قيمة عداد المتغير 4 أو 5 أو 6!

ومع ذلك، فإن النتيجة الصحيحة الوحيدة هي العداد == 5، والذي يتم إنشاؤه بشكل صحيح إذا نفذ المنتج والمستهلك

بشكل منفصل.

يمكن تنفيذ "counter++" بلغة الآلة (على جهاز نموذجي) على النحو التالي:

```
register1=counter
register1 = register1+1
counter =register1
```

كما يمكن تنفيذ "counter--" بلغة الآلة (على جهاز نموذجي) على النحو التالي:

```
register2=counter
register2 = register2-1
counter =register2
```

T ₀ :	producer	execute	register ₁ = counter	{register ₁ = 5}
T ₁ :	producer	execute	register ₁ = register ₁ +1	{register ₁ = 6}
T ₂ :	consumer	execute	register ₂ = counter	{register ₂ = 5}
T ₃ :	consumer	execute	Register ₂ = register ₂ -1	{Register ₂ = 4}
T ₄ :	producer	execute	counter= register ₁	{counter= 6}
T ₅ :	consumer	execute	counter= register ₂	{counter= 4}

سنصل إلى هذه الحالة غير الصحيحة لأننا سمحنا لكلا العمليتين بمعالجة متغير العداد بشكل متزامن.

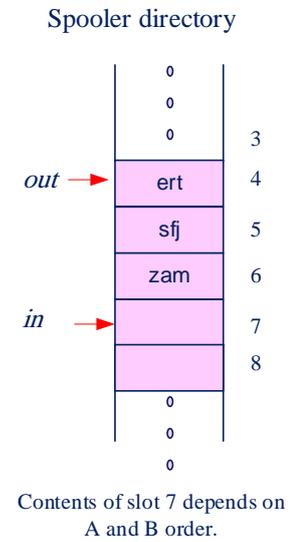
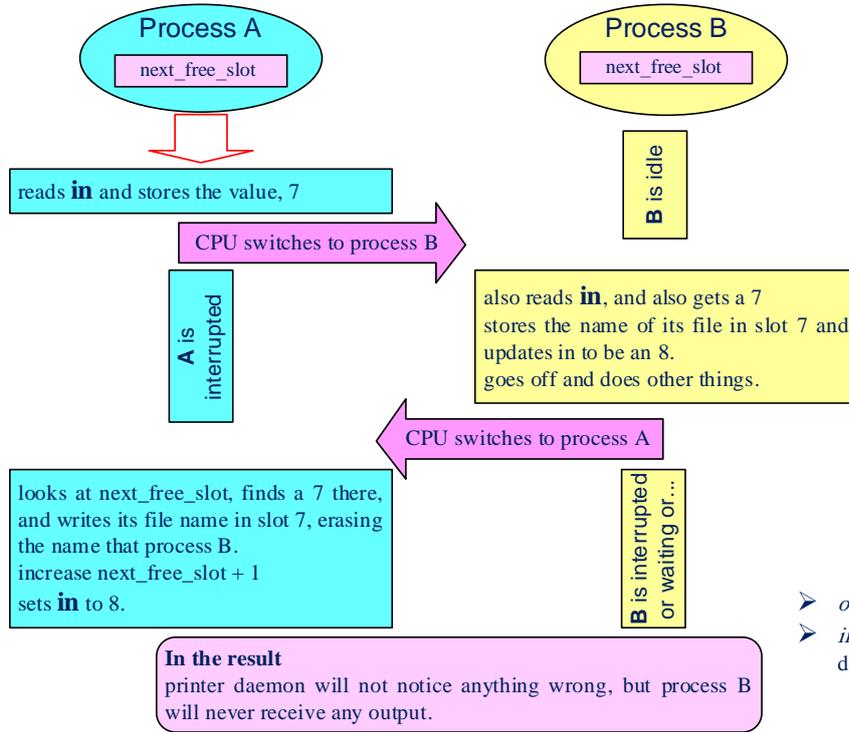
يُطلق على موقف مثل هذا، حيث تقوم العديد من العمليات بالوصول إلى نفس البيانات ومعالجتها بشكل متزامن

وتعتمد نتيجة التنفيذ على الترتيب المعين الذي يحدث فيه الوصول، حالة السباق.

لكن كيف نتجنب حالة السباق هذه؟

يكون تجنب ذلك من خلال التعامل مع القسم الحرج كقسم لا يمكن الوصول إليه إلا بعملية واحدة في كل مرة.

يسمى هذا النوع من الأقسام القسم الذري. أي غير القابل للتجزئة.

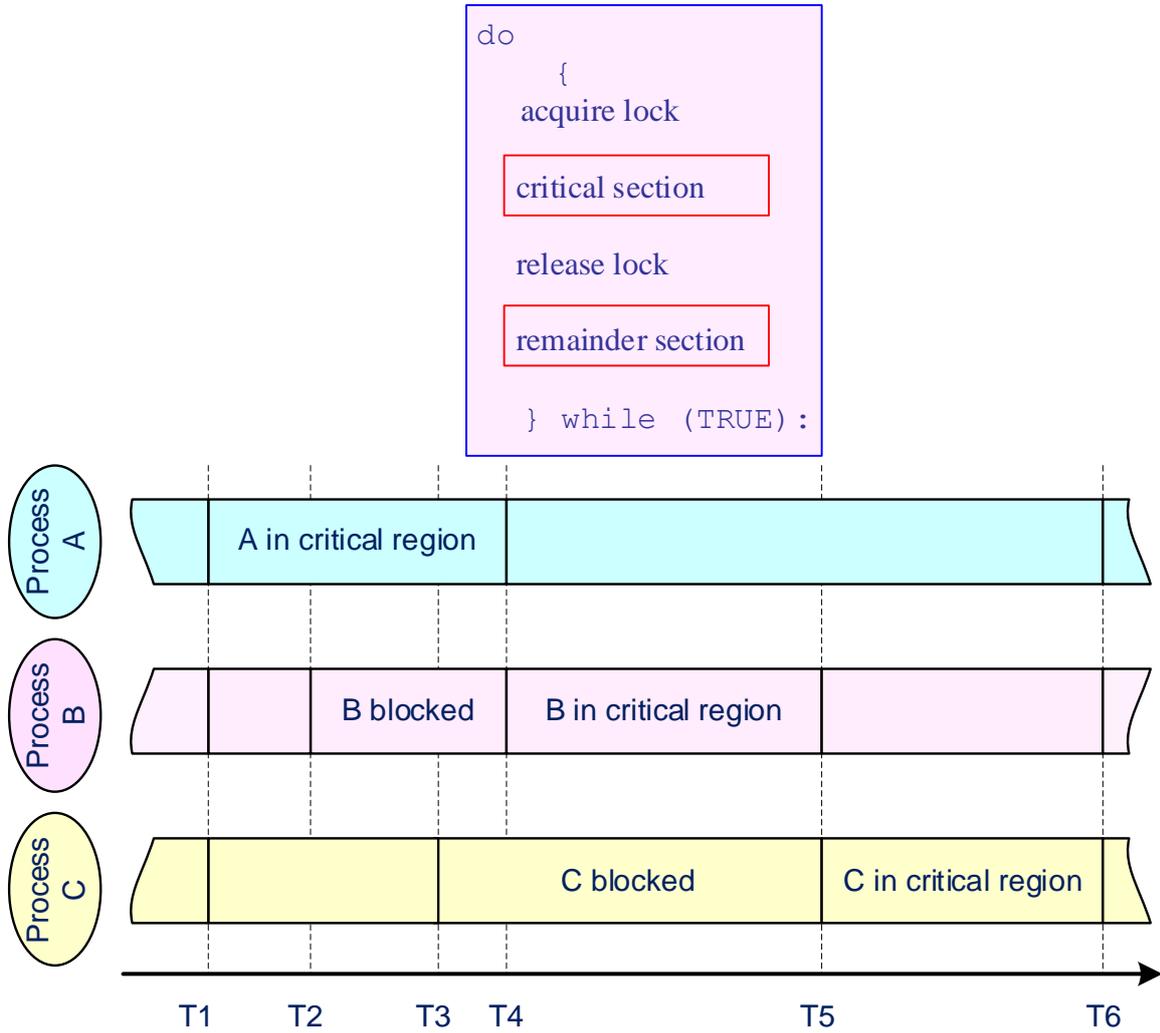


- out - points to the next file to be printed;
- in - points to the next free slot in the directory.

ما هي مشكلة القسم الحرج؟

لماذا نحتاج إلى قسم حرج؟ ما هي المشاكل التي تحدث إذا قمنا بإزالتها؟ يُعرف الجزء من الكود الذي لا يمكن الوصول إليه إلا من خلال عملية واحدة في أي لحظة باسم القسم الحرج. هذا يعني أنه عندما ترغب الكثير من البرامج في الوصول إلى بيانات مشتركة واحدة وتغييرها، فلن يُسمح إلا لعملية واحدة فقط بالتغيير في أي لحظة. يجب أن تنتظر العمليات الأخرى حتى تكون البيانات متاحة للاستخدام وذلك باستخدام تعليمات مثل (wait()) و (signal()) على سبيل المثال.

في هذه الحالة تتعامل (wait()) بشكل أساسي مع الإدخال إلى القسم الحرج، بينما تتولى (signal()) الخروج من القسم الحرج. إذا أزلنا القسم الحرج، فلا يمكننا ضمان اتساق النتيجة النهائية بعد انتهاء جميع العمليات في وقت واحد. سننظر في بعض الحلول لمشكلة القسم الحرج ولكن قبل أن ننتقل إلى ذلك، دعونا نلقي نظرة على الشروط اللازمة لحل مشكلة القسم الحرج.



متطلبات التزامن

- يجب تلبية المتطلبات الثلاثة التالية عن طريق حل مشكلة القسم الحرج:
- الاستبعاد المتبادل Mutual exclusion: إذا كانت هناك عملية قيد التشغيل في القسم الحرج، فلا ينبغي السماح بإجراء أي عملية أخرى في هذا القسم في ذلك الوقت.
 - التقدم Progress: إذا لم تكن هناك عملية لا تزال في القسم الحرج وكانت هناك عمليات أخرى تنتظر خارج القسم الحرج للتنفيذ، فيجب السماح لأي من مسالك هذه العملية بدخول القسم الحرج. وسيتم اتخاذ قرار العملية التي ستدخل القسم الحرج من خلال تلك العمليات التي لم تنتقل بعد إلى التنفيذ في القسم المتبقي فقط.
 - عدم المجاعة No starvation: تعني المجاعة أن العملية تظل تنتظر إلى الأبد للوصول إلى القسم الحرج ولكن لا تحصل على فرصة أبدًا. تعني عدم المجاعة أيضًا الانتظار المحدود.
 - يجب ألا تنتظر العملية إلى الأبد للدخول داخل القسم الحرج.
 - عندما تقدم عملية ما طلبًا للوصول إلى قسمها الحرج، يجب أن يكون هناك حد أو تقييد، وهو عدد العمليات الأخرى المسموح لها بالوصول إلى القسم الحرج قبلها.

- بعد الوصول إلى هذا الحد، يجب السماح لهذه العملية بالوصول إلى القسم الحرج. دعونا الآن نناقش بعض الحلول لمشكلة القسم الحرج.

حلول لمشكلة القسم الحرج

حل بيترسون

يتم استخدام حل بيترسون لمشاكل القسم الحرج على نطاق واسع في البرامج، فهو حل كلاسيكي للبرامج حين تتطلب ذلك.

يعتمد الحل على فكرة أنه عندما يتم تنفيذ عملية في قسم حرج، فإن العملية الأخرى تنفذ بقية التعليمات البرمجية والعكس صحيح أيضًا، أي أن هذا الحل يتأكد من أن عملية واحدة فقط تنفذ القسم الحرج في أي وقت من الأوقات. في حل بيترسون، لدينا متغيرين مشتركين تستخدمهما العمليات.

- boolean Flag[] : توضع حالته المسبقة FALSE وتصبح TRUE حين تصبح العملية بحاجة للدخول إلى القسم الحرج. أي تمثل مصفوفة Flag العمليات التي تريد الدخول في قسمها الحرج.
- int Turn : يشير هذا المتغير الذي تكون قيمته عددا صحيحا إلى العملية التي تصبح جاهزة للدخول في القسم الحرج.

Flag array :

	True	False	False	True					False
Process	1	2	3	4	n

```
do{
    //A process Pi wants to enter into the critical section

    //The ith index of flag is set
    Flag[i] = True;
    Turn = i;
    while(Flag[i] && Turn == i);

    { Critical Section };

    Flag[i] = False;
    // another process can go to Critical Section
    Turn = j;

    Remainder Section

} while ( True);
```

- هذا حل يعتمد على البرامج لحل مشكلة القسم الحرج.

- لا يعمل على البنى الحاسوبية الحديثة.
 - سيتم هنا إيضاحه من أجل عمليتين تتناوبان للتنفيذ بين القسم الحرج والقسم المتبقي. بفرض أن P1 هي العملية الأولى و P2 هي العملية الثانية.
 - يجب أن تشارك العمليتان عنصري بيانات مع بعضهما البعض.
 - int turn
 - Boolean flag [2]
 - Turn : يشير إلى العملية التي يجب أن تدخل في قسمها الحرج.
 - flag : يخبرنا ما إذا كانت العملية جاهزة للدخول إلى قسمها الحرج. تشير flag[i] إلى العملية Pi، أي flag[i]=TRUE فإن Process Pi جاهزة للتنفيذ في قسمها الحرج. وتشير flag[j] إلى العملية Pj. إذا كانت العلامة flag[j]=TRUE فإن العملية Pj جاهزة للتنفيذ في قسمها الحرج.
- الآن دعونا نلقي نظرة على خوارزمية بيترسون.

Peterson's Solution

```
while (true)
{
  flag[i] = TRUE;
  turn = j;
  while ( flag[j] && turn == j);
  //CRITICAL SECTION
  flag[i] = FALSE;
  //REMAINDER SECTION
}
```

Structure of process Pi	Structure of process Pj
<pre>do { flag[i] = true; turn = j; while(flag[j]&& turn==j); // Critical Section flag[i]= false; // Remainder Section } While(true);</pre>	<pre>do { flag[j] = true; turn = i; while(flag[i]&& turn==i); // Critical Section flag[j]= false; // Remainder Section } While(true);</pre>

- أولاً، تقوم Pi بتعيين flag[i]=TRUE، ثم تقوم بتحويل الدور إلى j أي turn=j لذلك إذا أرادت Pj الدخول إلى القسم الحرج، فيمكنها القيام بذلك.
- الخطوة السابقة تضمن أنه إذا حاولت كل من Pi، Pj الدخول إلى القسم الحرج في نفس الوقت، فسيتم تغيير الدور أولاً إلى i، ثم j أو العكس. لكن النقطة المهمة هي أنه يُسمح لواحدة فقط من هاتين العمليتين بالدخول إلى قسمها الحرج.

دعم الأجهزة للترامن

الحلول المستندة إلى البرامج ليست مضمونة للعمل على الكمبيوترات ذات البنى الحديثة. هنا، نقدم ثلاث تعليمات الأجهزة للعمليات البدائية التي توفر الدعم لحل مشكلة القسم الحرج. يمكن استخدام هذه العمليات البدائية لتشكيل أساس المزيد من آليات التزامن المجردة.

حواجز الذاكرة Memory Barriers

تُعرف الطريقة التي تحدد بها بنية الكمبيوتر ما تضمنه الذاكرة التي ستوفرها لبرنامج تطبيق باسم نموذج الذاكرة الخاص بها.

تختلف نماذج الذاكرة حسب نوع المعالج، لذلك لا يستطيع مطورو النواة وضع أي افتراضات فيما يتعلق بإمكانية رؤية التعديلات على الذاكرة المشتركة لمعالجات متعددة. لمعالجة هذه المشكلة، توفر بنى الكمبيوتر إرشادات يمكن أن تفرض نشر أي تغييرات في الذاكرة على جميع المعالجات الأخرى، وبالتالي ضمان أن تكون تعديلات الذاكرة مرئية للمسالك التي تعمل على المعالجات الأخرى. تُعرف هذه التعليمات باسم حواجز الذاكرة أو أسوار الذاكرة. عند تنفيذ تعليمات حاجز الذاكرة، يضمن النظام اكتمال جميع الأحمال والمخازن قبل تنفيذ أي عمليات تحميل أو تخزين لاحقة. لذلك، حتى إذا تم إعادة ترتيب التعليمات، يضمن حاجز الذاكرة أن عمليات المخزن قد اكتملت في الذاكرة ومرئية للمعالجات الأخرى قبل إجراء عمليات التحميل أو التخزين المستقبلية.

كمثال، ضع في اعتبارك البيانات التالية المشتركة بين مسلكين:

```
boolean flag = false;
int x = 0;
;
```

حيث ينفذ حيث Thread1 البيانات

```
while (!flag)
;
print x;
```

ويؤدي الموضوع 2

```
x = 100;
flag = true
```

السلوك المتوقع، بالطبع، هو أن المسلك 1 ينتج القيمة 100 لمتغير x. ومع ذلك، نظرًا لعدم وجود تبعيات للبيانات بين علامة المتغيرات و x، فمن الممكن أن يقوم المعالج بإعادة ترتيب الإرشادات الخاصة بـ Thread 2 بحيث يتم تعيين هذه العلامة صحيحة قبل تعيين x = 100. في هذه الحالة، من الممكن أن يكون Thread 1 سوف ينتج 0 للمتغير x. الأمر الأقل وضوحًا هو أن المعالج قد يعيد ترتيب البيانات الصادرة عن Thread 1 وتحميل المتغير x قبل تحميل قيمة العلم. إذا حدث هذا، فستخرج سلسلة الرسائل 1 0 للمتغير x حتى إذا لم يتم إعادة ترتيب التعليمات الصادرة عن سلسلة الرسائل 2.

إذا أضفنا عملية حاجز ذاكرة إلى المسلك 1

```

while (!flag)
memory_barrier();
print x;

```

نحن نضمن تحميل قيمة العلم قبل قيمة X. وبالمثل، إذا وضعنا حاجزًا للذاكرة بين التخصيصات التي يقوم بها

مسلك التنفيذ 2

```

x = 100;
memory_barrier();
flag = true;

```

نتأكد من أن الإسناد إلى X يحدث قبل تعيين العلامة. فيما يتعلق بحل بيترسون، يمكننا وضع حاجز ذاكرة بين أول عبارتين للتخصيص في قسم الإدخال لتجنب إعادة ترتيب العمليات المعروضة. لاحظ أن حواجز الذاكرة تعتبر عمليات منخفضة المستوى ولا يستخدمها مطورو النواة إلا عند كتابة كود متخصص يضمن الاستبعاد المتبادل.

التزامن بالاعتماد على البنية الفيزيائية Synchronization Hardware

يمكن أن تساعد الأجهزة أحيانًا في حل مشكلات القسم الحرج. حيث توفر بعض أنظمة التشغيل ميزة القفل. وهو هنا، المتغير المشترك هو lock الذي تتم تهيئته إلى false.

تعمل خوارزمية TestAndSet (lock) بهذه الطريقة: فهي تُرجع دائمًا أي قيمة يتم إرسالها إليها وتضبط القفل على القيمة true. ستدخل العملية الأولى إلى القسم الحرج مرة واحدة حيث سيعود TestAndSet (lock) إلى القيمة false وستخرج من الحلقة while. لا يمكن للعمليات الأخرى الدخول الآن حيث تم ضبط القفل على "true" وبالتالي تستمر حلقة while في أن تكون صحيحة.

TSL Instruction

```

boolean TestAndSet (boolean *target)
{
    boolean rv = *target;
    *target = TRUE;
    return rv;
}

```

Mutual Exclusion implementation with TSL

```

while (true)
{
    while ( TestAndSet (&lock )) /*1. copy LOCK to register and set LOCK to 1
                                2. was LOCK zero?
                                3. if it was non zero, LOCK was set, so loop
                                4. return to caller; critical region entered*/
; /* do nothing
//critical section
lock = FALSE; //store a 0 in LOCK
//remainder section //return to caller
}

```

هنا الاستبعاد المتبادل مكفول: بمجرد خروج العملية الأولى من القسم الحرج، يتم تغيير القفل إلى "false". لذلك،

يمكن الآن إدخال العمليات الأخرى واحدة تلو الأخرى.

التقدم: مضمون أيضا. ومع ذلك، بعد العملية الأولى، يمكن أن تدخل أي عملية. لا توجد قائمة انتظار محفوظة، لذلك يمكن أن تدخل أي عملية جديدة تجد القفل خاطئاً مرة أخرى. لذا فإن الانتظار المحدود غير مضمون.

قارن وبادل

تستخدم وظيفة المبادلة قفل ومفتاح متغيرين منطقيين. يتم في البداية تهيئة كل من متغيري القفل والمفتاح إلى خطأ. خوارزمية المبادلة هي نفسها خوارزمية الاختبار والتعيين. تستخدم خوارزمية Swap متغيراً مؤقتاً لضبط القفل على "true" عندما تدخل العملية القسم الحرج من البرنامج. دعونا نرى الكود الزائف لخوارزمية التبادل:

Swap Instruction

```
void Swap (boolean *a, boolean *b)
{
    boolean temp = *a;
    *a = *b;
    *b = temp;
}
```

Mutual Exclusion implementation with Swap

```
while (true)
{
    key = TRUE;
    while ( key == TRUE)
        Swap (&lock, &key );
    //critical section
    lock = FALSE;
    //remainder section
}
```

في الكود أعلاه، عندما تدخل عملية P1 القسم الحرج من البرنامج، فإنها تقوم أولاً بتنفيذ حلقة while (key == TRUE)

```
Swap (&lock, &key );
```

بما أن قيمة المفتاح مضبوطة على "true" قبل حلقة for مباشرة، فإن التبديل (القفل، المفتاح) يبدل قيمة القفل والمفتاح. يصبح القفل صحيحاً ويصبح المفتاح زائفاً. في التكرار التالي لفواصل الحلقة والعملية، يدخل P1 القسم الحرج. قيمة القفل والمفتاح عند دخول P1 إلى القسم الحرج هي lock = true و key = false. لنفترض أن عملية أخرى، P2، تحاول الدخول إلى القسم الحرج بينما يكون P1 في القسم الحرج. دعنا نلقي نظرة على ما يحدث إذا حاول P2 الدخول إلى القسم الحرج.

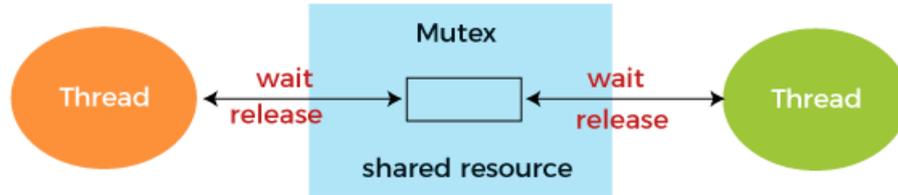
يتم تعيين المفتاح إلى true مرة أخرى بعد تنفيذ أول حلقة while loop، أي (1) while. الآن، حلقة while الثانية في البرنامج، أي أثناء فحص (lock). بما أن المفتاح صحيح، تدخل العملية حلقة while الثانية. التبديل (قفل، مفتاح) يتم تنفيذه مرة أخرى. نظرًا لأن كل من المفتاح والقفل صحيحان، فسيكون كلاهما صحيحًا بعد التبديل أيضًا. لذا، فإن الوقت يستمر في التنفيذ وتستمر العملية P2 في تشغيل حلقة while loop حتى تخرج العملية P1 من القسم الحرج وتجعل القفل خاطئًا.

عندما تخرج العملية P1 من القسم الحرج، يتم تعيين قيمة القفل مرة أخرى على "False" حتى تتمكن العمليات الأخرى الآن من الدخول إلى القسم الحرج.

عندما تكون العملية داخل القسم الحرج، لا يتم الاحتفاظ بأي عملية واردة أخرى تحاول إدخال القسم الحرج بأي ترتيب أو قائمة انتظار. لذا فإن أي عملية خارج كل عملية الانتظار يمكن أن تحصل على فرصة لدخول القسم الحرج حيث يصبح القفل False. لذلك، قد تكون هناك عملية قد تنتظر إلى أجل غير مسمى. لذلك، لا يتم ضمان الانتظار المحدود في خوارزمية المبادلة أيضًا.

mutex

وهو كائن استبعاد متبادل يقوم بمزامنة الوصول إلى المورد المشترك. يتم إنشاؤه باسم فريد في بداية البرنامج. تضمن آلية قفل كائن المزامنة (mutex) أن مسلك تنفيذ واحد فقط يمكنه الحصول على كائن المزامنة (mutex) والدخول إلى القسم الحرج. يقوم هذا المسلك بتحرير كائن المزامنة عند الخروج في القسم الحرج فقط.



مثال

```
wait (mutex);
.....
Critical Section
.....
signal (mutex);
```

يوفر كائن المزامنة (mutex) الاستبعاد المتبادل، سواء كان منتجًا أو مستهلكًا يمكنه الحصول على المفتاح (كائن المزامنة) والمضي قدمًا في عمله. طالما أن المنتج يملأ المخزن المؤقت، يحتاج المستخدم إلى الانتظار والعكس صحيح. لمسلك واحد فقط أن يمتلك قفل Mutex، في أي وقت.

عندما يبدأ البرنامج، فإنه يطلب من النظام إنشاء كائن المزامنة (mutex) لمورد معين. يقوم النظام بإنشاء كائن كائن المزامنة (mutex) باسم فريد أو معرف. عندما يريد مسلك التنفيذ البرنامج استخدام المورد، فإنه يقوم بقفل كائن المزامنة

(mutex)، ويستخدم المورد وبعد الاستخدام، فإنه يحرر القفل. ثم يُسمح للعملية التالية بالحصول على قفل كائن المزامنة (mutex).

في غضون ذلك، وبعد أن حصلت عملية على قفل كائن المزامنة (mutex)، فإنه لا يمكن لأي مسلك تنفيذ أو عملية أخرى الوصول إلى هذا المورد. إذا كان كائن المزامنة (mutex) مغلقاً بالفعل، فإن العملية التي ترغب في الحصول على القفل على كائن المزامنة (mutex) يجب أن تنتظر ويتم وضعها في قائمة الانتظار بواسطة النظام حتى يتم تحرير قفل كائن المزامنة (mutex).

فيما يلي المزايا التالية لـ كائن المزامنة (mutex)، مثل:

- Mutex هو مجرد أقفال بسيطة تم الحصول عليها قبل الدخول إلى القسم الحرج ثم تحريره.
- نظرًا لوجود مسلك تنفيذ واحد فقط في قسمه الحرج في أي وقت معين، فلا توجد شروط سباق، وتظل البيانات دائمًا متسقة.

لدى Mutex أيضًا بعض العيوب، مثل:

- إذا حصل مسلك التنفيذ على قفل وذهب إلى وضع السكون أو تم منعه مسبقًا، فقد لا يتحرك المسلك الآخر للأمام. هذا قد يؤدي إلى المجاعة.
- لا يمكن قفله أو إلغاء تأمينه من سياق مختلف عن السياق الذي حصل عليه.
- يجب السماح بمسلك تنفيذ واحد فقط في القسم الحرج في كل مرة.
- قد يؤدي التنفيذ العادي إلى الانتظار في حالة المشغولية، مما يضيع وقت وحدة المعالجة المركزية.

الإشارات Semaphores

في عام 1965، اقترح Dijkstra تقنية جديدة وهامة للغاية لإدارة العمليات المتزامنة باستخدام قيمة متغير عدد صحيح بسيط لمزامنة تقدم العمليات المتفاعلة. يسمى هذا المتغير الصحيح Semaphore. لذلك فهي في الأساس أداة مزامنة ولا يمكن الوصول إليها إلا من خلال عمليتين ذريتين قياسيتين **wait and signal** يشار إليهما بـ $P(S)$ and $V(S)$ على التوالي.

بكلمات بسيطة للغاية، السيمافور هو متغير يمكنه الاحتفاظ فقط بقيمة صحيحة غير سالبة، مشتركة بين جميع مسالك التنفيذ، مع تنفيذ **wait and signal**، والتي تعمل على النحو التالي:

```
P(S): if S >= 1 then S := S - 1
      else <block and enqueue the process>;

V(S): if <some process is blocked on the queue>
      then <unblock a process>
      else S := S + 1;
```

التعريف التقليدي لـ **wait and signal** هو:

- **wait**: تعمل هذه العملية على انقاص قيمة الوسيط S الخاصة بها بمجرد أن تصبح غير سالبة (أكبر من أو تساوي 1). تساعدك هذه العملية بشكل أساسي على التحكم في إدخال مهمة ما في القسم الحرج. في حالة القيمة السالبة أو الصفرية، لا يتم تنفيذ أي عملية. Wait() كانت العملية في الأصل تسمى P ؛ لذلك تُعرف أيضًا باسم عملية P(S). تعريف عملية الانتظار كما يلي:

```
wait(S)
{
    while (S<=0); //no operation
    S--;
}
```

ملحوظة:

عندما تقوم إحدى العمليات بتعديل قيمة السيمافور، فلا يمكن لأي عملية أخرى أن تعدل في نفس الوقت قيمة السيمافور نفسها. في الحالة المذكورة أعلاه، يجب تنفيذ القيمة الصحيحة $S (S \leq 0)$ وكذلك التعديل المحتمل الذي هو S - دون أي انقطاع.

- **signal**: تزيد من قيمة الوسيط S الخاصة بها، حيث لم تعد هناك عملية محظورة في قائمة الانتظار. تُستخدم هذه العملية بشكل أساسي للتحكم في خروج مهمة ما من القسم الحرج. لذلك تُعرف أيضًا باسم عملية V (S). تعريف عملية signal على النحو التالي:

```
signal(S)
{
    S++;
}
```

لاحظ أيضًا أنه يجب تنفيذ جميع التعديلات على القيمة الصحيحة للإشارة في عمليات Wait() و signal() بشكل غير قابل للتجزئة.

خصائص Semaphores

- إنها بسيطة ولها دائمًا قيمة عدد صحيح غير سالب.
- يعمل مع العديد من العمليات.
- يمكن أن يكون لها أقسام حرجة مختلفة مع إشارات مختلفة.
- كل قسم حرج له إشارات وصول فريدة.
- يمكن أن تسمح بعمليات متعددة في القسم الحرج دفعة واحدة، إذا كان ذلك مرغوبًا فيه.

أنواع السيمافور

السيمافور الثنائي:

إنه شكل خاص من السيمافور يستخدم لتنفيذ الاستبعاد المتبادل، ومن ثم يطلق عليه غالبًا اسم Mutex. تتم تهيئة السيمافور الثنائي إلى 1 ويأخذ القيمتين 0 و 1 فقط أثناء تنفيذ البرنامج. في Binary Semaphore، لا تعمل عملية

الانتظار إلا إذا كانت قيمة السيمافور = 1، وتتجح عملية الإشارة عندما تكون قيمة السيمافور = 0. يكون تنفيذ السيمافورات الثنائية أسهل في التنفيذ من السيمافور العداد.

السيمافور العداد:

هذه تستخدم لتنفيذ التزامن المحدود. يمكن أن تتراوح سيمافورات العد عبر مجال غير مقيد. يمكن استخدامها للتحكم في الوصول إلى مورد معين يتكون من عدد محدود من الموارد. هنا يتم استخدام عدد الإشارات للإشارة إلى عدد الموارد المتاحة. إذا تمت إضافة الموارد، فسيتم زيادة عدد السيمافورات تلقائيًا وإذا تمت إزالة الموارد، فسيتم إنقاص العدد تلقائيًا. لا يوجد استبعاد متبادل في سيمافورات العد.

فوائد استخدام Semaphores كما هو موضح أدناه:

- بمساعدة السيمافور، هناك إدارة مرنة للموارد.
- السيمافورات مستقلة عن التجهيزات ويجب تشغيلها في الكود المستقل في النواة.
- لا تسمح Semaphores لعمليات متعددة بالدخول في القسم الحرج.
- أنها تسمح لأكثر من مسلك تنفيذ واحد للوصول إلى القسم الحرج.
- حيث أن السيمافورات تتبع مبدأ الاستبعاد المتبادل بصرامة وهذه أكثر فاعلية من بعض طرق التزامن الأخرى.
- لا يوجد هدر للموارد في السيمافورات ناتج عن الانتظار المشغول في السيمافورات حيث لا يتم إهدار وقت المعالج دون داع للتحقق مما إذا كان أي شرط قد تم الوفاء به من أجل السماح للعملية بالوصول إلى القسم الحرج.

مساوئ السيمافورات هي

- أحد أكبر القيود هو أن الإشارات قد تؤدي إلى انعكاس الأولوية؛ حيث قد تصل العمليات ذات الأولوية المنخفضة إلى القسم الحرج أولاً وقد تصل العمليات ذات الأولوية العالية إلى القسم الحرج لاحقًا.
- لتجنب حالات الجمود deadlocks في السيمافور، يجب تنفيذ عمليتي الانتظار والإشارة بالترتيب الصحيح.
- استخدام السيمافورات على نطاق واسع غير عملي. لأن استخدامها يؤدي إلى فقدان النمطية modularity وهذا يحدث لأن عمليات **wait and signal** تمنع إنشاء تخطيط منظم لمثل هذه الأنظمة.
- مع الاستخدام غير السليم، قد تتوقف العملية إلى أجل غير مسمى. مثل هذا الوضع يسمى الجمود deadlocks.

خ	1. يمكن أن تنشأ مشكلة القسم الحرج أثناء تنفيذ العمليات المتعاونة وغير المتعاونة.
ص	2. تنشأ الحاجة إلى المزمدة لمنع التضارب في البيانات عندما تشترك العمليات المختلفة بموارد مشتركة.
خ	3. إذا حاولت عملية ما القراءة من موقع في الذاكرة وحاولت عملية أخرى القراءة من نفس الموقع فسيحدث تضارب في البيانات المستخدمة إذا لم تتم مزامنتها.
خ	4. لا يمكن لأي عملية أن تنفذ أي من أقسامها بما فيها القسم الحرج إذا كانت هناك عملية أخرى متعاونة معها تستخدم هذا القسم.
ص	5. تحدث حالة السباق عندما تختلف النتيجة النهائية لعمليات تنفيذ المسالك المتعددة اعتمادًا على التسلسل الذي يتم تنفيذ المسالك فيه.
ص	6. حين تقوم العديد من العمليات بالوصول إلى نفس البيانات ومعالجتها بشكل متزامن فإن نتيجة التنفيذ تعتمد على الترتيب المعين الذي يحدث فيه الوصول.
ص	7. يتم تجنب حالة السباق من خلال الزام العمليات بالدخول إلى أقسامها الحرجة باستخدام عملية ذرية غير قابلة للتجزئة.
خ	8. حين استخدام تعليمات مثل (wait) و (signal) على سبيل المثال فإن (signal) تتعامل بشكل أساسي مع الإدخال إلى القسم الحرج، بينما تتولى (wait) الخروج من القسم الحرج.
ص	9. يعني الاستبعاد المتبادل Mutual exclusion أنه إذا كانت هناك عملية قيد التشغيل في القسم الحرج، فلا ينبغي السماح بإجراء أي عملية أخرى في هذا القسم في ذلك الوقت.
خ	10. يعني ضمان عدم حدوث مجاعة ألا تنتظر أي من العمليات أو المسالك أكثر من غيرها للحصول على الموارد التي تحتاجها.
ص	11. عندما تقدم عملية ما طلبًا للوصول إلى قسمها الحرج، يجب أن يكون هناك حد أو تقييد، وهو عدد العمليات الأخرى المسموح لها بالوصول إلى القسم الحرج قبلها.
خ	12. يعتمد حل بيترسون على التطورات الحديثة في بنية المعالجات.
ص	13. يضمن حل بيترسون أنه إذا حاولت كل من P_i ، P_j الدخول إلى القسم الحرج في نفس الوقت، فسيتم تغيير الدور أولاً إلى i ، ثم j أو العكس.
ص	14. توفر بنى الكمبيوتر إرشادات يمكن أن تفرض نشر أي تغييرات في الذاكرة على جميع المعالجات الأخرى، وبالتالي ضمان أن تكون تعديلات الذاكرة مرئية للمسالك التي تعمل على المعالجات الأخرى.
خ	15. عند تنفيذ تعليمات حاجز الذاكرة، لا يمكن للنظام ضمان اكتمال جميع الأحمال والمخازن قبل تنفيذ أي عمليات تحميل أو تخزين لاحقة.
ص	16. يضمن حاجز الذاكرة أن عمليات المخزن قد اكتملت في الذاكرة ومرئية للمعالجات الأخرى قبل إجراء عمليات التحميل أو التخزين المستقبلية.
ص	17. لا يمكن الوصول إلى المتغير الصحيح Semaphore إلا من خلال عمليتين ذريتين قياسيتين wait and signal
خ	18. يمكن لأكثر من عملية تعديل قيمة السيمافور العادي في نفس الوقت.
خ	19. لا يمكن لسيمافورات العد يمكن أن تسمح بعمليات متعددة في القسم الحرج دفعة واحدة.

خ	20. تأخذ قيم السيمافور العداد قيم ثنائية صفر أو 1.
خ	21. تضمن السيمافورات عدم حدوث مشكلة انقلاب الأولوية.
	22.