

الدارات الرقمية

Digital Circuits CECC323

مدرسة المقرر
د. بشرى علي معلا



جامعة
المنارة
MANARA UNIVERSITY

CHAPTER ٧

الدارات المنطقية الترابطية (يتبع ٢) (Combinational Logic Circuits)

✓ الغاية من المحاضرة السابعة:

✓ التعرف على الدارات المنطقية الترابطية:

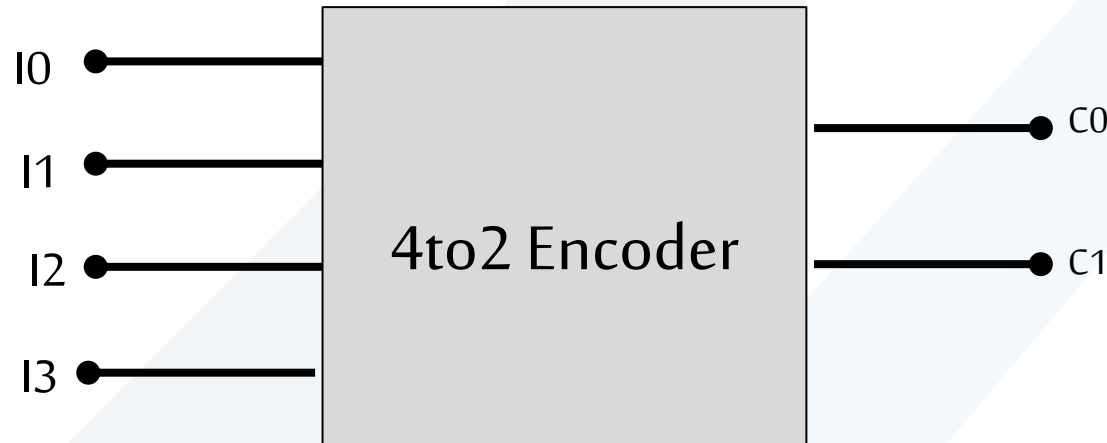
- دائرة المرمز (Encoder)
- الناخب (Multiplexer)
- الموزع (De-Multiplexer)

المرمز (Encoder)

➤ له وظيفة عكس فاك الترميز .

➤ فهو دائرة منطقية لها عدة مداخل (رقم ثنائي) ، واحد فقط من أطراف الدخل يكون فعالاً (=1) أما بقية الأطراف تكون غير فعالة (=0) و خرج الدارة عبارة عن ترميز ممثل لطرف الدخل الفعال.

➤ مثال 4-to-2 encoder:





جامعة
المنارة
MANARA UNIVERSITY

المرمز (Encoder)

➤ جدول الحقيقة للحالات الفعالة:

I3	I2	I1	I0	C1	C0
0	0	0	1	0	0
0	0	1	0	0	1
0	1	0	0	1	0
1	0	0	0	1	1

➤ ملاحظة: جدول الحقيقة السابق هو جدول مختصر لا يضم سوى احتمالات الدخل الواردة فقط وهي ٤ احتمالات علماً

أن جدول الحقيقة الكلي يجب أن يضم ١٦ احتمال

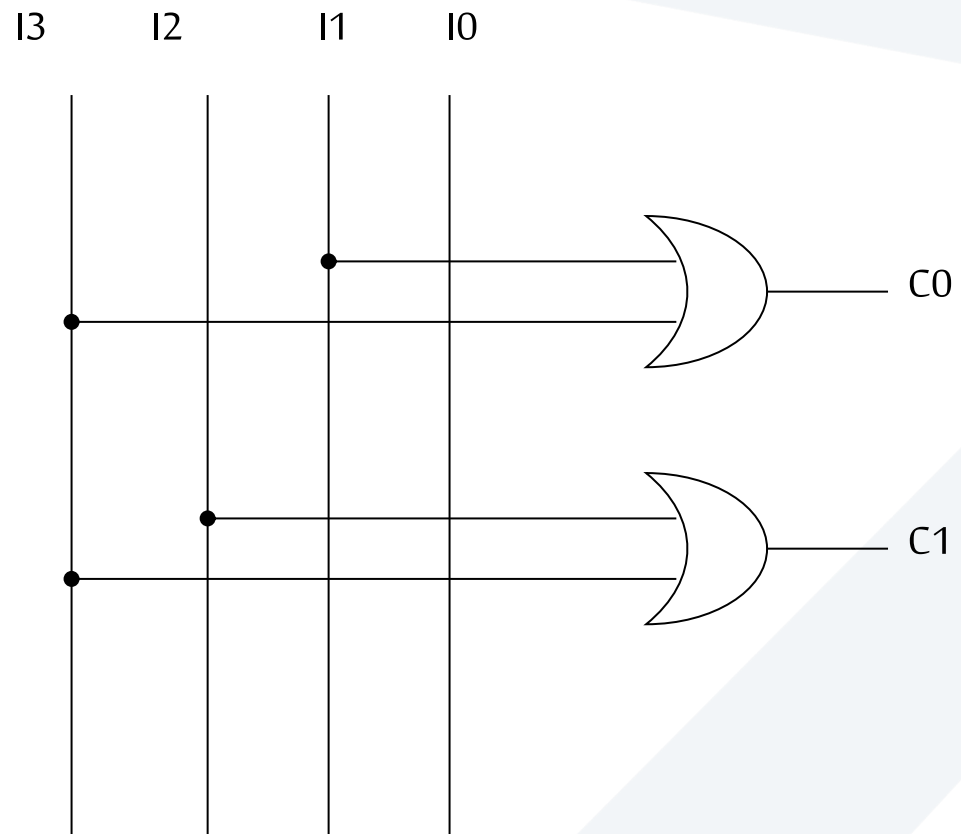
➤ إن بقية الاحتمالات أي الـ ١٢ احتمال المتبقي غير الواردة فيه قيم غير محددة (don't care)

➤ كتابة التعبيرات المنطقية تحديداً للقيم الفعالة: ➤ تكون C0 فعالة عندما I1 أو I3 فعال: $C_0 = I_1 + I_3$

➤ تكون C1 فعالة عندما I2 أو I3 فعال: $C_1 = I_2 + I_3$

المرمز (Encoder)

الدارة المنطقية: ➤

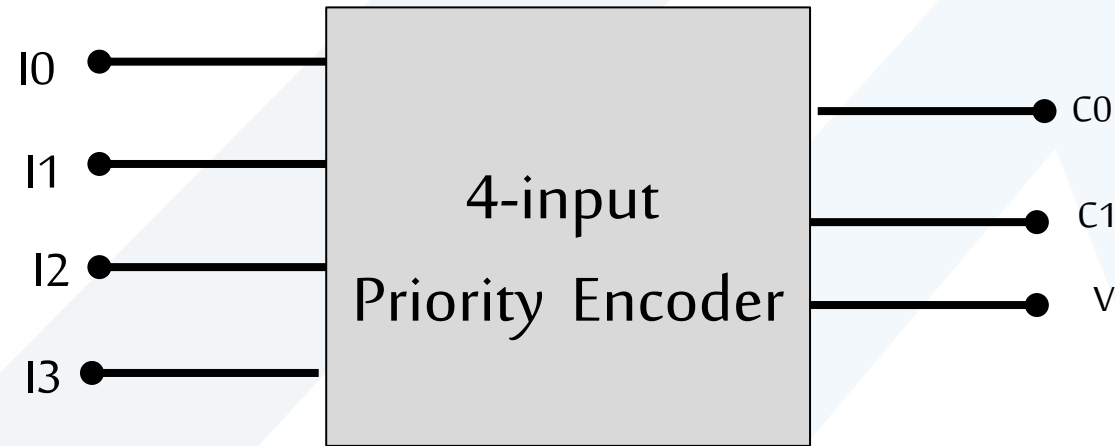


مرمز الأولوية (4-input Priority Encoder)

➤ آلية عمله:

في حال وجد واحد أو أكثر من المدخل $V=1$ في الوقت ذاته ، فإن المدخل الذي يملك الأولوية الأعلى هو من سيفعل

يملك المرمز إضافة إلى طرفي الخرج ، طرف ثالث V وهو طرف يدل على التفعيل. $V=1$ عندما أحد المدخل على الأقل $V=1$ ، عندما جميع المدخل مساوية للصفر



مرمز الأولوية (4-input Priority Encoder)

➤ جدول الحقيقة

I_3	I_2	I_1	I_0	C_1	C_0	V
0	0	0	0	X	X	0
0	0	0	1	0	0	1
0	0	1	X	0	1	1
0	1	X	X	1	0	1
1	X	X	X	1	1	1

نلاحظ أنه في حال كل المداخل = 0. فإن قيم الخرج هي حالة (DON'T CARE) و سيكون $V=0$

➤ من الجدول نلاحظ أن: الرقم الأعلى يدل على الأولوية الأعلى.

■ مثلاً الدخل I_3 يملك أعلى أولوية لذلك بغض النظر عن قيم المداخل الأخرى عندما $I_3=1$ سيكون الخرج $C_1C_0=11$

■ المدخل I_2 يملك الأولوية ذات الأهمية التالية لـ I_3 ، لذا فإن الدخل $I_3=0, I_2=1$ بغض النظر عن قيم باقي المداخل سيعطي على الخرج $C_1C_0=10$ وهكذا



رمز الأولوية (4-input Priority Encoder)

تعبيرات الخرج: ➤

	I3I2	00	01	11	10
I1I0	00	X	1	1	1
	01	1	1	1	1
	11	1	1	1	1
	10	1	1	1	1

Diagram showing a 4x4 truth table for a 4-input priority encoder. The inputs are I3I2 (columns) and I1I0 (rows). The output V is 1 for all combinations except (00, 00) which is X. The truth table is circled in black.

C1

	I3I2	00	01	11	10
I1I0	00	X		1	1
	01			1	1
	11	1		1	1
	10	1		1	1

Diagram showing a 4x4 truth table for a 4-input priority encoder. The inputs are I3I2 (columns) and I1I0 (rows). The output C0 is 1 for combinations (11, 11), (11, 10), (10, 11), and (10, 10). The truth table is circled in black.

C0

تعبيرات المنطقية: ➤

$$V = I0 + I1 + I2 + I3$$

$$C1 = I3 + I2$$

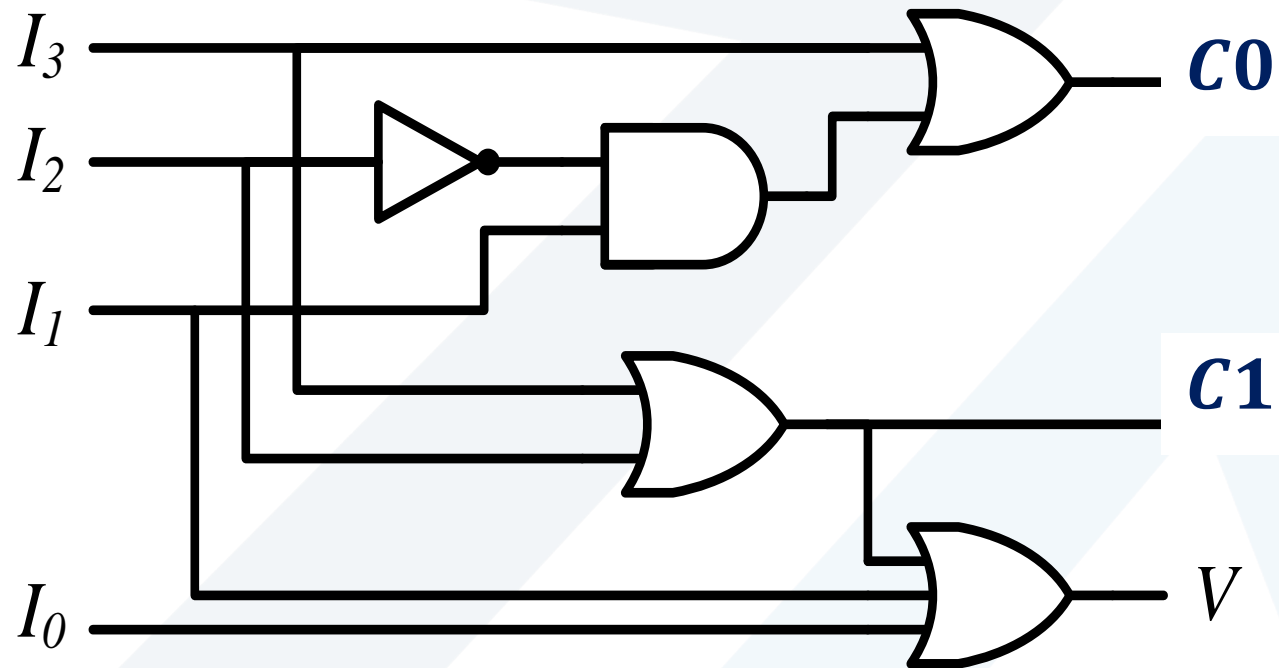
$$C0 = I3 + I1\overline{I2}$$



جامعة
المنارة
MANARA UNIVERSITY

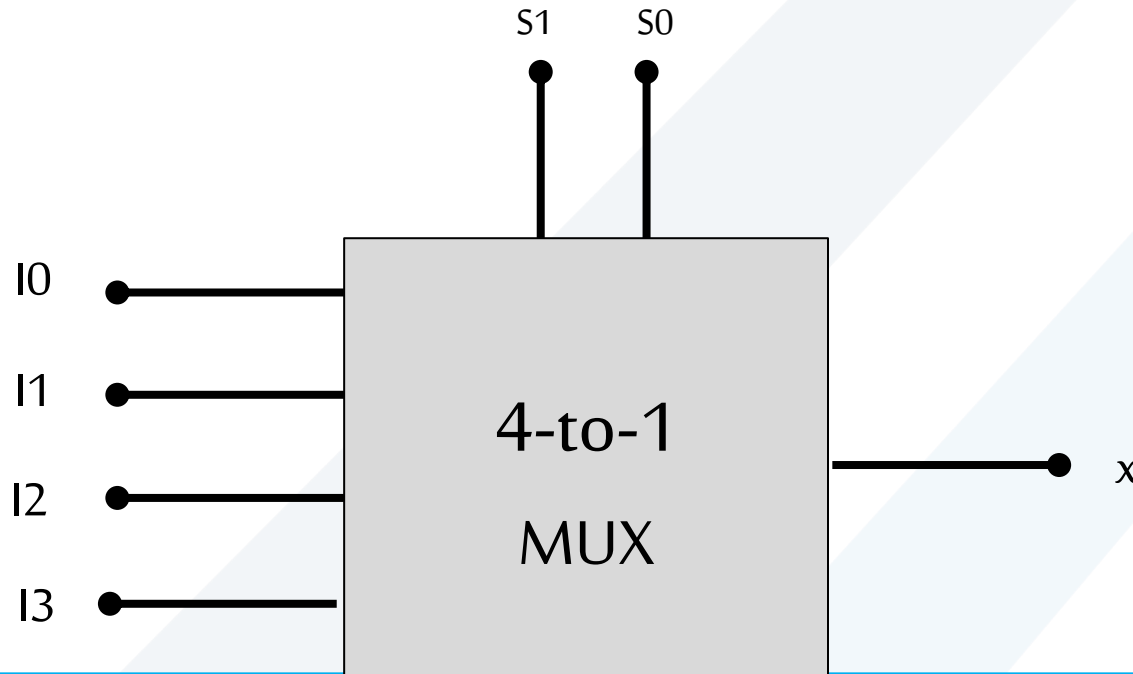
المرمز الأولوية (Priority Encoder)

الدارة المنطقية: ➤

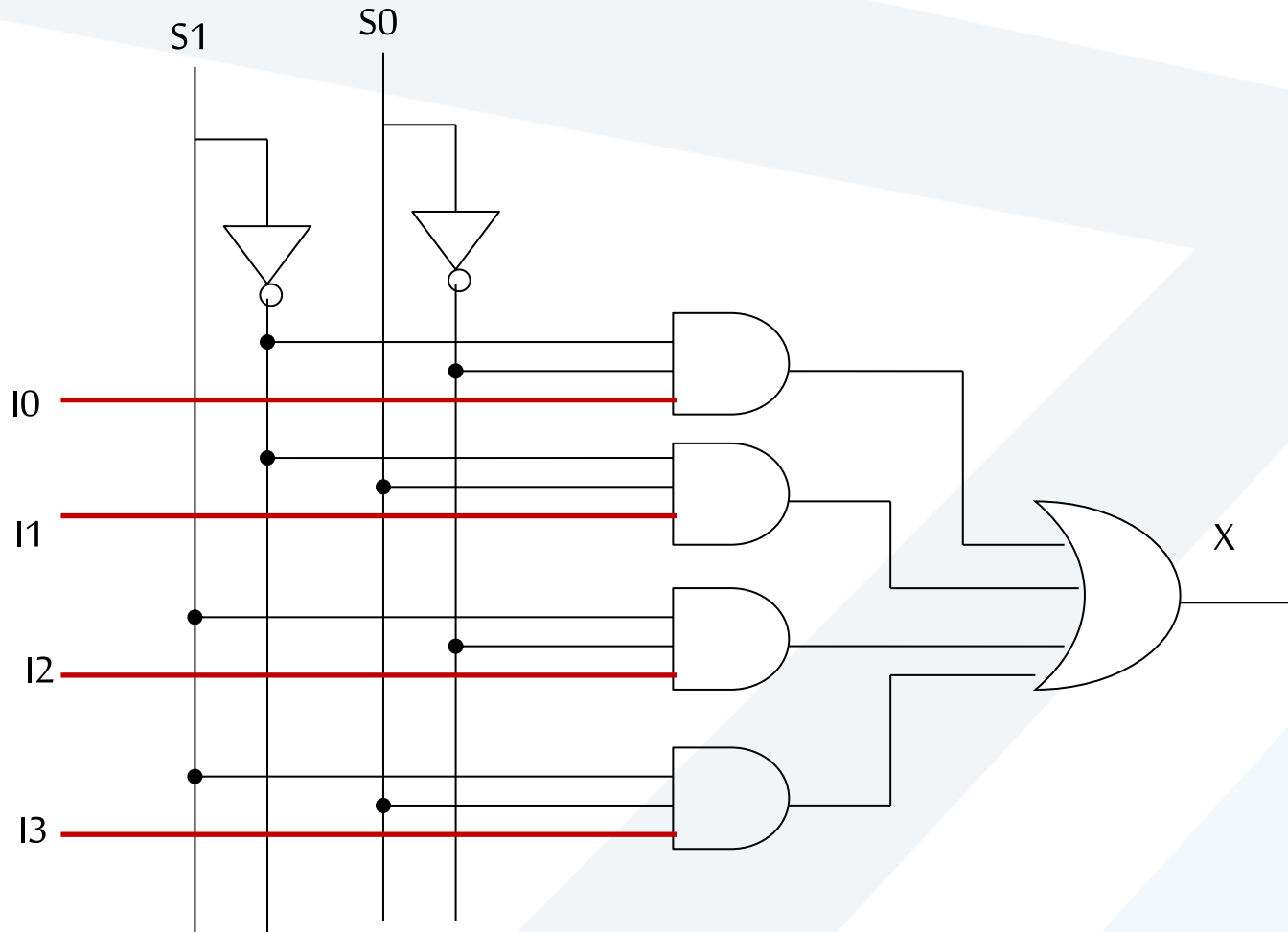


الناخب (Multiplexer)

➤ دائرة منطقية لها عدة مداخل وخرج وحيد يتم فيها توصيل واحد من المداخل مع الخرج. ويكون توصيل طرف الدخل المختار اعتماداً على خطوط الانتخاب (Select lines). (ومن هنا أتت تسمية ناخب)



➤ مثال 4-to-1 Multiplexer:



➤ جدول الحقيقة:

S1	S0	X
0	0	I0
0	1	I1
1	0	I2
1	1	I3

➤ التعبير المنطقي:

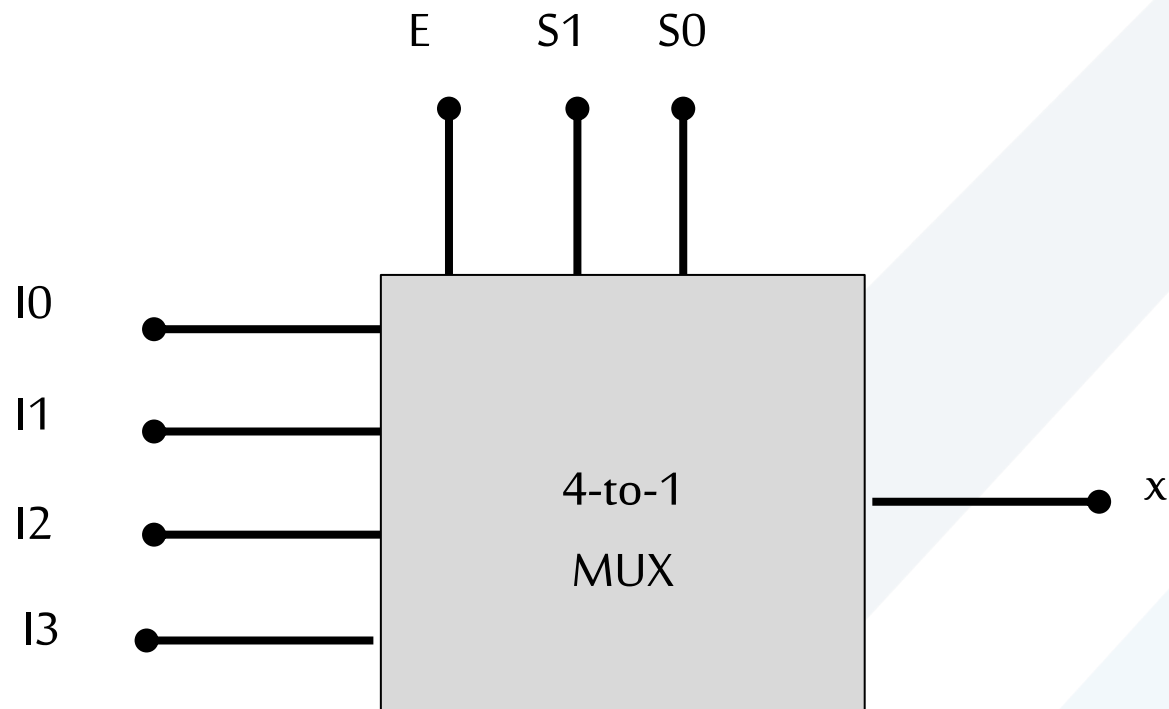
$$X = I_0 \overline{S_0} \overline{S_1} + I_1 S_0 \overline{S_1} + I_2 \overline{S_0} S_1 + I_3 S_0 S_1$$

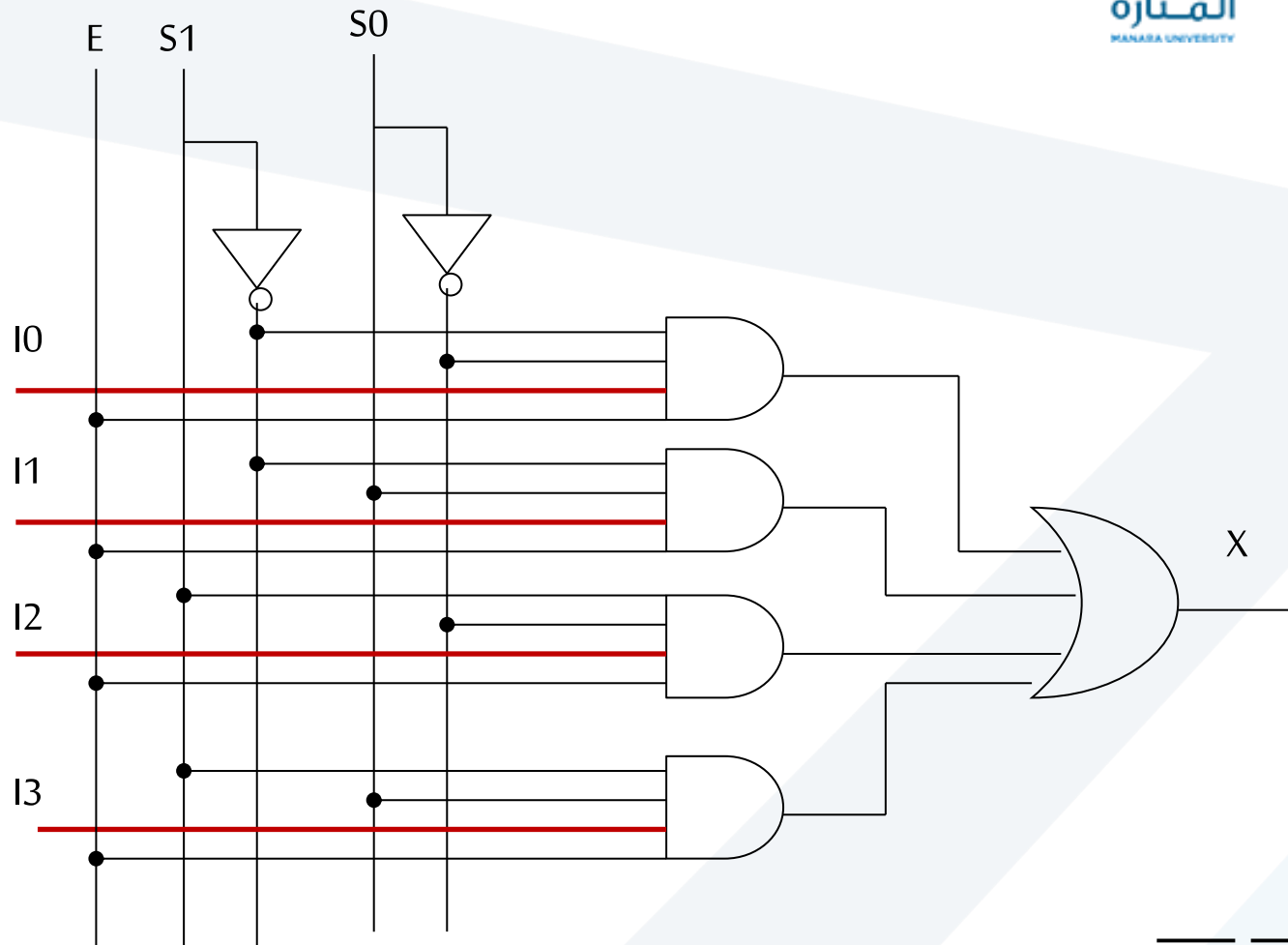
➤ الدارة المنطقية:

الناخب مع خط السماح (Multiplexer)

➤ قد يكون لبعض دارات الناخب خط سماح.

➤ مثال مع خط سماح 4-to-1 Multiplexer:





E	S1	S0	X
0	X	X	0
1	0	0	I0
1	0	1	I1
1	1	0	I2
1	1	1	I3

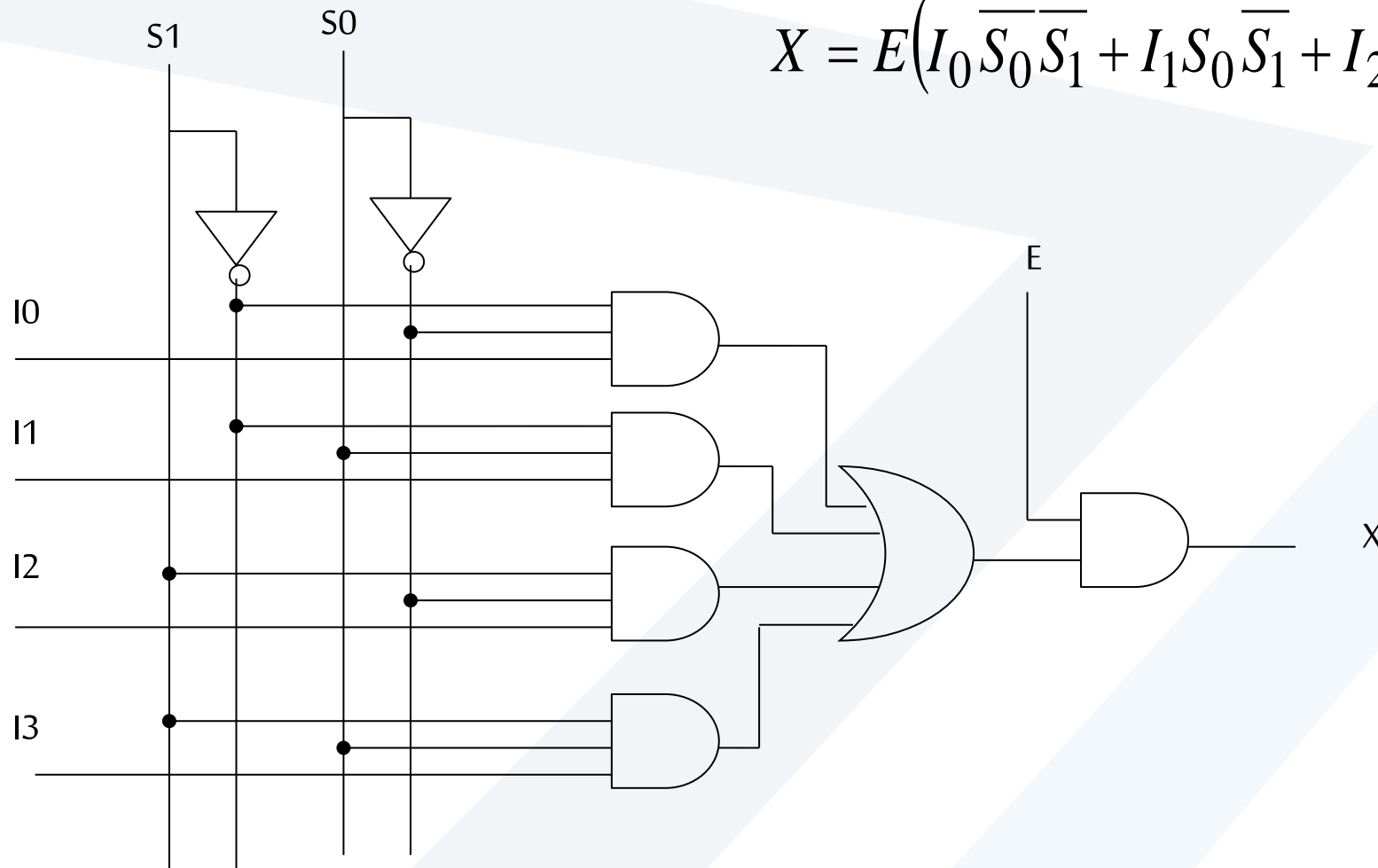
➤ جدول الحقيقة:

➤ التعبير المنطقي:

$$X = E I_0 \overline{S_0} \overline{S_1} + E I_1 S_0 \overline{S_1} + E I_2 \overline{S_0} S_1 + E I_3 S_0 S_1$$

$$X = E(I_0 \bar{S}_0 \bar{S}_1 + I_1 S_0 \bar{S}_1 + I_2 \bar{S}_0 S_1 + I_3 S_0 S_1)$$

الدارة المنطقية: ➤





مثال عن ربط النواخب مع بعضها

وضح كيفية بناء ناخب 8 to 1 MUX باستخدام وحدات ناخب (4 to 1 MUX, 2 to 1 MUX)

يمكن أن يتم البناء بطريقتين :

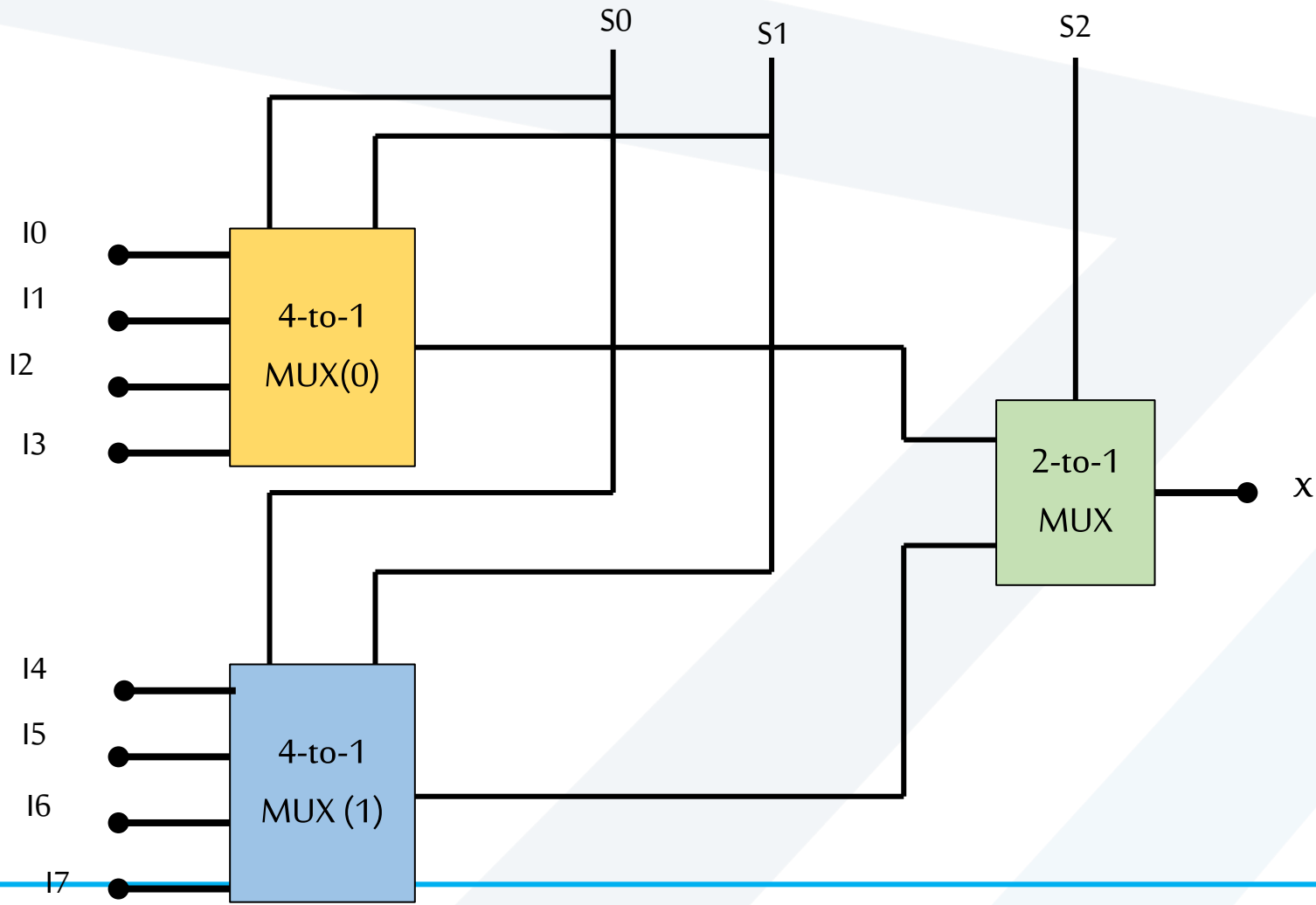
طريقة ١

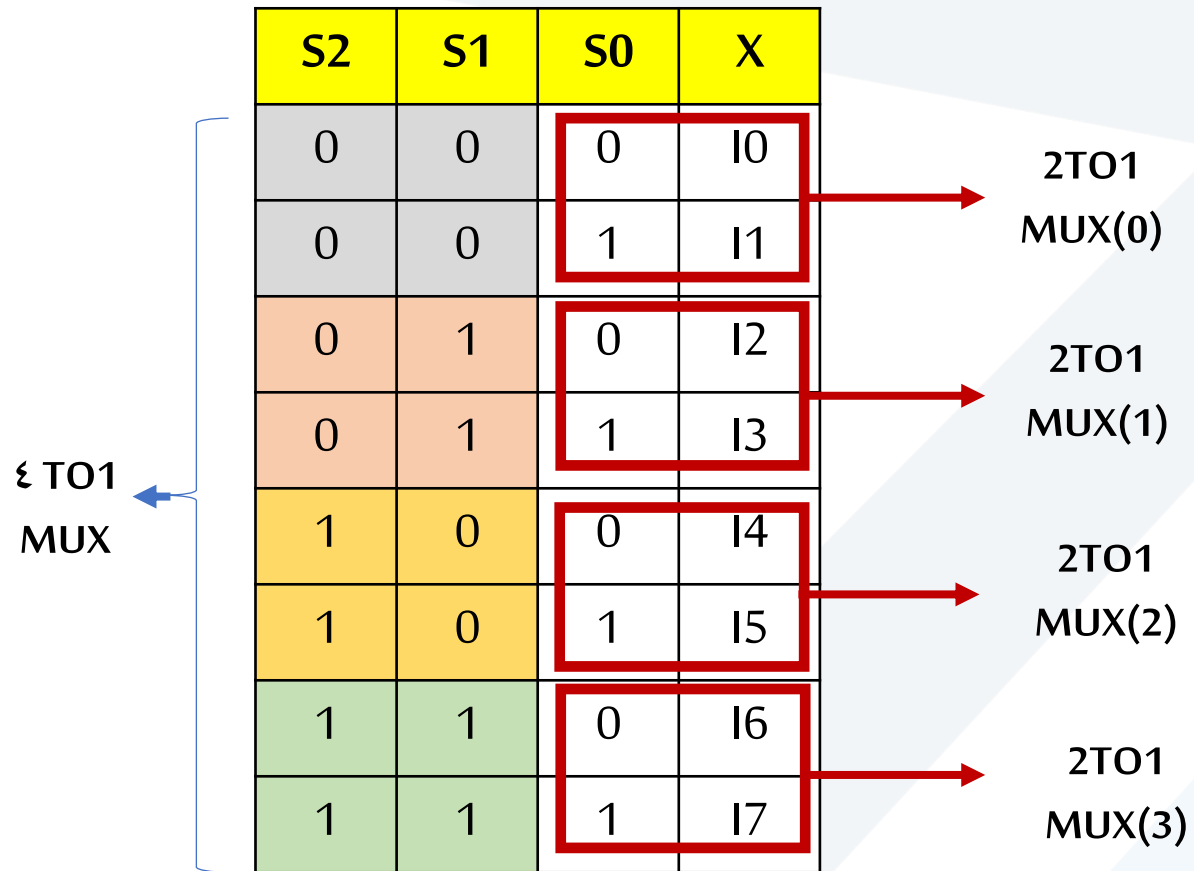
S2	S1	S0	X
0	0	0	I0
0	0	1	I1
0	1	0	I2
0	1	1	I3
1	0	0	I4
1	0	1	I5
1	1	0	I6
1	1	1	I7

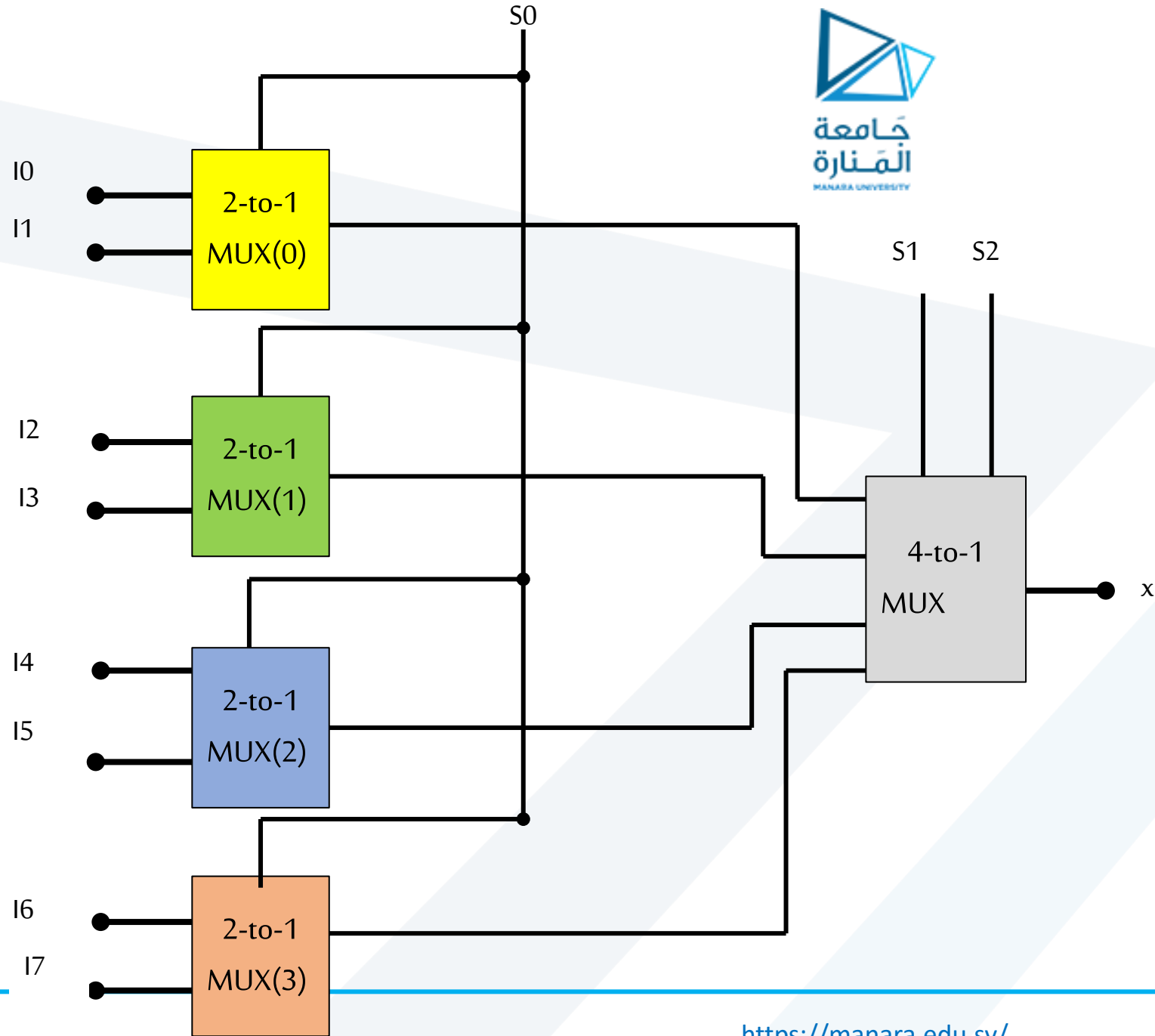
4 to1
MUX(0)

4 to1
MUX(1)

2 to1
MUX



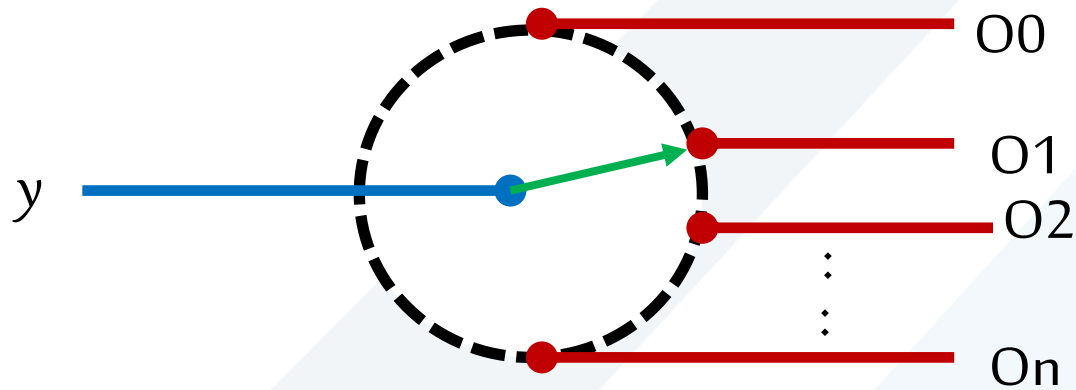




الموزع (De-Multiplexer)

- هو عكس الناخب
- هو دائرة منطقية لها عدة مخارج ودخل وحيد يتم فيها توصيل واحد من المداخل مع الخرج .
- يكون اختيار طرف الخرج المختار اعتماداً على خطوط الانتخاب (Select lines).

➤ يمكن تشبيه طريقة عمل الموزع بمفتاح دائري Rotary Switch



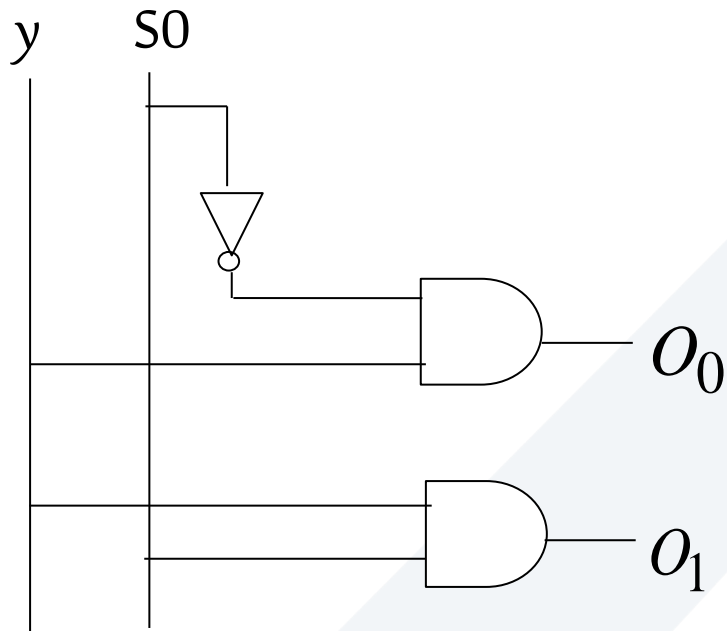


الموزع (De-Multiplexer)

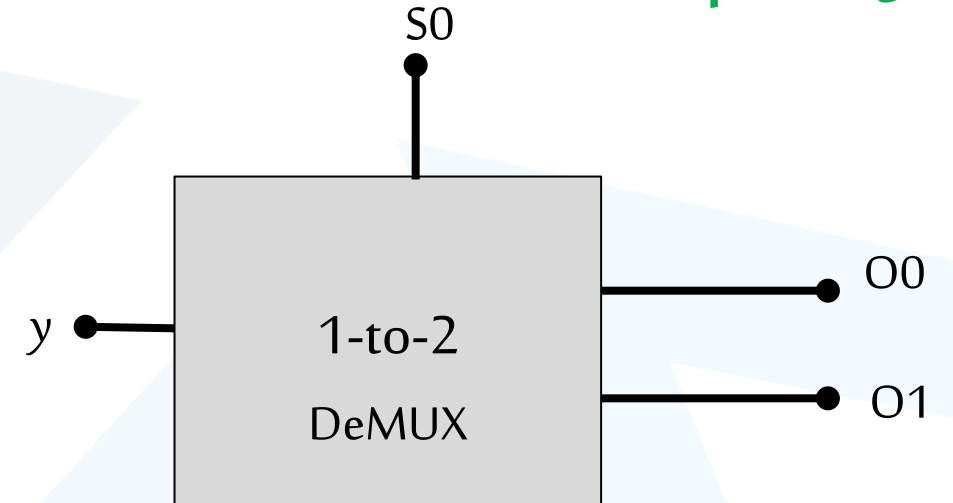
التعبيرات المنطقية:

$$O_0 = \overline{S_0} y$$

$$O_1 = S_0 y$$



مثال 1-to-2 De-Multiplexer:



جدول الحقيقة:

S0	O1	O0
0	0	y
1	y	0



الموزع (De-Multiplexer)

جدول الحقيقة:

S1	S0	O3	O2	O1	O0
0	0	0	0	0	y
0	1	0	0	y	0
1	0	0	y	0	0
1	1	y	0	0	0

التعبيرات المنطقية:

$$O0 = \overline{S1} \overline{S0} y$$

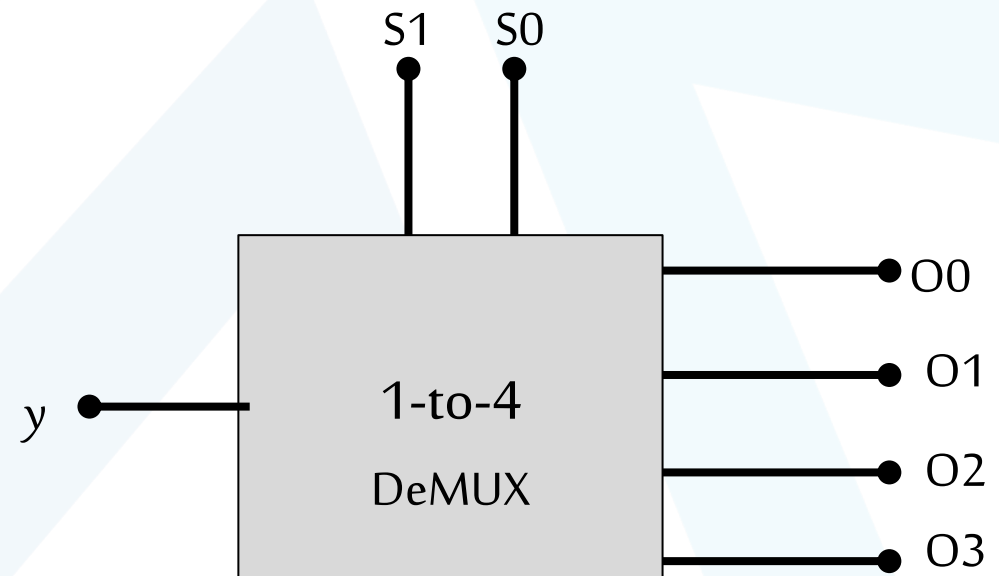
$$O1 = \overline{S1} S0 y$$

$$O2 = S1 \overline{S0} y$$

$$O3 = S1 S0 y$$

مثال 1-to-4 De-Multiplexer:

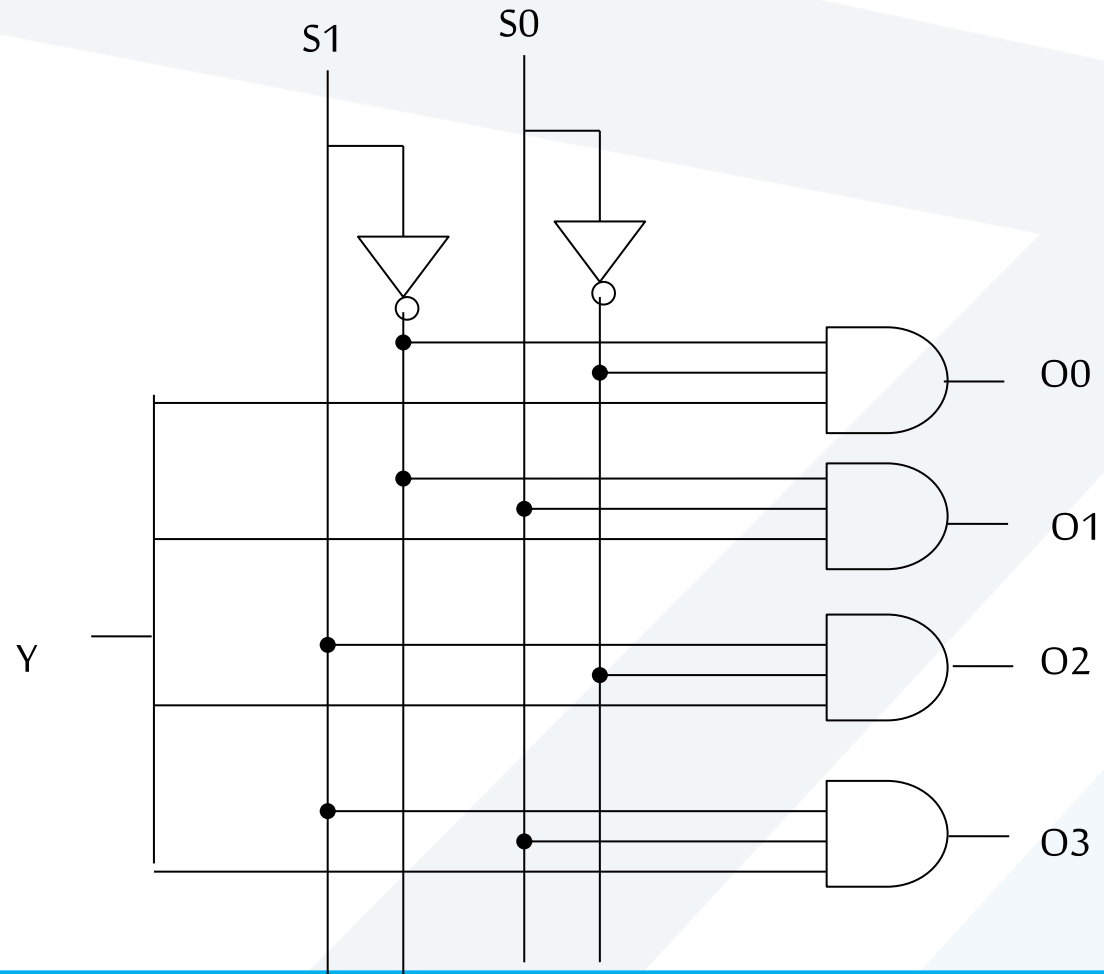
المخطط المنطقي:





جامعة
المنارة
MANARA UNIVERSITY

الموزع (De-Multiplexer)



الدارة المنطقية: ➤



جامعة
المنارة
MANARA UNIVERSITY

ربط الموزعات

S2	S1	S0	O7	O6	O5	O4	O3	O2	O1	O0
0	0	0	0	0	0	0	0	0	0	y
0	0	1	0	0	0	0	0	0	y	0
0	1	0	0	0	0	0	0	y	0	0
0	1	1	0	0	0	0	y	0	0	0
1	0	0	0	0	0	y	0	0	0	0
1	0	1	0	0	y	0	0	0	0	0
1	1	0	0	y	0	0	0	0	0	0
1	1	1	y	0	0	0	0	0	0	0

➤ وضح كيفية بناء موزع 8 to 1 باستخدام وحدات 1 to 4 De MUX



جامعة
المنارة
MANARA UNIVERSITY

ربط الموزعات

S2	S1	S0	O7	O6	O5	O4	O3	O2	O1	O0
0	0	0	0	0	0	0	0	0	0	y
0	0	1	0	0	0	0	0	0	y	0
0	1	0	0	0	0	0	0	y	0	0
0	1	1	0	0	0	0	y	0	0	0
1	0	0	0	0	0	y	0	0	0	0
1	0	1	0	0	y	0	0	0	0	0
1	1	0	0	y	0	0	0	0	0	0
1	1	1	y	0	0	0	0	0	0	0

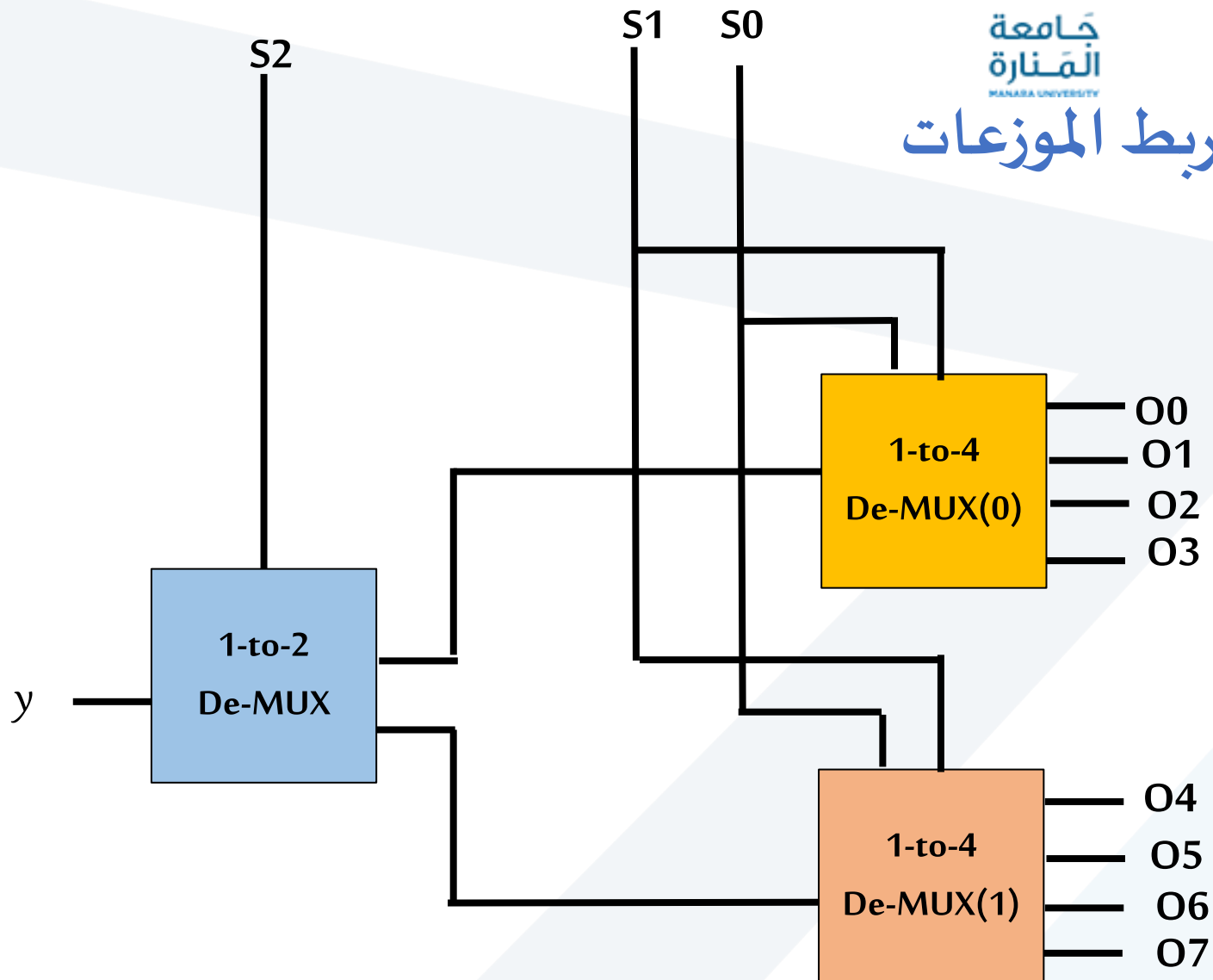
وضّح كيفية بناء موزع MUX De 1 to 8 باستخدام وحدات 1 to 4 De MUX و 1 to 2 De MUX



جامعة
المنارة
MANARA UNIVERSITY

ربط الموزعات

➤ وضح كيفية بناء موزع 1 to 8 باستخدام
وحدات 1to 2 De MUX , 1 to 4 De MUX



نهاية المحاضرة السابعة